

特点

- 串行外设接口 (SPI) 兼容
- 支持 SPI 模式 0 (0,0) 和 3 (1,1) 的
- 低电压和标准电压工作
 - 5.0 ($V_{CC} = 4.5V$ 至 $5.5V$)
 - 2.7 ($V_{CC} = 2.7V$ 至 $5.5V$)
 - 1.8 ($V_{CC} = 1.8V$ 至 $3.6V$)
- 2.1 MHz 的时钟速率 (5V) 的兼容性
- 8字节的页模式
- 块写保护
 - 保护 1/4, 1/2, 或整个阵列
- 写保护 (WP) 引脚和写禁止说明
硬件和软件数据保护
- 自定义写周期 (最大 10 ms)
- 高可靠性
 - 耐力: 100万次擦写循环
 - 数据保存: 100年
 - ESD 保护: >4000V
- 提供汽车级和扩展级温度装置
- 8引脚 PDIP 和 JEDEC SOIC 封装

描述

该 AT25010 / 020 / 040 提供了 1024/2048/4096 位串行电可擦除可编程只读存储器 (EEPROM) 组织为 8 128/256/512 字每个位。所述装置被用于许多工业和商业应用优化

其中, 系统蒸发散低功耗和低电压操作是必不可少的。该 AT25010 / 020 / 040 在节省空间的 8 引脚 PDIP 和 8 引脚 JEDEC (SOIC) 封装。

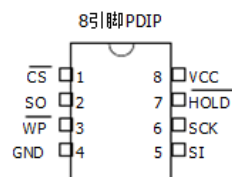
该 AT25010 / 020 / 040 通过片选引脚 (CS) 启用, 并通过访问 3 线接口, 包括串行数据输入 (SI) 中, 串行数据输出 (SO) 和串行时钟 (SCK)。所有的编程周期是完全自定义, 也没有另行写入速度前擦除周期是必需的。

块写保护是通过与一个编程状态寄存器使能四大块写保护的。单独的程序启用和禁用程序指令提供额外的数据保护系统蒸发散。提供硬件数据保护

通过 WP 引脚, 以防止意外写操作的尝试。HOLD 引脚可用于暂停任何串行通信无需复位串行序列。

引脚名称

引脚名称	功能
CS	芯片选择
SCK	串行数据时钟
SI	串行数据输入
SO	串行数据输出
GND	地
VCC	电源
WP	写保护
HOLD	暂停串行输入



AT25010
AT25020
AT25040

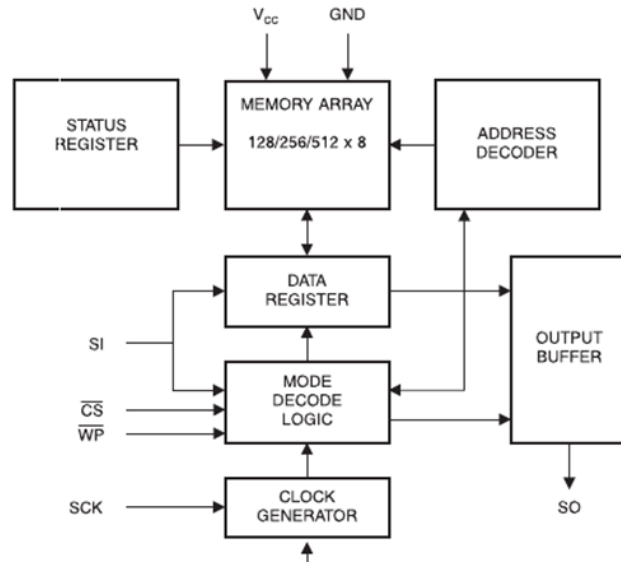
绝对最大额定值*

工作温度.....	-55 °C至+ 125°C
存储温度.....	-65 °C至+ 150°C
任何引脚电压 相对于地面.....	- 1.0V至+ 7.0V
最大工作电压6.25V.....	
直流输出电流.....	5.0毫安

*注意:

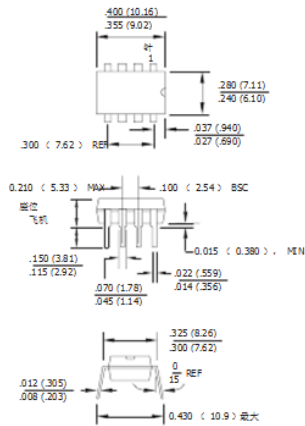
强调超越“绝对上市最大额定值”，可能会造成永久性损坏年龄到设备。这是一个值仅为该器件在这些或任何功能操作超出所指示的其他条件本规范的业务部门所不暗示。暴露在绝对最大额定值长时间条件可能会影响器件的可靠性。

框图



包装信息

8P3, 8引脚, 0.300"宽, 塑料双列直插式封装 (PDIP)
尺寸以英寸 (毫米)
EDEC标准MS-001BA



8S1, 8引脚, 0.150"宽, 塑料鸥翼小钢架 (JEDEC SOIC)
尺寸以英寸 (毫米)

