

93C66中文资料及电路

来源： | 发表于:2010年12月27日

应用功能:

串行EEPROM存储器 CAT93C66

是1K/2K/4K/16K位的串行EEPROM存储器器件,它们可配置为16位(ORG高速操作:

93C56/57/66:1MHz 93C46/86:3MHz 低功耗CMOS工艺 工作电压范围:1.8V~6.0V

存储器可选择×8位或者×16位结构 写入时自动清除存储器内容

硬件和软件写保护 上电误写保护 1,000,000 个编程/擦除周期 100年数据保存寿.

特性

☆ 高速操作:

—93C56/57/66:1MHz

—93C46/86:3MHz

☆ 低功耗CMOS工艺

☆ 工作电压范围:1.8V~6.0V

☆ 存储器可选择×8位或者×16位结构

☆ 写入时自动清除存储器内容

☆ 硬件和软件写保护

☆ 上电误写保护

☆ 1,000,000 个编程/擦除周期

☆ 100年数据保存寿命

☆ 商业级、工业级和汽车级温度范围

☆ 连续读操作(除CAT93C46以外)

☆ 编程使能(PE)管脚(CAT93C86)

☆ 可采用新的无铅封装

描述

CAT93C46/56/57/66/86

是1K/2K/2K/4K/16K位的串行EEPROM存储器器件，它们可配置为16位 (ORG管脚接Vcc) 或者8位 (ORG管脚接GND) 的寄存器。每个寄存器都可通过DI (或DO管脚) 串行写入 (或读出)。

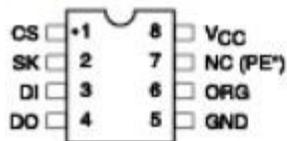
CAT93C46/56/57/66/86采用Catalyst公司先进的CMOS EEPROM浮动闸 (floating gate) 技术制造而成。器件

可经受1,000,000次的编程/擦除操作，片内数据保存寿命高达100年。器件可采用8脚DIP, 8脚SOIC或8脚

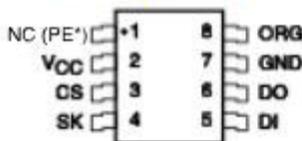
TSSOP的封装形式

管脚配置

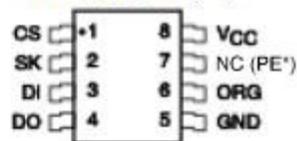
DIP封装 (P, L)



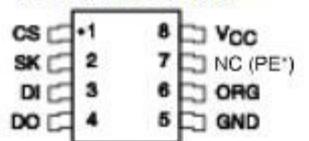
SOIC封装 (J, W)



SOIC封装 (S, V)



SOIC封装 (K, X)



* 仅用于 93C86。

深圳安芯达电子
www.anxida.com

管脚功能

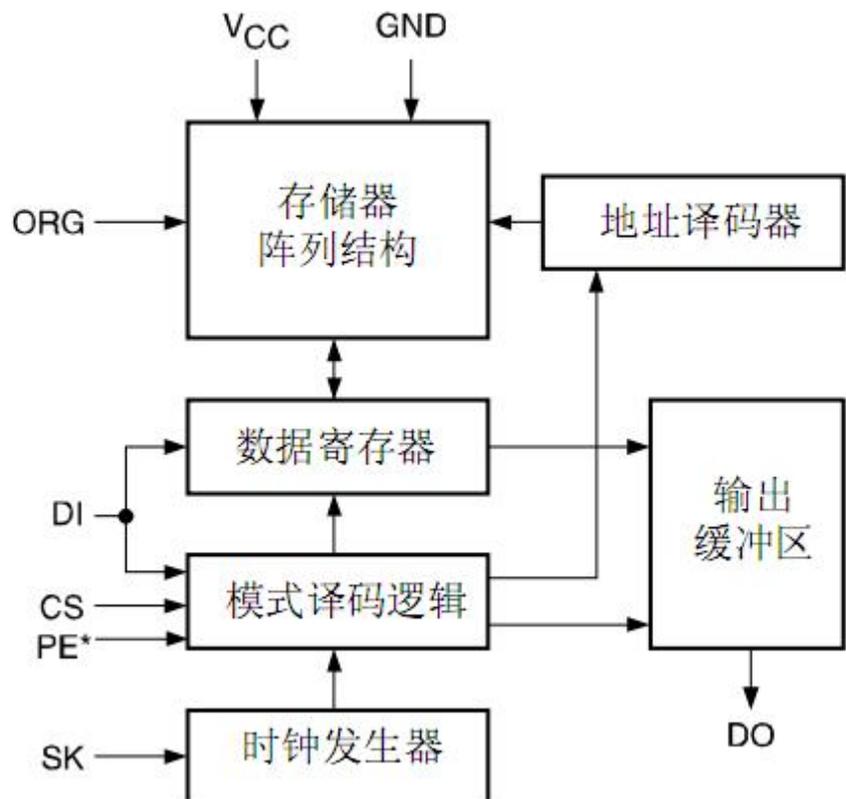
管脚名称	功能
CS	芯片选择
SK	时钟输入
DI	串行数据输入
DO	串行数据输出

续上表

管脚名称	功能
V _{CC}	+1.8V~6.0V 电源电压
GND	地
ORG	存储器结构
NC	不连接
PE*	编程使能

注释：当ORG管脚连接到V_{CC}时，选择×16的结构。当ORG管脚连接到地时，选管脚悬空，内部的上拉电阻将选择×16的存储器结构。

方框图



绝对最大额定值

工作温度.....

储存温度.....

管脚对地电压⁽¹⁾.....

Vcc 对地电压.....

封装功耗(Ta=25°C).....

引脚焊接温度（10 秒）.....

输出短路电流⁽²⁾.....

*注释:

以上“绝对最大额定值”列出的是器件正常工作的额定值，并未涉及器件在这下的功能操作。器件不能长时间工作在绝对最大额定值条件下，否则会影响其可靠