

## 特点

- 快速读取访问时间 - 150纳秒
- 自动页写操作
  - 内部地址和数据锁存为64字节
  - 内部控制定时器
- 快速写周期时间
  - 页写周期时间：3毫秒或10毫秒最大
  - 1到64字节页写操作
- 低功耗
  - 50毫安工作电流
  - 200  $\mu$ A CMOS待机电流
- 硬件和软件数据保护
- 数据轮询写入检测结束
- 高可靠性的CMOS技术
  - 耐力：10<sup>4</sup> 或10<sup>5</sup> 周期
  - 数据保存：10年
- 单5V  $\pm$  10% 供应
- CMOS和TTL兼容输入和输出
- JEDEC批准字节宽引脚
- 充分的军事和工业温度范围
- 绿色（无铅/无卤化物）的包装选项

## 1.描述

该AT28C256是一个高性能的电可擦可编程只读只有记忆。它的内存256K是由8位，32,768字。制造捕获的原始图像与Atmel先进的非易失性CMOS技术，该器件提供接入低至150 ns的只有440毫瓦的功耗。当设备被取消，在CMOS待机电流小于200微安。

该AT28C256是一样的读或写周期中的静态RAM，而不访问需要的外部元件。该器件包含一个64字节页寄存器允许同时写入的最多64个字节。在写周期中，地址和1~64个字节的数据被内部地锁存，从而释放地址和数据总线，用于其他操作。下面的写周期开始时，设备会自动写入使用一个内部的定时器控制的锁存数据。在写入周期结束时可通过I/O数据轮询检测。一旦写周期结束时已经检测到一个用于读出或写入新的访问可以开始。

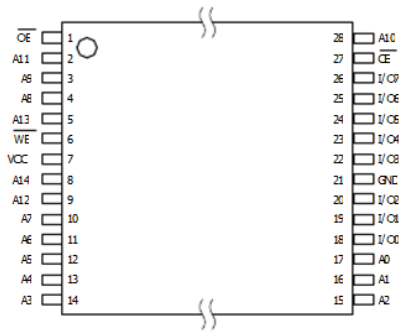
Atmel公司的AT28C256具有附加功能，以确保高品质和manufacturability。该器件采用延长续航能力以及完善的内部纠错数据保持特性。一个可选的软件数据保护机制可防范意外写操作。该装置还包括一个额外的64字节的EEPROM器件识别和跟踪。



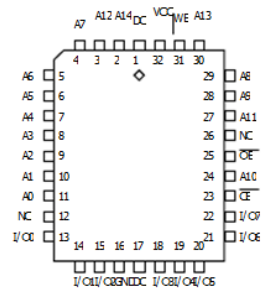
256K ( 32K  $\times$  8 )  
分页并行  
EEPROM

AT28C256

### 2.1 28引脚TSOP顶视图



### 2.3 32垫LCC，28引脚PLCC顶视图

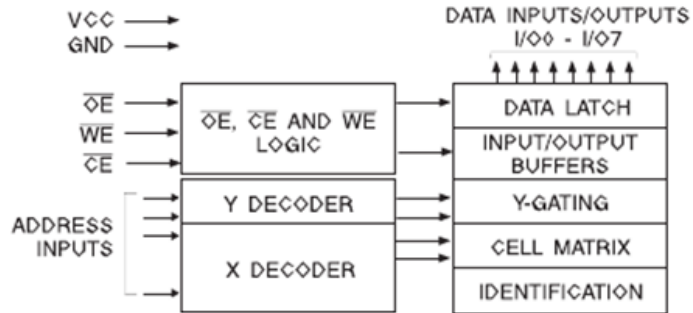
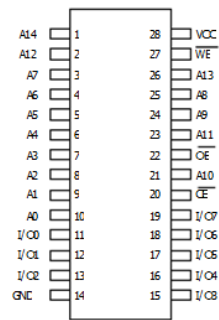


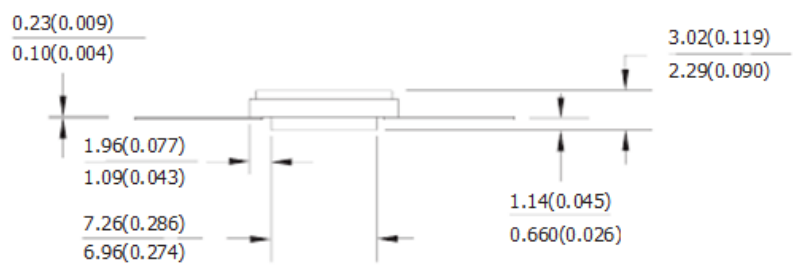
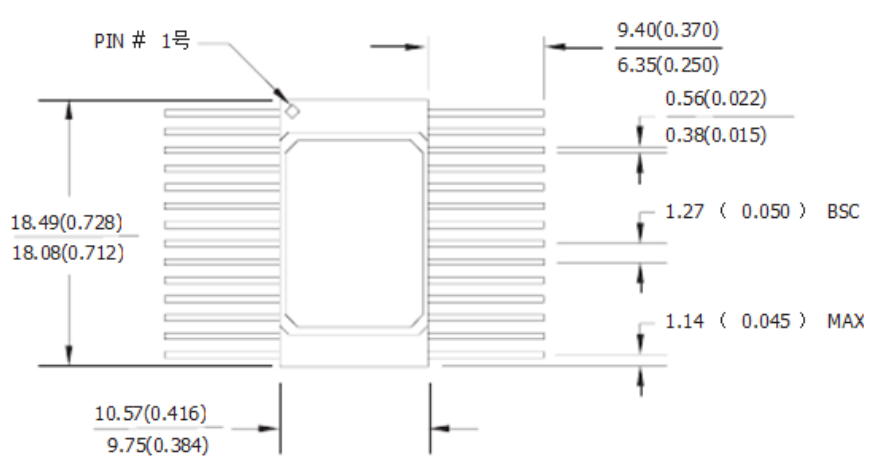
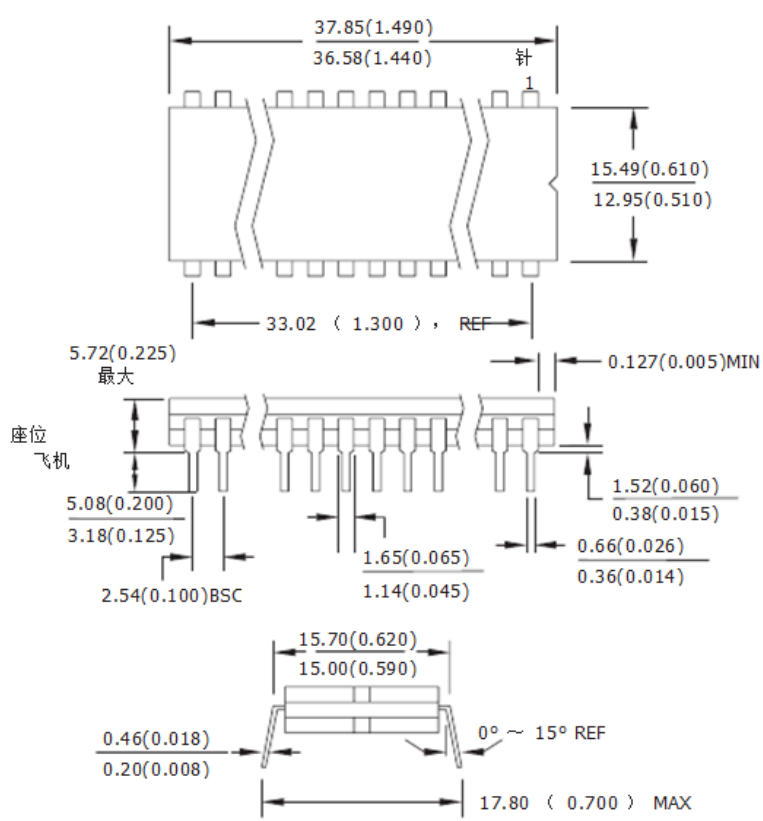
注意： PLCC封装引脚1和17是不连接。

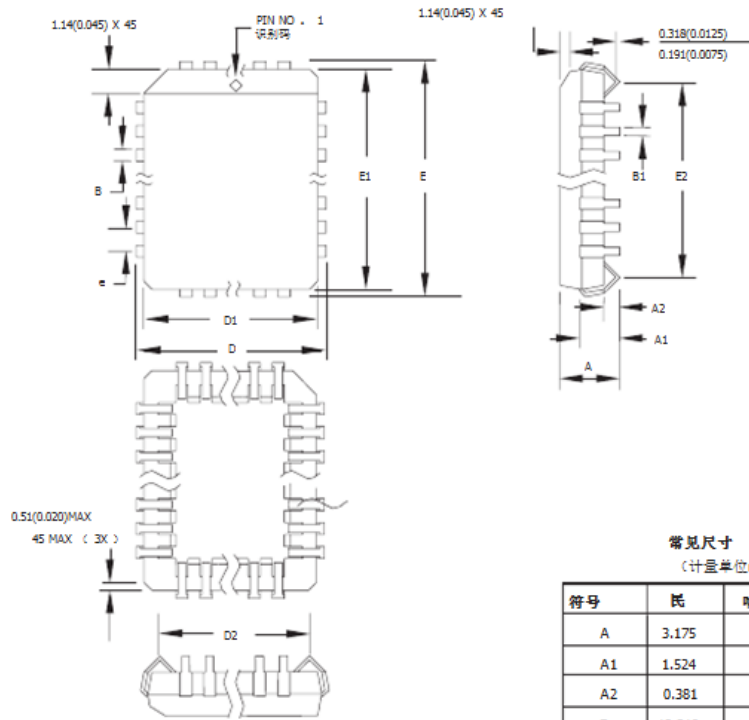
### 2.2 28引脚PGA顶视图

4 A6	3 A7	1 A14	27 WE	26 A13
5 A5	2 A12	28 VCC	24 A9	25 A8
7 A3	6 A4		22 OE	23 A11
9 A1	8 A2		20 CE	21 A10
11 I/O0	10 A0	14 GND	16 I/O4	19 I/O7
12 I/O1	13 I/O2	15 I/O3	17 I/O5	18 I/O6

### 2.4 28引脚CERDIP / PDIP /扁平/ SOIC - 顶视图







常见尺寸  
(计量单位mm)

符号	标	准	最大	记
A	3.175	-	3.556	
A1	1.524	-	2.413	
A2	0.381	-	-	
D	12.319	-	12.573	
D1	11.354	-	11.506	注2
D2	9.906	-	10.922	
E	14.859	-	15.113	
E1	13.894	-	14.046	注2
E2	12.471	-	13.487	
B	0.660	-	0.813	
B1	0.330	-	0.533	
e	1.270 (典型值)			

- 注意事项:
1. 本方案符合JEDEC的参考M5-016, 变化AE.
  2. 尺寸D1和E1不包括塑模突出。  
允许尖是 $0.010^\circ$  (0.254毫米) 每一面, 尺寸D1和E1包括模具不匹配, 并在极端情况下测得的在上部或下部分割线的材料状态.
  3. 引脚共面性是 $0.004^\circ$  (0.102毫米) 最大.

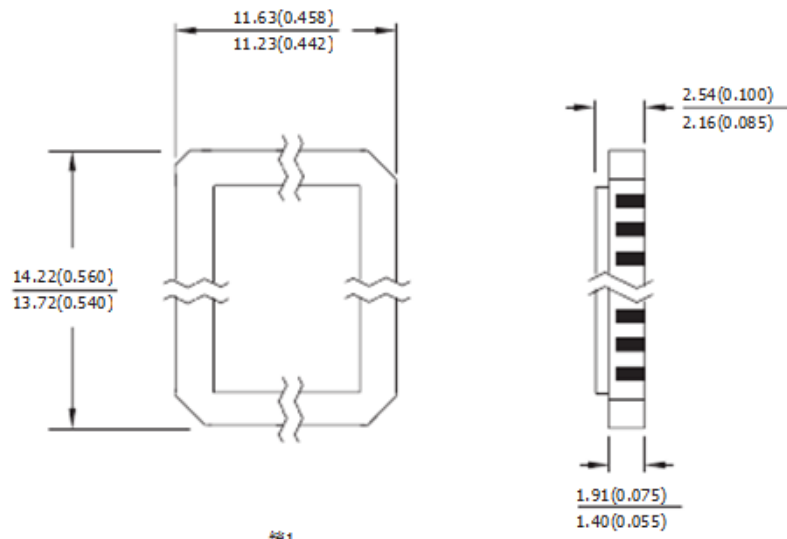


图1

