

特点

- 单2.7V - 3.6V电源
- 串行外设接口 (SPI) 兼容
 - 支持 SPI模式0和3
- 70 MHz的最高工作频率
 - 时钟到输出 (T_{CO}) 的 6 ns最大
- 灵活, 优化的擦除架构代码+数据存储应用
 - 统一4KB的块擦除
 - 统一的32 KB的块擦除
 - 整片擦除
- 保护部门通过WP引脚硬件控制锁
- 128字节的可编程OTP安全注册
- 灵活的编程
 - 字节/页编程 (1到256字节)
- 快速编程和擦除时间
 - 2.5毫秒的典型页编程 (256字节) 的时间
 - 100毫秒典型4KB的块擦除时间
 - 500毫秒典型的32字节块擦除时间
- 自动检查和擦除/编程故障报告
- JEDEC 标准制造商和设备ID阅读方法
- 低功耗
 - 6毫安读取操作工作电流 (典型值在20兆赫)
 - 5 μA深度掉电电流 (典型值)
- 耐力: 100,000编程/擦除周期
- 数据保存时间: 20年
- 符合工业温度范围内
- 行业标准的绿色 (无铅/无卤化物/ RoHS标准) 封装选择
 - 8引脚SOIC (150密耳宽)
 - 8-垫超薄DFN (2×3× 0.6毫米)

1.描述

该AT25F512B是在宽的设计使用一个串行接口的闪存设备各种大批量消费类应用程序中, 程序代码是shad-从闪存到执行嵌入式或外部RAM。灵活删除AT25F512B的架构, 其擦除粒度小至4千字节, 使得它非常适合用于数据存储为好, 省去了额外的数据存储EEPROM器件。

该AT25F512B的擦除块的大小进行了优化, 以满足需求今天的代码和数据存储应用。通过优化的擦除块的大小, 存储空间可以被更有效地使用。由于某些代码模块和数据存储段必须要在自己的擦除区域位于由自己的浪费和发生的大扇形和大块未使用的存储空间擦除闪存设备可以大大减小。这增加的内存空间效率允许添加额外的代码例程和数据存储段同时仍保持相同的总体器件密度。

该器件还包含一个专门的OTP (一次性可编程) 安全稳压寄存器可用于为目的, 例如唯一的设备序列, 系统级电子序列号 (ESN) 的存储, 锁定密钥存储等

专为3伏系统中使用时, AT25F512B支持读, 亲克, 和擦除操作与2.7V至3.6V的电源电压范围。没有单独的电压所需的编程和擦除。



512-Kilobit

2.7-volt

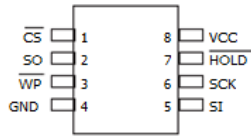
最低

SPI串行闪存
内存

AT25F512B

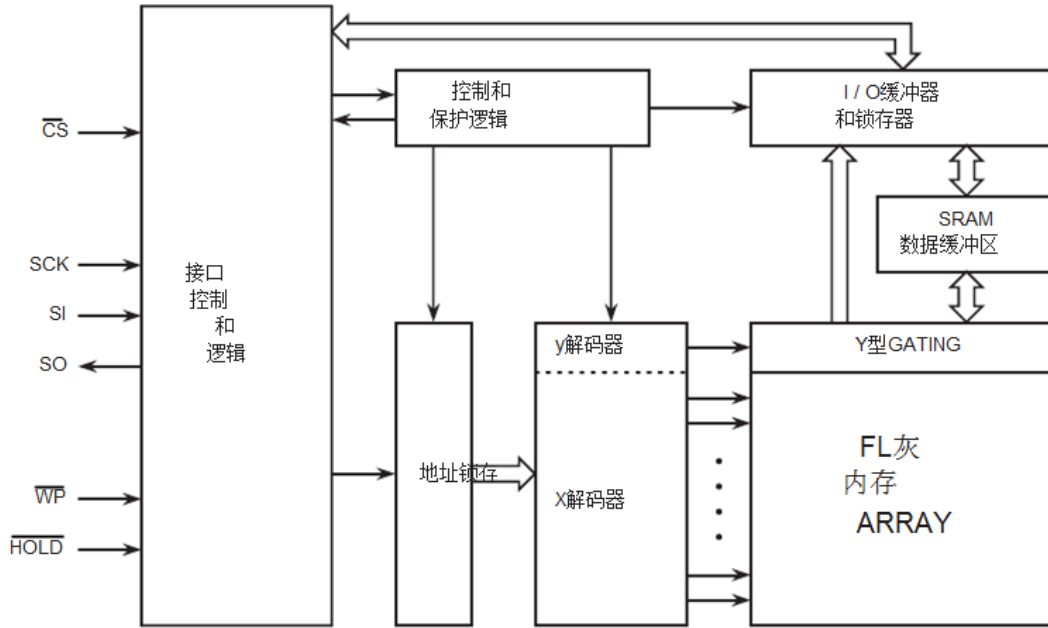
初步

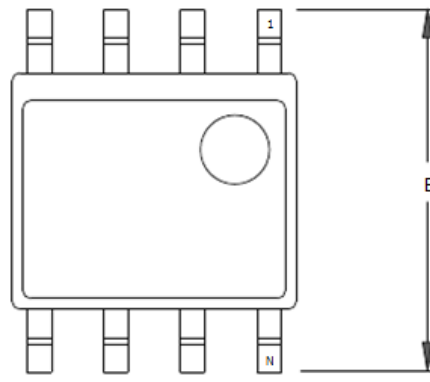




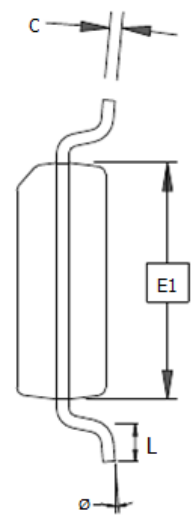
3.框图

图3-1 框图

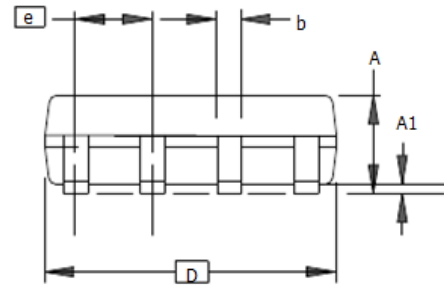




顶视图



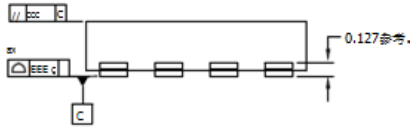
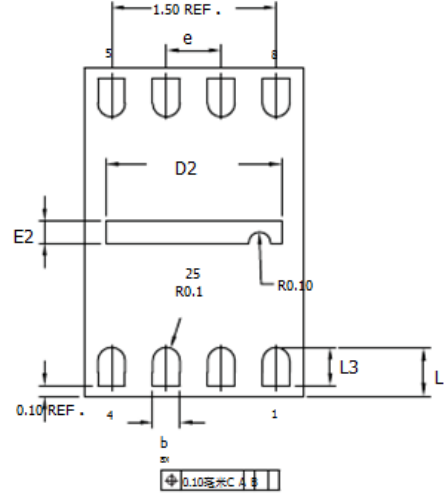
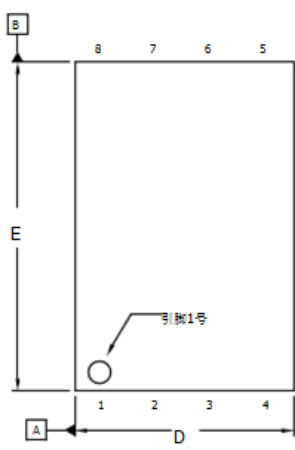
端视图



SIDE 意见

常见尺寸
(计量单位mm)

符号	长	宽	最大	记
A	1.35	-	1.75	
A1	0.10	-	0.25	
b	0.31	-	0.51	
C	0.17	-	0.25	
D	4.80	-	5.05	
E1	3.81	-	3.99	
E	5.79	-	6.20	
e	1.27 BSC			
L	0.40	-	1.27	
θ	0°	-	8°	



常见尺寸
(计量单位mm)

符号	最	端	最大	记
A	0.45	-	0.60	
A1	0.00	-	0.05	
b	0.20	-	0.30	
D	1.95	2.00	2.05	
D2	1.50	1.60	1.70	
E	2.95	3.00	3.05	
E2	0.10	0.20	0.30	
e	-	0.50	-	
L	0.40	0.45	0.50	
L3	0.30	-	0.40	
ccc	-	-	0.05	
eee	-	-	0.05	

- 注：1.所有尺寸 是 以mm为单位。角度。
 2.共面 适用 将裸露焊盘 as WELL as 的端子。共面性 将 不超过0.05毫米。
 3.翘曲 将 不超过0.05毫米。
 四，包装长度/宽度包 是 考虑 as 特别 的特点。
 5.参考Jede MO- 236 / MO- 252