

特点

- 集成了ARM7TDMI[®] ARM[®] 拇指[®] 处理器
 - 高性能32位RISC架构
 - 高密度的16位指令集
 - 领先的MIPS/瓦
 - 嵌入式ICE[™] 在线仿真，调试通信通道支持
- 内部高速闪存
 - 512字节，组织1024页，每页256字节双列两个相邻的银行平面（AT91SAM7SE512）
 - 256千字节（AT91SAM7SE256）举办的1024页，每页256字节的银行之一单一平面（AT91SAM7SE256）
 - 32千字节（AT91SAM7SE32）举办的256页，每页128字节一家银行单一平面（AT91SAM7SE32）
 - 在高达30 MHz的在最坏的情况下单周期存取
 - 预取缓冲优化Thumb指令的执行以最高速度
 - 页编程时间：6毫秒，包括页面自动擦除，全部擦除时间：15毫秒
 - 10,000擦除周期，10年的数据保存能力，部门锁定功能，闪存安全位
 - 用于大批量生产的快速Flash编程接口
- 32千字节（AT91SAM7SE512/256）或8字节的内部（AT91SAM7SE32）高速SRAM，以最快的速度单周期访问
- 一个外部总线接口（EBI）
 - 支持SDRAM，静态存储器，无缝连接到CF卡[®]和ECC功能的NAND闪存
- 内存控制器（MC）
 - 嵌入式Flash控制器
- 存储器保护单元
 - 中止状态及汇率失调检测
- 复位控制器（RSTC）
 - 基于上电复位单元和低功率工厂校准掉电探测器
 - 提供外部复位信号整形和复位源状态
- 时钟发生器（保留地）
 - 低功耗RC振荡器，3到20 MHz内部振荡器和一个PLL
- 电源管理控制器（PMC）
 - 电源优化功能，包括慢时钟模式（低至500赫兹）和空闲模式
 - 三个可编程的外部时钟信号
- 高级中断控制器（AIC）
 - 单独屏蔽，八级优先级，向量中断源
 - 两个外部中断源和一个快速中断源，伪中断保护
- 调试单元（DBGU）
 - 两线UART和支持调试通信通道中断，可编程ICE访问控制
 - 模式通用的两线UART串行通信
- 周期性间隔定时器（PIT）
 - 20位可编程计数器加12位间隔计数器
- 窗口看门狗（WDT）
 - 12位密钥保护的可编程计数器



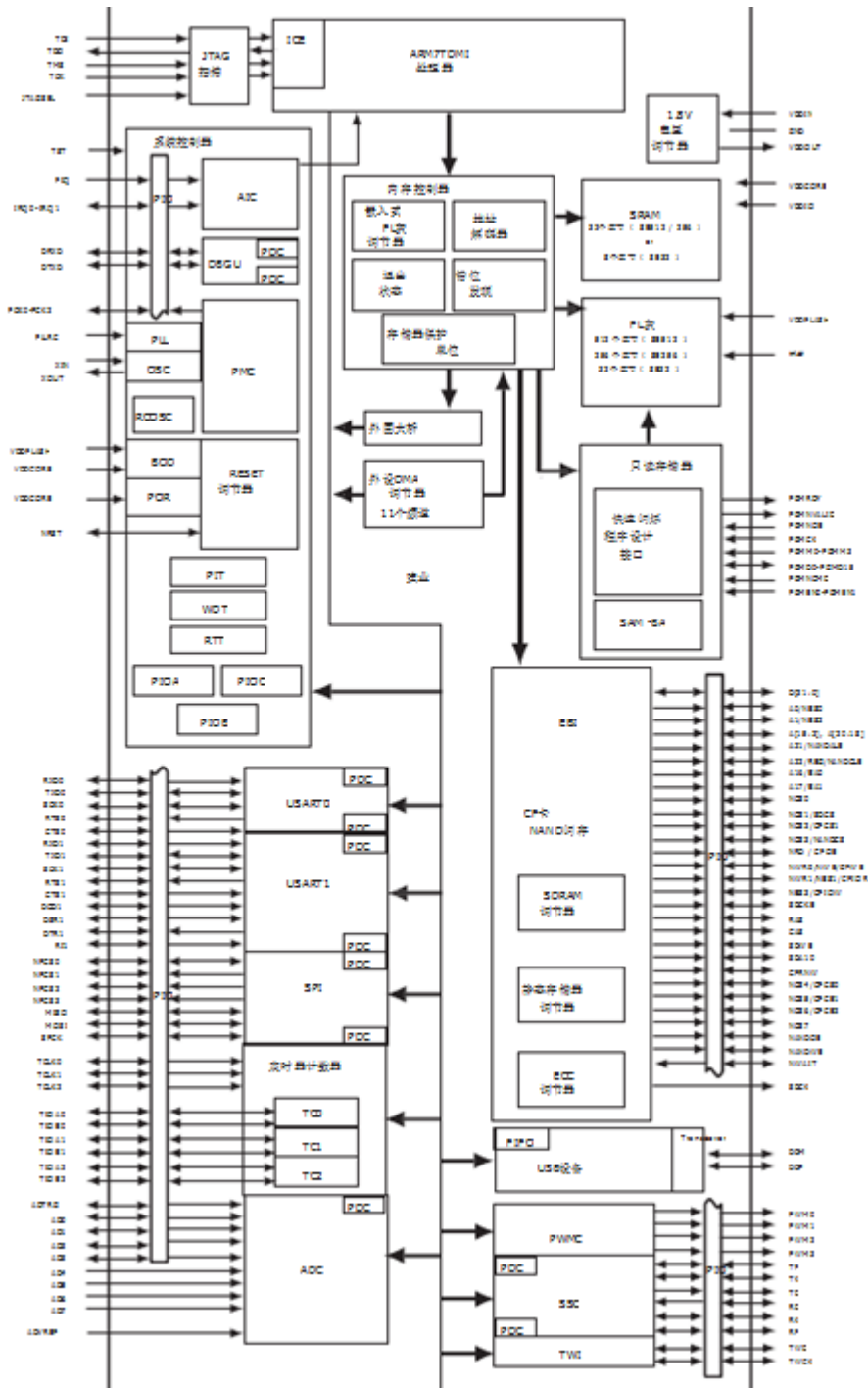
产品描述

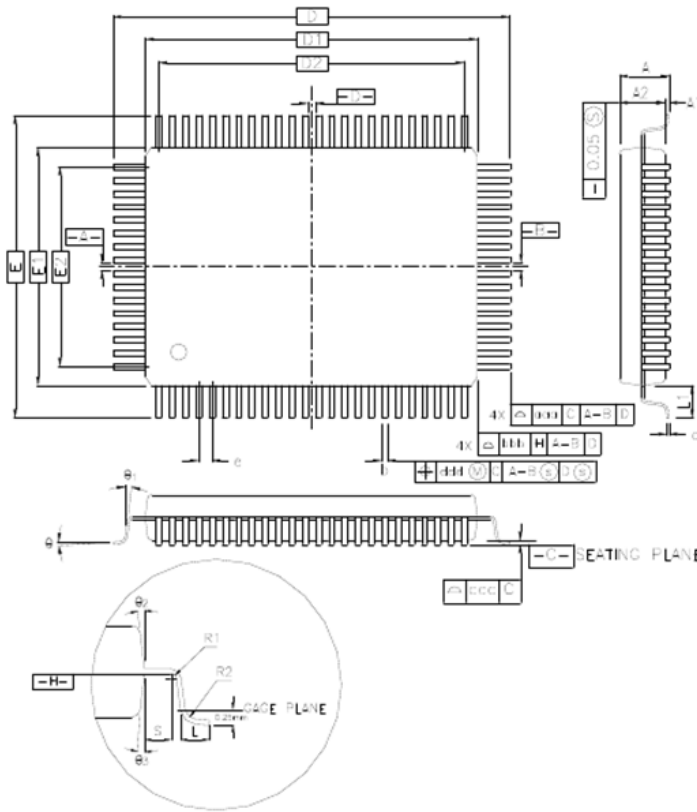
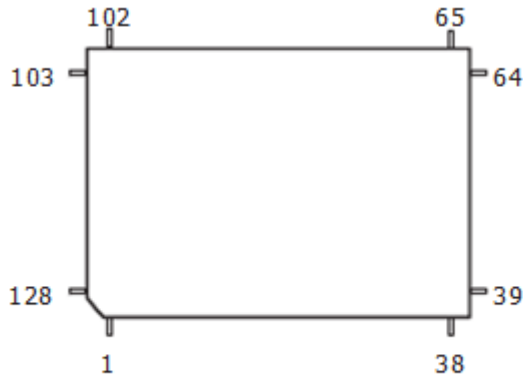
AT91SAM7SE512
AT91SAM7SE256
AT91SAM7SE32

摘要

初步

注意：这是一个总结性文件。
完整的文档可
爱特梅尔网站 www.atmel.com。





CONTROL DIMENSIONS ARE IN MILLIMETERS.

SYMBOL	MILLIMETER			INCH		
	MIN.	NOV.	MAX.	MIN.	NOV.	MAX.
A	—	—	1.60	—	—	0.063
A1	0.05	—	0.15	0.002	—	0.006
A2	1.35	1.40	1.45	0.053	0.055	0.057
D	22.00 BSC.			0.866 BSC.		
D1	20.00 BSC.			0.787 BSC.		
E	16.00 BSC.			0.630 BSC.		
E1	14.00 BSC.			0.551 BSC.		
R2	0.08	—	0.20	0.003	—	0.008
R1	0.08	—	—	0.003	—	—
θ	0°	3.5°	7°	0°	3.5°	7°
θ1	0°	—	—	0°	—	—
θ2	11°	12°	13°	11°	12°	13°
θ3	11°	12°	13°	11°	12°	13°
c	0.09	—	0.20	0.004	—	0.008
L	0.45	0.60	0.75	0.018	0.024	0.030
L1	1.00 REF			0.039 REF		
S	0.20	—	—	0.008	—	—
b	0.17	0.20	0.27	0.007	0.008	0.011
e	0.50 BSC.			0.020 BSC.		
D2	18.50			0.728		
E2	12.50			0.492		
TOLERANCES OF FORM AND POSITION						
aaa	0.20			0.008		
hhh	0.20			0.008		
ccc	0.08			0.003		
lll	0.08			0.003		

