

特点

- 低电压和标准电压工作
 - 5.0 ($V_{CC} = 4.5V$ 至 $5.5V$)
 - 2.7 ($V_{CC} = 2.7V$ 至 $5.5V$)
 - 2.5 ($V_{CC} = 2.5V$ 至 $5.5V$)
 - 1.8 ($V_{CC} = 1.8V$ 至 $5.5V$)
- 用户可选择的内部组织
 - 1K : 128 × 8或64 × 16
 - 2K : 256 × 8或128 × 16
 - 4K : 512 × 8或256 × 16
- 3线串行接口
- 2 MHz的时钟速率 (5V) 的兼容性
- 自定时写周期 (最大 10 ms)
- 高可靠性
 - 耐力: 100万次擦写循环
 - 数据保存: 100年
 - ESD保护: >4000V
- 提供汽车级和扩展级温度装置
- 8引脚PDIP, 8引脚JEDEC和EIAJ SOIC和8引脚TSSOP封装

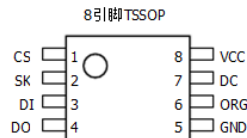
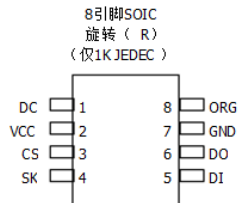
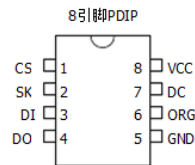
描述

在AT93C46 / 56 / 57 / 66提供1024/2048/4096位串行电可擦除可编程只读存储器 (EEPROM) 中组织为16 64/128/256字每一个位, 当ORG引脚连接到V_{CC}和8位128/256/512字每当它被连接到地。该装置被用在许多工业优化和商业应用中, 其中低功耗和低压操作是必不可少的。在AT93C46 / 56 / 57 / 66是在节省空间的8引脚PDIP和8引脚JEDEC和可用EIAJ SOIC封装。

(续)

引脚名称和引脚功能

引脚名称	功能
CS	芯片选择
SK	串行数据时钟
DI	串行数据输入
DO	串行数据输出
GND	地
V _{CC}	电源
ORG	内设机构
DC	不连接



3线串行 EEPROM的

1K (128 × 8或64 × 16)

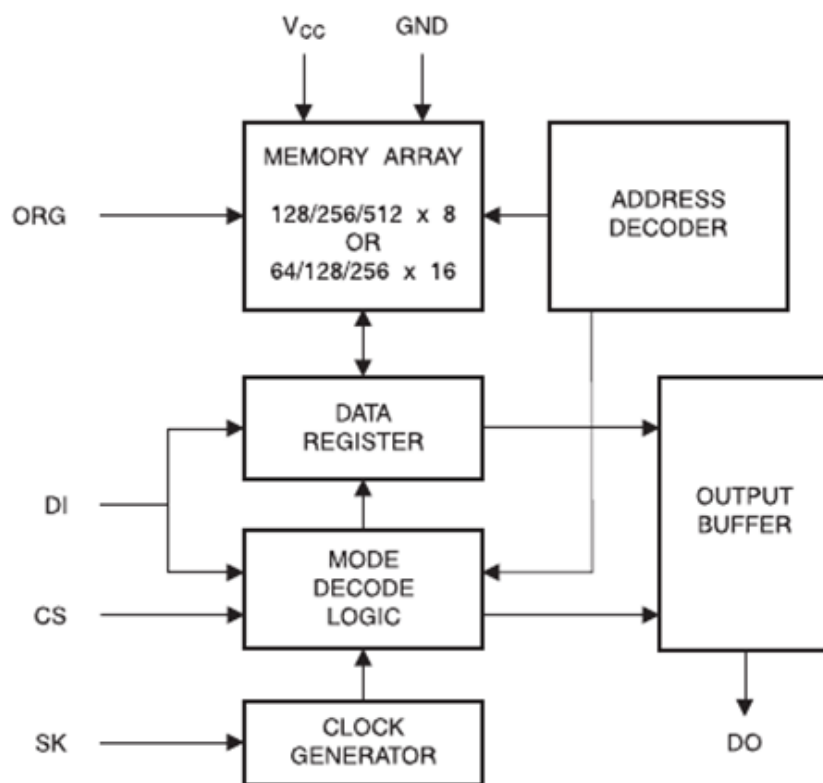
2K (256 × 8或128 × 16)

4K (512 × 8或256 × 16) 个

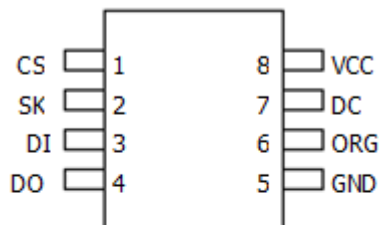
AT93C46
AT93C56
AT93C57
AT93C66

数据0172K - 07 / 98





8引脚SOIC



8引脚TSSOP

