

初步的技术数据

ADG726/ADG732

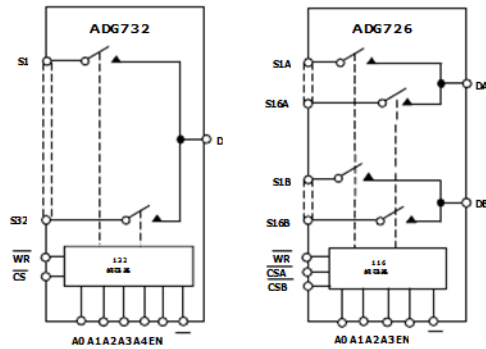
特点

- 1.8V至5.5V单电源供电
- ±2.5V双电源供电
- 3.5Ω 抗性
- 0.5Ω 导通电阻平坦度
- 轨对轨操作
- 30ns的开关时间
- 单32~1通道多路复用器
- 双差分16至1通道多路复用器
- TTL / CMOS兼容输入
- 对于功能等价的设备, 串行接口
- 见ADG725 / ADG731

应用

- 光学应用
- 数据采集系统
- 通信系统
- 继电器更换
- 音频和视频切换
- 电池供电系统
- 医疗器械
- 自动测试设备

功能方框图



概述

该ADG726 / ADG732均为单芯片CMOS 32通道双16路模拟多路复用器。该ADG732开关的32的输入 (S1- S32), 以一公共输出D, 如由5位二进制判定地址线A0, A1, A2, A3和A4。该ADG726开关的16的一个输入作为由4确定位二进制地址线A0, A1, A2和A3。

在片内锁存器有利于与微处理器的接口。该ADG726设备还可以被用于差动配置操作通过捆绑CSA和CSB在一起。一用于启用或禁用该设备。禁用时, 所有的信道被关断。

这些多路复用器的增强submi-设计cron进程, 提供低功耗, 高开关速度, 非常低的导通电阻和泄漏电流。他们从至5.5V单电源1.8V的工作和± 2.5V双电源供电, 因此非常适合于各种应用程序。导通电阻是在一个区域几欧姆, 并正密切交换机之间匹配非常平坦, 在整个信号范围。这些部件可以操作同样如任一多路复用或去多路复用器

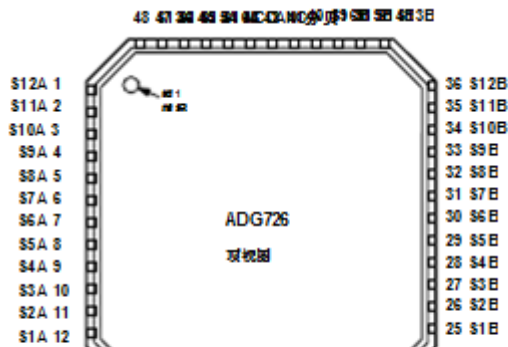
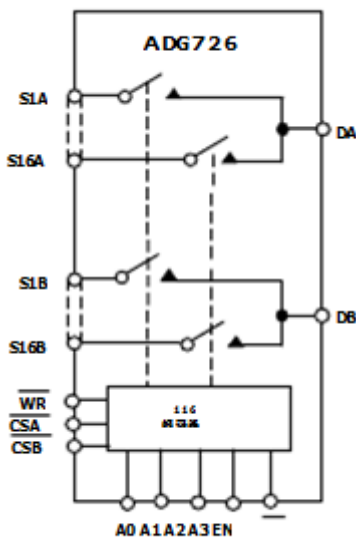
并具有延伸到支持的输入信号范围层数。在OFF状态时, 信号电平最高的供应被阻断。之前, 所有频道的展览突破使开关动作防止瞬时短路切换频道时。

他们在任48引脚LFCSP或TQFP封装封装。

EN 输入

产品亮点

- + 1.8V至+ 5.5V单或± 2.5V双电源供电操作。这些部件被指定, 并保证与+5V± 10%, 3V± 10%单电源供电, ±2.5V± 10%的双电源轨。
- 在3.5电阻Ω。
- 保证先开后合式开关动作。
- 采用7mm x7mm 48引线LF芯片级封装 (CSP) 或48引脚TQFP封装。



48 47 46 45 44 43 42 41 40 39 38 37 36 35 34 33 32 31 30 29 28 27 26 25 24

