

器件选型表

部分数	V _{CC} 范围	马克斯。时钟频率	温度。范围
24AA256	1.7-5.5V	400千赫 (1)	I, E
24LC256	2.5-5.5V	400千赫	I, E
24FC256	1.7-5.5V	1兆赫 (2)	I

注1: 100千赫 V_{CC} & LT; 2.5V。
 注2: 400千赫 V_{CC} & LT; 2.5V。

产品特点:

- 单电源供电，工作电压低至1.7V的
 24AA256和24FC256设备，为2.5V
 24LC256设备
- 低功耗CMOS技术：
 - 有功电流400微安，典型的
 - 待机电流100 nA的典型
- 2线串行接口，我²C™ 兼容
- 可级联多达八个装置
- 施密特触发器输入以抑制噪声
- 输出斜率控制以消除接地反弹
- 100 kHz和400 kHz时钟的兼容性
- 页写入时间5 ms以下。
- 自定时擦/写周期
- 64字节页写缓冲
- 硬件写保护
 - ESD保护>4000V
- 超过一百万擦除/写周期
- 数据保留>200年
- 工厂编程可用
- 套餐包括8引脚PDIP，SOIC，DFN，
 TDFN封装，TSSOP和MSOP
- 无铅并符合RoHS标准

温度范围:

- 工业级 (I) : -40 °C至+ 85°C
- 汽车 (E) : -40°C至+ 125°C

描述:

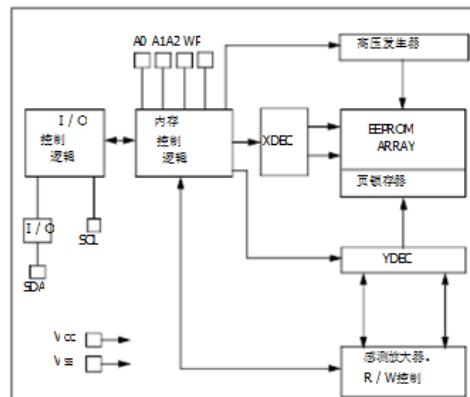
Microchip Technology Inc.的24AA256 / 24LC256 / 24FC256 (24XX256 *) 是一个32K x8 (256千位) 串行电可擦除PROM，能够运行在较宽的电压范围 (1.7V至5.5V) 。它已经开发了先进的低功耗应用如个人通信或数据采集。

该器件还具有高达64页写入功能字节的数据。该器件能够进行随机的而连续读取到256K边界。功能性地址线允许多达八个装置

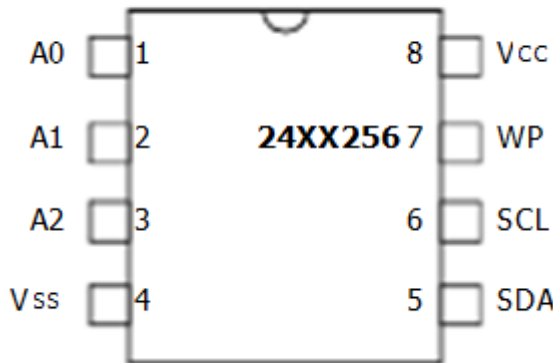
在同一总线上，多达2兆比特的地址空间。这设备在标准的8引脚塑料DIP

SOIC，TSSOP，MSOP，DFN和TDFN封装。该24AA256也是在8引脚芯片级可用封装。

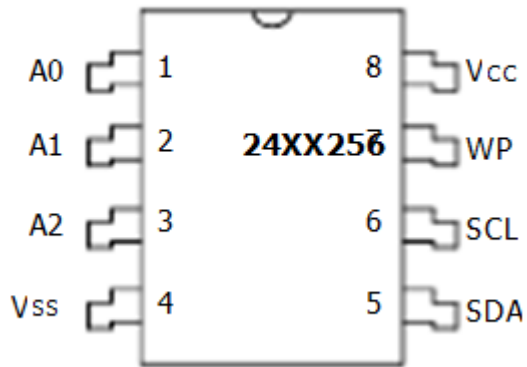
框图



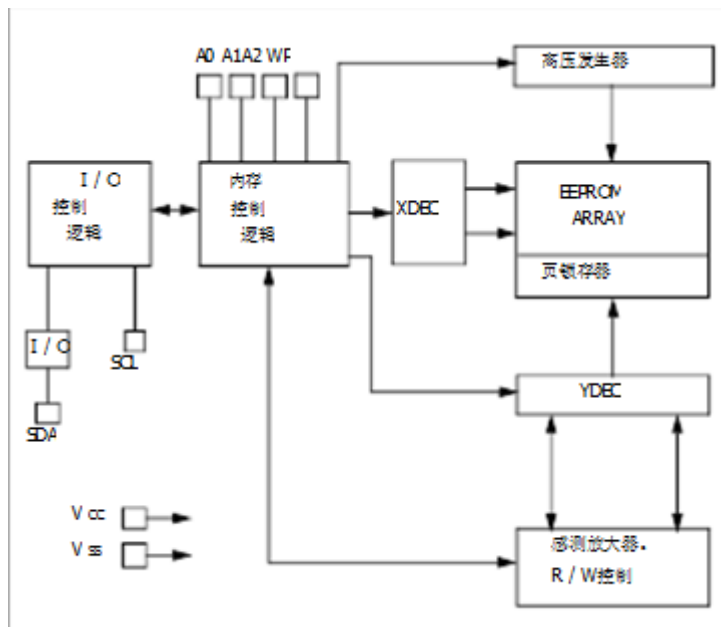
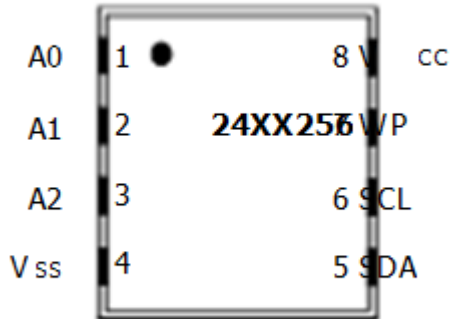
PDIP / SOIC

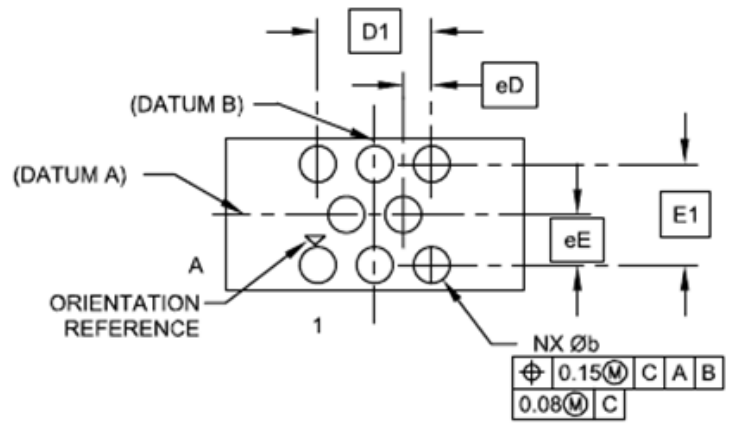
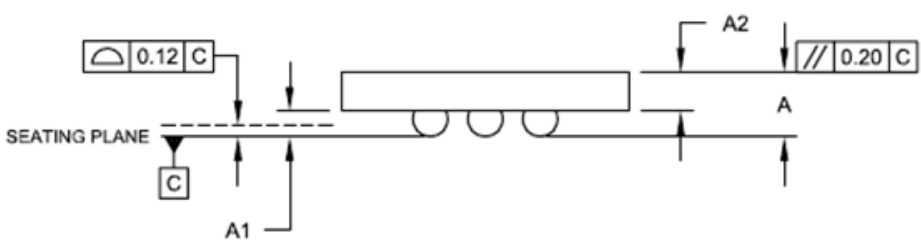
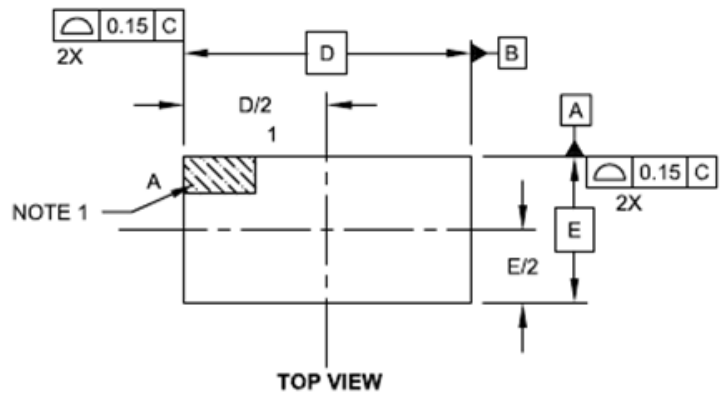


TSSOP / MSOP (1)



DFN / TDFN





BOTTOM VIEW