

特点

EIA RS - 485 / RS - 422兼容

数据速率选项

ADM4850 / ADM4854 : 115 kbps的

ADM4851 / ADM4855 : 500 kbps的

ADM4852 / ADM4856 : 2.5 Mbps的

ADM4853 / ADM4857 : 10 Mbps的

半双工和全双工选项

限摆率, 低EMI

真正的失效保护接收器输入

在关断模式下5 μ A (最大值) 电源电流

多达256个收发器在一条总线上

输出高阻抗禁用或断电时,

-7 V至+12 V总线共模范围

热关断和短路保护

引脚兼容的MAX308x

工作在-40 °C至+ 85 °C的温度范围内

采用8引脚SOIC封装, 引脚LFCSP和MSOP封装

通过汽车应用认证

应用

低功耗RS- 485应用

EMI敏感的系统

DTE -DCE接口

工业控制

分组交换

局域网

电平转换器

概述

该ADM4850 / ADM4851 / ADM4852 / ADM4853 / ADM4854 , ADM4855 / ADM4856 / ADM4857均为差分线路收发器适合于高速半双工和全双工数据通信上多点总线传输线路。它们设计用于平衡数据传输和符合EIA标准RS - 485和RS - 422。该ADM4850 / ADM4851 / ADM4852 / ADM4853是半共享差分线, 并有独立的全双工收发器使能输入的驱动器和接收器。全双工ADM4854 / ADM4855 / ADM4856 / ADM4857收发器具有专用差分线路驱动器输出和接收器输入。

该零件具有1/8单位负载的接收器输入阻抗, 其允许多达256个收发器在一个总线上。因为只有一个司机应随时启用的伤残或pow - 输出ERED下的驱动程序处于三态, 避免超载公交车。接收器输入具有真正的失效保护功能, 可确保当输入开路或短路逻辑高输出电平。这保证了接收器输出处于已知状态

功能方框图

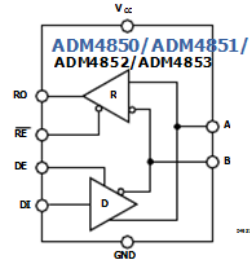


图1。

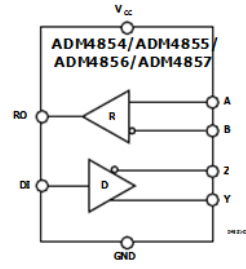
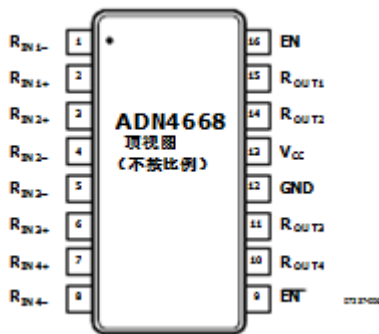
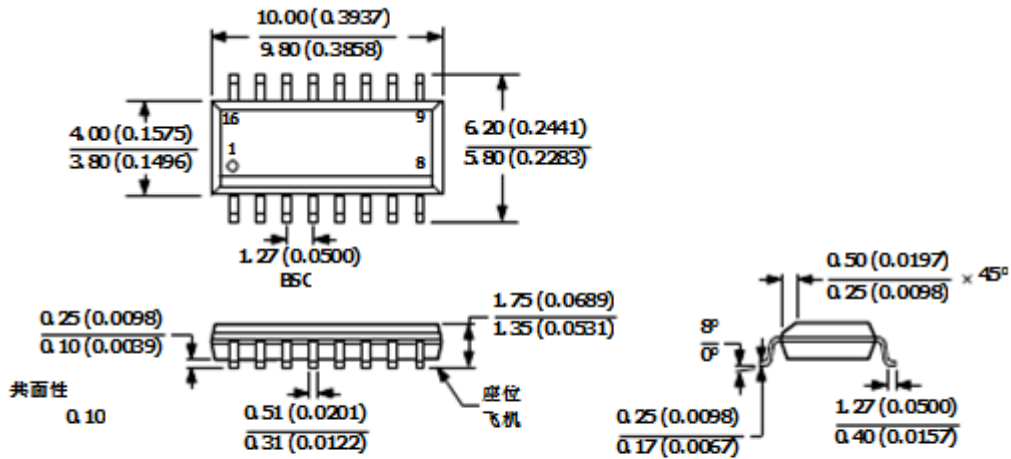


图2中。

通信开始前, 当通信结束。驱动器输出摆率限制, 以降低EMI和数据造成的不当终止巴士反射错误。造成总线竞争或输出功率过大防止短路与热关断电路。这些器件在商用和工业完全指定温度范围, 并采用8引脚SOIC封装提供, LFCSP (ADM4850 / ADM4851 / ADM4852 / ADM4853) 和MSOP (ADM4850只) 封装。

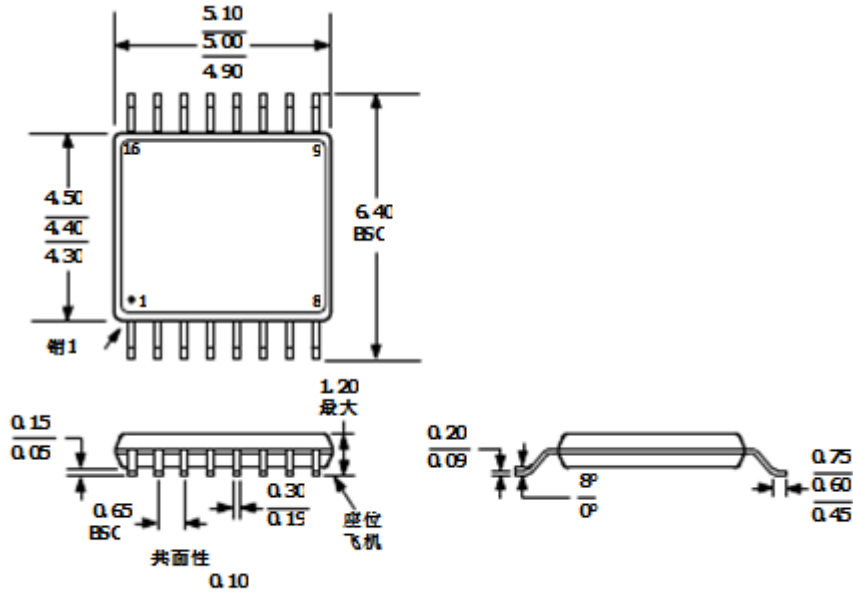
产品型号	半/全双工	数据速率
ADM4850	半	115 kbps的
ADM4851	半	500 kbps的
ADM4852	半	2.5 Mbps的
ADM4853	半	10 Mbps的
ADM4854	满	115 kbps的
ADM4855	满	500 kbps的
ADM4856	满	2.5 Mbps的
ADM4857	满	10 Mbps的





符合JEDEC标准MS-012-AC

控尺寸以毫米; 英制尺寸
(括号内) 均按四舍五入毫米波当量
仅供参考, 并不适合使用的设计。



符合JEDEC标准MO-153-AB