

## 特点

- 低电压和标准电压工作
  - 5.0 ( $V_{CC} = 4.5V$ 至 $5.5V$ )
  - 2.7 ( $V_{CC} = 2.7V$ 至 $5.5V$ )
  - 2.5 ( $V_{CC} = 2.5V$ 至 $5.5V$ )
  - 1.8 ( $V_{CC} = 1.8V$ 至 $5.5V$ )
- 低功耗器件 (典型  $I_{SB} = 2 \mu A @ 5.5V$ ) 可
- 内部分为  $4096 \times 8$ ,  $8192 \times 8$
- 2线串行接口
- 施密特触发器滤波输入抑制噪声
- 双向数据传输协议
- 100千赫 (1.8V, 2.5V, 2.7V) 和 400 kHz (5V) 的兼容性
- 写保护引脚用于硬件数据保护
- 32字节页写模式 (部分页写允许)
- 自定时写周期 (最大 10 ms)
- 高可靠性
  - 耐力: 100万次擦写循环
  - 数据保存: 100年
  - ESD保护:  $>3,000V$
- 提供汽车级和扩展级温度装置
- 8引脚PDIP JEDEC, 8引脚和14引脚SOIC JEDEC, 8引脚SOIC EIAJ, 和8引脚TSSOP封装

## 描述

在AT24C32 / 64提供32,768 / 65,536位串行电可擦除和可编程只读组织成8位八千一百九十二分之四千零九十六字存储器 (EEPROM) 中每一个。该器件的级联功能允许多达8个设备共享一个共同的2-wire总线。所述装置被用于许多工业和商业应用优化其中, 系统要求低功耗和低电压操作是必不可少的。在AT24C32 / 64在节省空间的8引脚PDIP JEDEC提供8引脚和14引脚SOIC JEDEC, 8引脚EIAJ SOIC和8引脚TSSOP封装, 并通过2线串行接口访问。另外, 全家人都在5.0V可 (4.5V至5.5V), 2.7V (2.7V至5.5V), 2.5V (2.5V至5.5V) 和1.8V (1.8V至5.5V) 版本。



## 2-Wire 串行EEPROM

32K (4096 × 8)

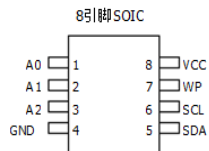
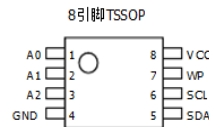
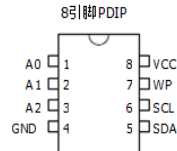
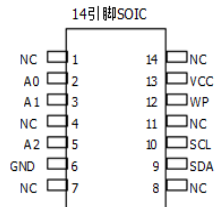
64K (8192 × 8)

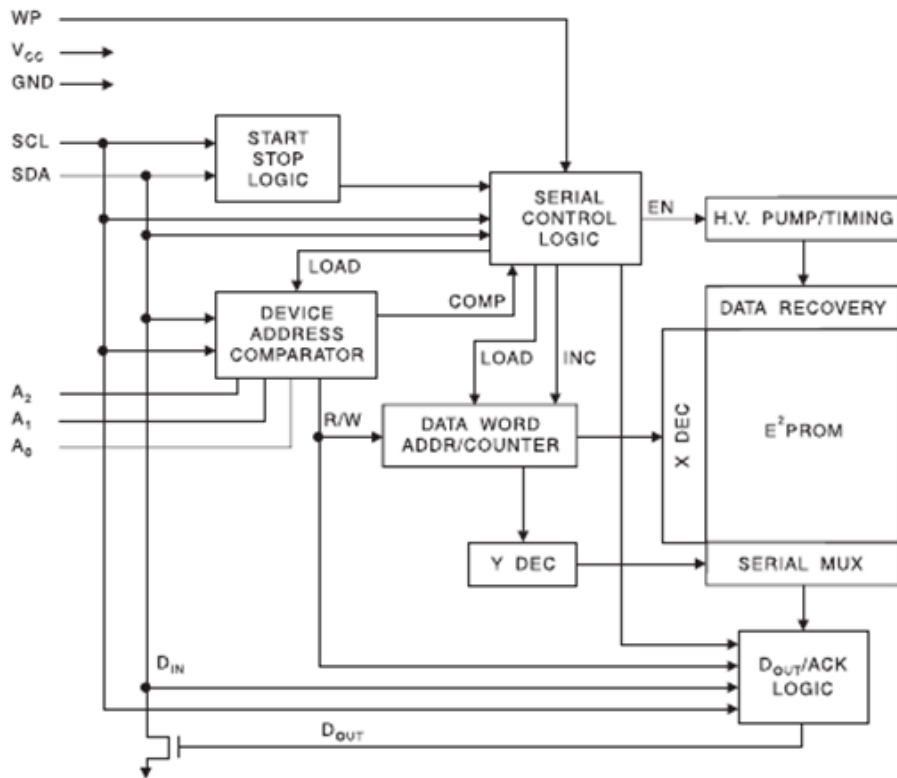
AT24C32

AT24C64

## 引脚网络配置

引脚名称	功能
A0至A2	地址输入
SDA	串行数据
SCL	串行时钟输入
WP	写保护

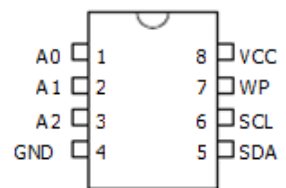




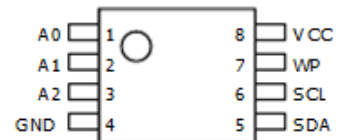
## 销刀豆网络gurations

引脚名称	功能
A0至A2	地址输入
SDA	串行数据
SCL	串行时钟输入
WP	写保护

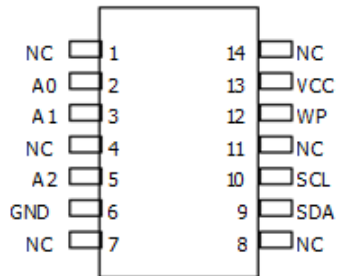
8引脚PDIP



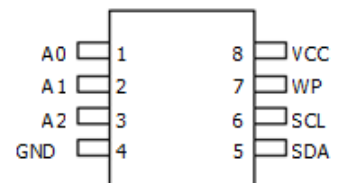
8引脚TSSOP



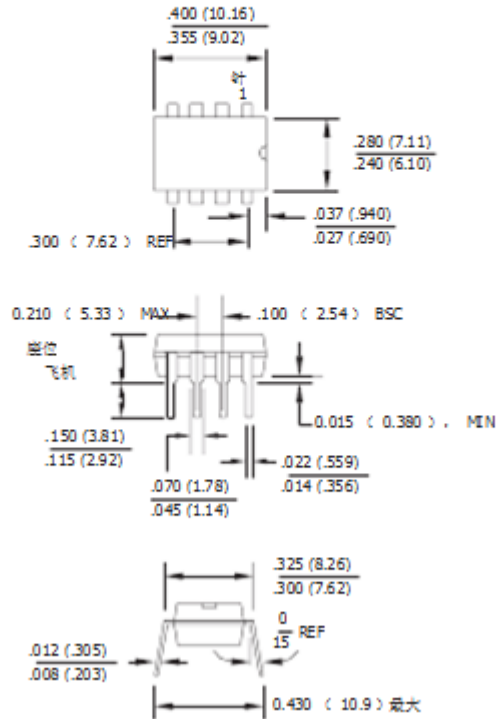
14引脚SOIC



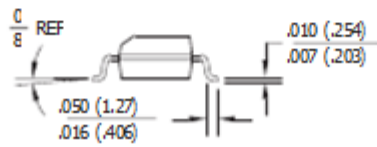
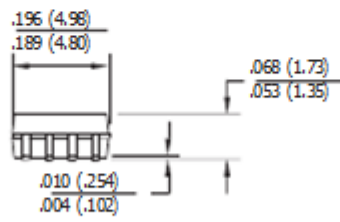
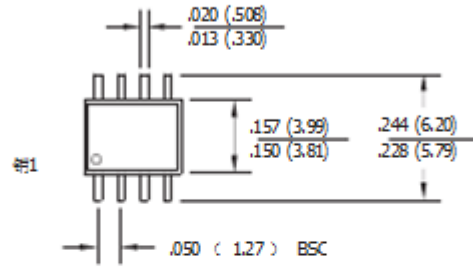
8引脚SOIC



**8P3, 8引脚, 0.300"宽, 塑料双列直插式**  
 封装 ( PDIP )  
 尺寸以英寸 ( 毫米 )  
 JEDEC 标准MS-001 BA



8S1, 8引脚, 0150"宽, 塑料鸥翼小  
纲要 ( JEDEC SOIC )  
尺寸以英寸 ( 毫米 )



**8 S2, 8引脚, 0.200"宽, 塑料鸥翼小  
 钢架 ( EIAJ SOIC )  
 尺寸以英寸 ( 毫米 )**

