ADA4930-1/ADA4930-2

特点

低输入电压噪声： 1.2纳伏/√Hz的
低共模输出： 0.9 V单电源
极低的谐波失真
-104 dBc的HD2在10 MHz
-79 dBc的HD2在70兆赫
-73 dBc的HD2在100MHz
-101 dBc的HD3在10 MHz
-82 dBc的HD3在70兆赫
-75 dBc的HD3在100MHz
高速
-3 dB带宽为1.35 GHz的，G = 1
压摆率： 3400 V / μs的， 25 % ～75 %
0.1 dB增益平坦度为380 MHz的
1.5 ns的快速过载恢复
0.5 mV的典型失调电压
外部可调增益
差分至差分或单端至差分
手术
可调输出共模电压
单电源供电： 3.3 V或5 V

功能方框图

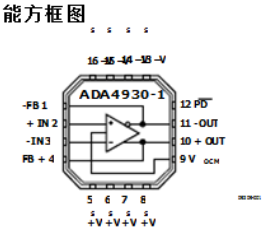


图1 。

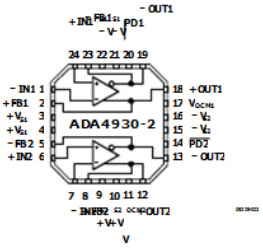


图2 中。

应用

ADC驱动器
单端至差分转换器
IF和基带增益模块
差分缓冲器
线路驱动器

概述

该ADA4930-1 / ADA4930-2非常低噪声，低失真，高速差分放大器。他们是一个理想的选择驾驶1.8 V高性能ADC分辨率高达14位从直流到70 MHz的。常见的可调输出模式使ADA4930-1 / ADA4930-2相匹配的输入该ADC。内部共模反馈环路提供出色的输出平衡，抑制偶次谐波失真产物，并提供直流电平转换。

与ADA4930-1 / ADA4930-2差分增益配置很容易实现以一个简单的外部反馈网络四个电阻确定所述放大器的闭环增益。

该ADA4930-1 / ADA4930-2采用ADI捏造是，公司专有的硅锗（ SiGe）互补双极工艺，使它们能够实现非常低的水平失真仅为1.2 nV / √Hz的输入电压噪声。

图2 中。

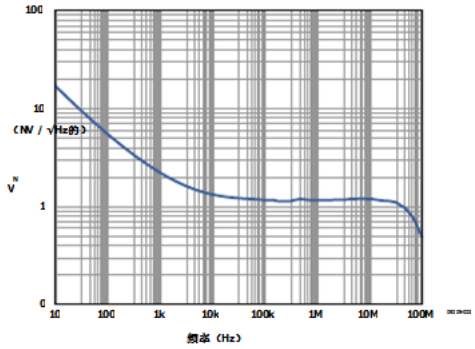


图3. 电压噪声谱密度

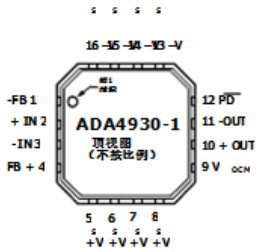
低直流失调和出色的动态性能
ADA4930-1 / ADA4930-2使它们非常适合于广泛各种数据采集和信号处理应用。

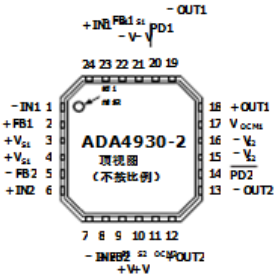
该ADA4930-1是在无铅可为3mm ×3 mm，16引脚LFCSP和ADA4930-2是在无铅可用，采用4 mm× 4毫米24引脚LFCSP封装。引脚排列经过优化，有助于印刷电路板（ PCB）布局，并最大限度地减少失真。该ADA4930-1可工作在-40° C至+ 105 ° C的温度范围内，并指定了ADA4930-2工作在-40 ° C至+ 105°C温度范围为3.3 V或5 V电源电压。

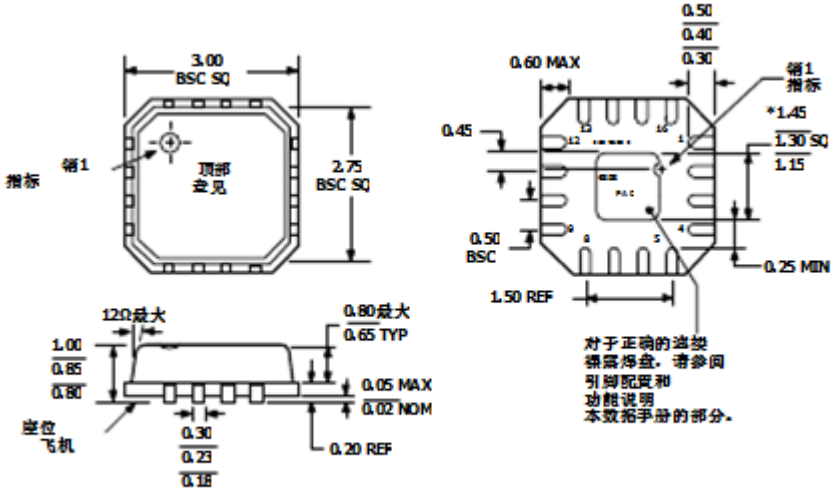
REV 。一

信息ADI公司提供的被认为是准确和可靠。然而，没有责任承担ADI公司供其使用，也为专利或其他任何侵权行为第三方可能导致其使用的权利。规格如有变更，恕不另行通知。没有获发牌照以暗示或其他方式ADI公司的任何专利或专利权。商标和注册商标均为其各自所有者的财产。

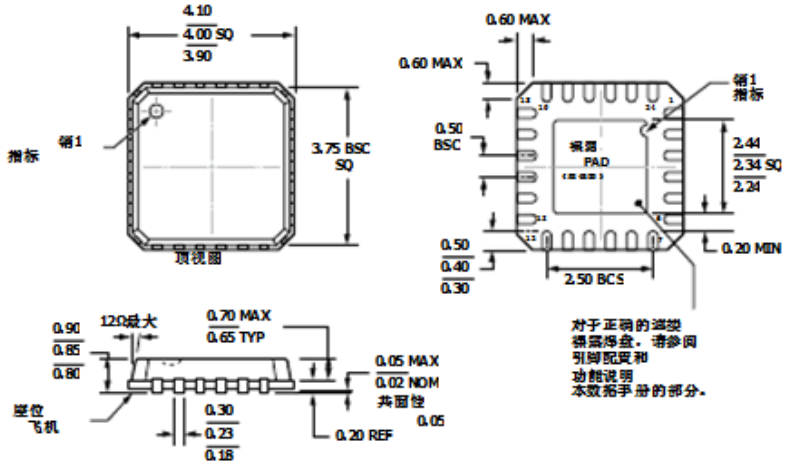
一个技术的方式。 P.O. 9106箱，诺伍德，MA 02062-9106， U.S.A
联系电话： 781.329.4700 www.analog.com
传真： 781.461.3113 © 2010 ADI公司保留所有权利。







*遵循 TO JEDEC标准MO-220-VEED-2
除对暴露盘尺寸。



遵循 TO JEDEC标准MO-220-VGGD-8