

12MHz的轨至轨输入输出运算放大器

该EL5120， EL5220， EL5420和低功耗，高电压，轨至轨输入输出放大器。该EL5120包含一个单一的放大器中， EL5220包含两个放大器和EL5420包含四个放大器。工作在电压范围为5V至15V，而每放大器功耗仅为500μA，在EL5120， EL5220，和EL5420具有12MHz的（-3dB）的带宽。他们还提供超出电源轨共模输入能力，以及轨到轨输出能力。这使得这些放大器，以提供最大的动态范围，在任何电源电压。

该EL5120， EL5220， EL5420还配备了快速转换和稳定时间，以及高输出驱动能力30毫安（漏极和源极）。这些特点使这些放大器非常适合用作薄基准电压缓冲器薄膜晶体管液晶显示器（ TFT-LCD）。其他应用包括电池电源，便携设备，并随地的低功耗是非常重要的。

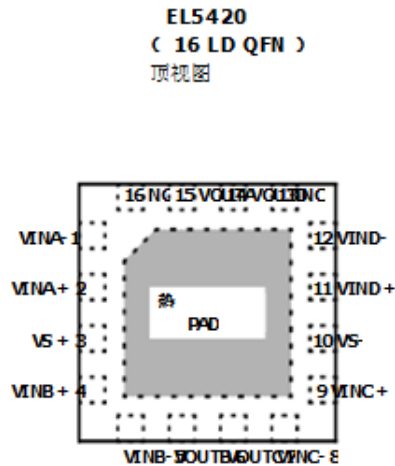
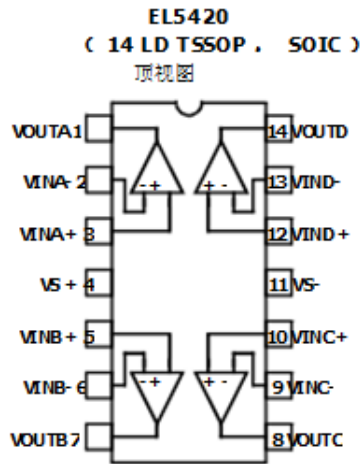
该EL5420是在节省空间的14 Ld的TSSOP封装，行业标准14 Ld的SOIC封装，以及作为16 Ld的QFN封装。的EL5220处于可用8引脚MSOP封装和8引脚的DFN封装。该EL5120是在5 Ld的TSOT封装。所有功能的标准运算放大器的引脚输出。这些放大器工作在-40°C至+ 85°C温度范围。

特点

- 12MHz的-3dB带宽
- 电源电压= 4.5V至16.5V
- 低电源电流（每个放大器） = 500μA
- 高转换率= 10V/ μs
- 单位增益稳定
- 除了轨输入功能
- 轨到轨输出摆幅
- 超小型封装
- 无铅可（符合RoHS）

应用

- TFT-LCD驱动电路
- 电子笔记本电脑
- 电子游戏
- 触摸屏显示器
- 通信设备
- 个人数字助理（ PDA）
- 便携式仪器仪表
- 采样ADC放大器
- 无线局域网
- 办公自动化
- 有源滤波器
- ADC / DAC缓冲器

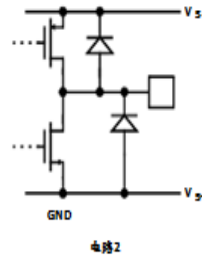
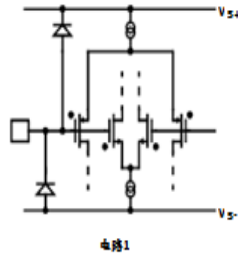


散热垫
连接到VS-

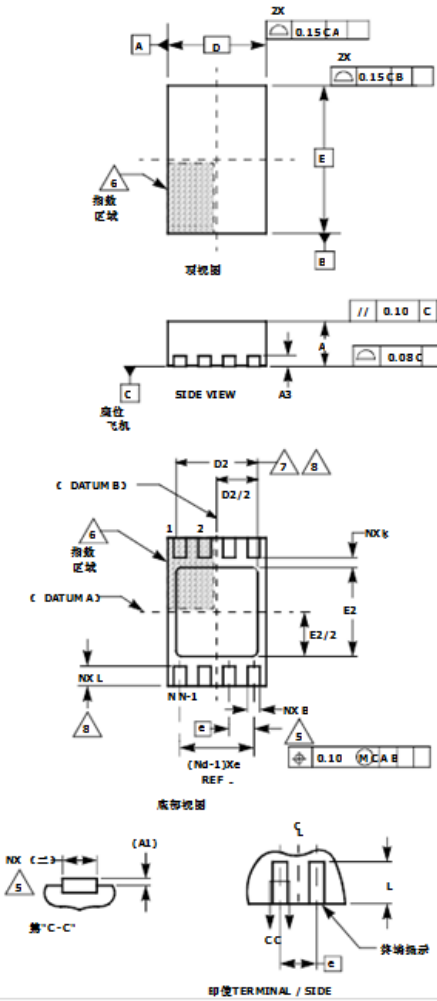
EL5120, EL5220, EL5420

引脚说明

EL5120	EL5220	EL5420		引脚名称	引脚功能	等效电路
		5 LD TSOT	8引脚MSOP, 8 Ld的DFN			
			13, 16	NC	无连接	
				IN +	扩频in非反相输入	(参考电路1)
				IN-	放大器反相输入	(参考电路1)
				OUT	扩频in输出	(参考电路2)
3				VIN +	扩频in非反相输入	(参考电路1)
4				VIN-	放大器反相输入	(参考电路1)
1				VOUT	扩频in输出	(参考电路2)
	1	1	15	VOUTA	放大器A输出	(参考电路2)
	2	2	1	VINA-	放大器反相输入	(参考电路1)
	3	3	2	VINA +	放大器的非反相输入	(参考电路1)
5	8	4	3	VS +	正电源	
	5	5	4	VINB +	放大器B的非反相输入	(参考电路1)
	6	6	5	VINB-	放大器B反相输入	(参考电路1)
	7	7	6	VOUTB	放大器B的输出	(参考电路2)
		8	7	VOUTC	放大器C输出	(参考电路2)
		9	8	VINC-	C放大器反相输入	(参考电路1)
		10	9	VINC +	放大器C个不倒相输入端	(参考电路1)
2	4	11	10	VS-	负电源	
		12	11	VIND +	放大器三倍非反相输入	(参考电路1)
		13	12	VIND-	放大器反相输入	(参考电路1)
		14	14	VOUTD	放大器D输出	(参考电路2)



双列扁平无引脚塑料封装 (DFN)



L8.2x3

8引脚双列扁平无引脚塑料封装

符号	MILLIMETERS			备注
	英	公称	最大	
A	0.80	0.90	1.00	-
A1	-	-	0.05	-
A3	0.20 REF			-
b	0.20	0.25	0.32	5.8
D	2.00 BSC			-
D2	1.50	1.65	1.75	7.8
E	3.00 BSC			-
E2	1.65	1.80	1.90	7.8
e	0.50 BSC			-
k	0.20	-	-	-
L	0.30	0.40	0.50	8
N	8			2
Nd	4			3

类06/04

注意事项:

1. 尺寸和公差符合ASME Y14.5-1994.
 2. N为引脚的数目.
 3. 数表示D端子的数量.
 4. 所有尺寸以毫米为单位, 角度.
 5. 尺寸b适用于金层引脚和测量之间0.25毫米至0.30mm从引脚一角.
 6. 引脚# 1标识符的配置是可选的, 但必须是位于区域内显示, 引脚1的标识符可能是无论是模具或标记功能.
 7. 尺寸D2和E2是铜层焊盘可提供改善的电性能和热性能.
- 提供额定尺寸, 以协助PCB土地图案的设计, 见Intersil的技术简报TB389.

小型封装系列 (SO)

