

特点

- 低电压和标准电压工作
 - 1.8 ($V_{CC} = 1.8V$ 至 $5.5V$)
- 内部分为 256×8 (2K)
- 两线串行接口
- 施密特触发器滤波输入抑制噪声
- 双向数据传输协议
- 1兆赫 (5V) , 400千赫 (1.8V , 2.5V , 2.7V) 兼容
- 写保护引脚用于硬件数据保护
- 8字节 (2K) 写模式
- 允许页面局部写入
- 自定时写周期 (5 ms以下)
- 高可靠性
 - 耐力: 100万次擦写循环
 - 数据保存: 100年
- 8引脚PDIP , 8引脚SOIC JEDEC , 8引脚超薄迷你地图 (MLP 2x3) , 5引脚SOT23封装 , 8引脚TSSOP和8球dBGGA2包
- 无铅/无卤
- 可在汽车
- 模具销售: 晶圆形式和编带和卷轴

描述

该AT24C02B提供2048位的串行电可擦除和可编程

只读组织为256个字的每个字节8位存储器 (EEPROM) 。该装置是用于许多工业和商业应用优化的, 其中低功率

和低电压操作是必不可少的。该AT24C02B可在节省空间

8引脚PDIP , 8引脚SOIC JEDEC , 8引脚超薄迷你地图 (MLP 2x3)

, 5-lead

SOT23封装, 8引脚TSSOP和8球dBGGA2封装, 通过一个两线访问

串行接口。此外, AT24C02B是1.8V可 (1.8V至5.5V) 版本。

表0-1。 引脚配置

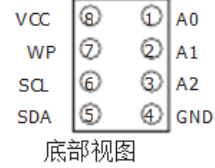
引脚名称	功能
A0 - A2	地址输入
SDA	串行数据
SCL	串行时钟输入
WP	写保护
GND	地
VCC	电源

注意： 使用的5引脚SOT23封装，所述软件A2，A1和A0位器件地址必须设置为零，以properly沟通。

8引脚超薄迷你地图 (MLP 2x3)



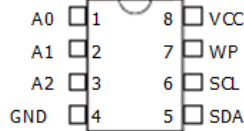
8球dBGGA2



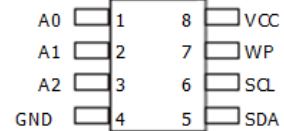
底部视图

底部视图

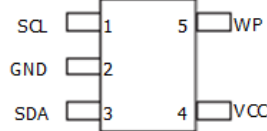
8引脚TSSOP



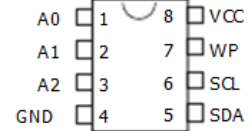
8引脚SOIC



5引脚SOT23封装



8引脚PDIP

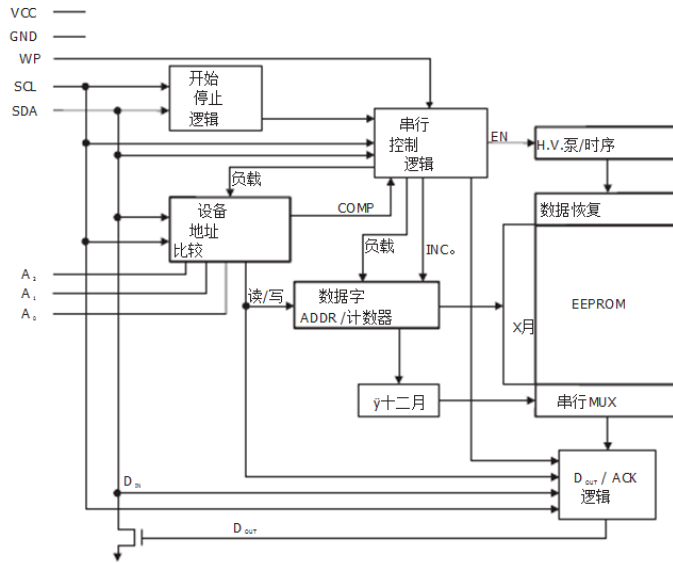


绝对最大额定值

工作温度.....	-55 C至125 C+
存储温度.....	-65 C至150 C+
任何引脚电压相对于地面.....	1.0V至+7.0V
最大工作电压6.25V	
直流输出电流.....	5.0毫安

*注意： 强调超越“绝对下市最大额定值”，可能会造成永久性损坏年龄到设备。这是一个值仅为该器件在这些或任何功能操作超出所指示的其他条件本规范的业务部门所不暗示。暴露在绝对最大额定值长时间会影响器件的条件可靠性。

图0-1。 框图



1. 引脚说明

串行时钟 (SCL) : 在SCL输入用于上升沿时钟将数据送入EEPROM设备和时钟的下降沿将数据从每个设备的。

串行数据 (SDA) : SDA引脚是双向的串行数据传输。该引脚为开漏输出，可能是线或任意数量的其他漏极开路或集电极开路设备。

器件/页地址 (A2 , A1 , A0) : 在A2, A1和A0引脚的器件地址输入被硬连线为AT24C02B。多达八个2K设备可以在一个赎罪解决GLE总线系统（器件寻址详见器件寻址章节内容）。

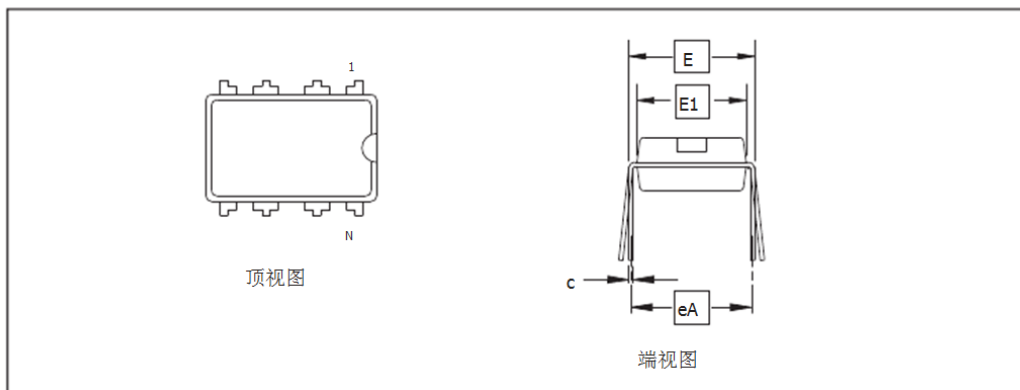
写保护 (WP) : 该AT24C02B有一个写保护引脚，可提供硬件数据保护。写保护引脚允许正常的读/写操作时，接地

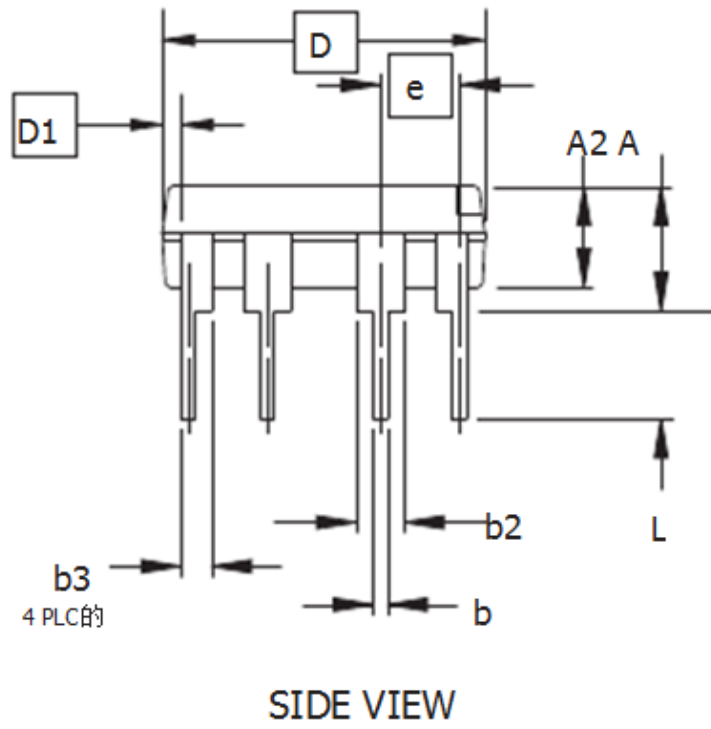
2 AT24C02B

5125H-5EEPROM-8/07

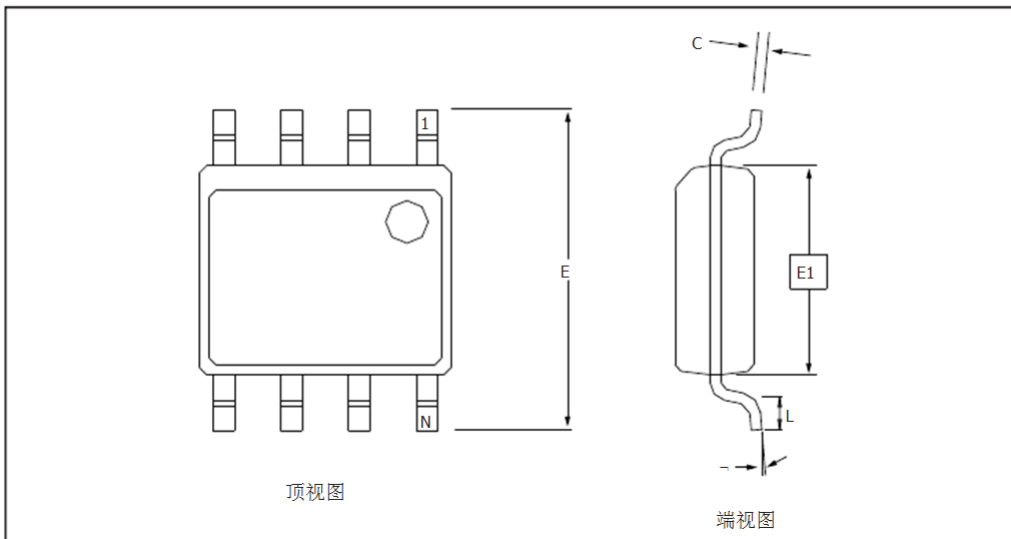
10. 包装信息

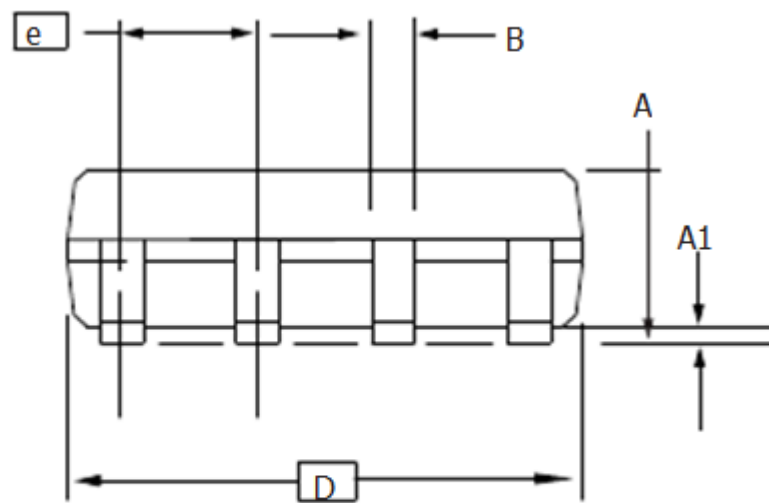
8P3 - PDIP





8S1 - JEDEC SOIC





SIDE VIEW