
特点

- 串行外设接口（SPI）兼容
- 支持SPI模式0（0,0）和3（1,1）的
- 低电压和标准电压工作
 - 5.0 ($V_{CC} = 4.5V$ 至 $5.5V$)
 - 2.7 ($V_{CC} = 2.7V$ 至 $5.5V$)
 - 1.8 ($V_{CC} = 1.8V$ 至 $3.6V$)
- 2.1 MHz的时钟速率
- 32字节的页面模式
- 块写保护
 - 保护1/4, 1/2, 或整个阵列
- 写保护（WP）引脚和写禁止说明
硬件和软件数据保护
- 自定时写周期（5毫秒典型值）
- 高可靠性
 - 耐力：100万次擦写循环
 - 数据保存：100年
 - ESD保护：>4000V
- 提供汽车级和扩展级温度装置
- 8引脚PDIP，SOIC JEDEC和14引脚和20引脚TSSOP封装

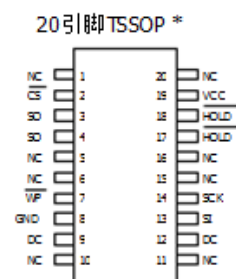
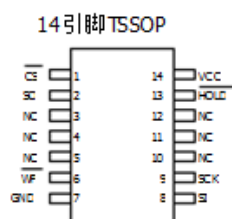
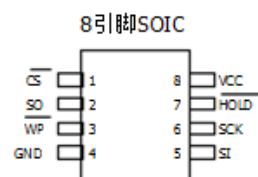
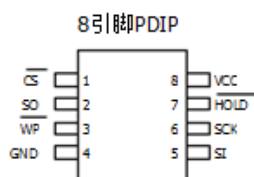
描述

该AT25080 /三百二分之一百六十 / 640提供8192/16384/32768/65536位串行electri的美云可擦除可编程组织为只读存储器（EEPROM）中1024/2048/4096/8192字的每个字节8位。该装置被用在许多优化工业和商业应用中，低功率和低电压操作

（续）

引脚配置

引脚名称	功能
\overline{CS}	芯片选择
SCK	串行数据时钟
SI	串行数据输入
SO	串行数据输出
GND	地
V_{CC}	电源
\overline{WP}	写保护
\overline{HOLD}	暂停串行输入
NC	无连接
DC	不连接



*引脚3,4和17,18内部连接的14引脚TSSOP封装接口的兼容性。



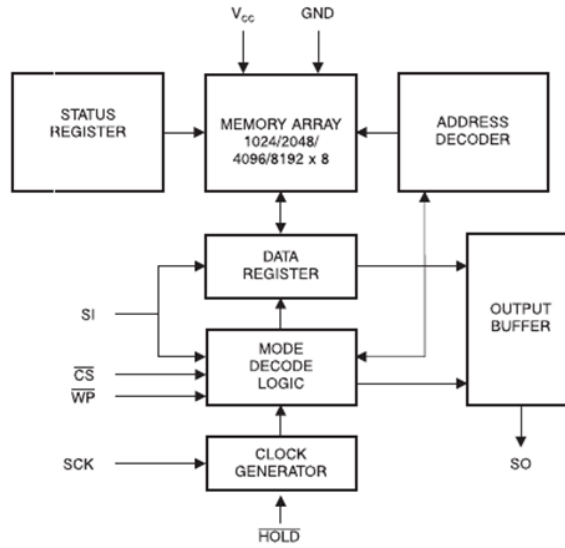
绝对最大额定值*

工作温度.....	-55 °C至+ 125°C
存储温度.....	-65 °C至+ 150°C
任何引脚电压 相对于地面.....	- 1.0V至+ 7.0V
最大工作电压6.25V.....
直流输出电流.....	5.0毫安

*注意:

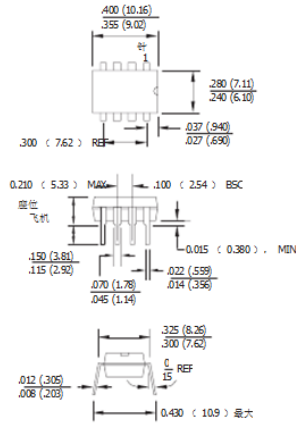
强调超越“绝对下上市最大额定值”，可能会造成永久性损坏年龄到设备。这是一个值仅为该器件在这些或任何功能操作超出所指示的其他条件本规范的业务部门所不暗示。暴露在绝对最大额定值长时间会影响器件的条件可靠性。

框图

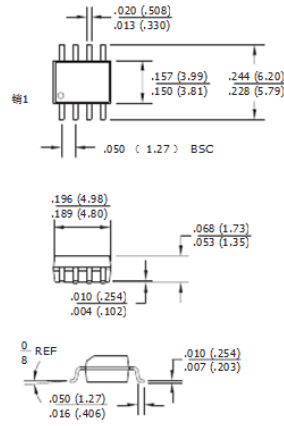


包装信息

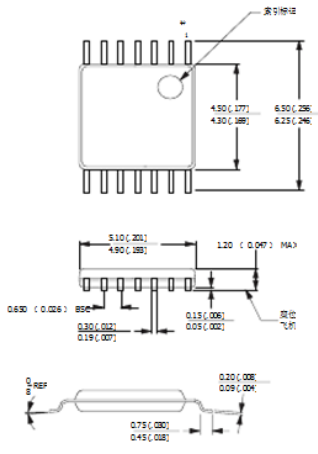
8P3, 8引脚, 0.300"宽,
塑料双列直插式封装 (PDIP)
尺寸以英寸(毫米)
JEDEC标准MS-001BA



8S1, 8引脚, 0.150"宽,
塑料鸥翼小外形 (JEDEC SOIC)
尺寸以英寸(毫米)



14T, 14引脚, 宽0.170",
超薄超小外形封装 (TSSOP)
尺寸以英寸(毫米)



20T, 20引脚, 宽0.170",
超薄超小外形封装 (TSSOP)
尺寸以英寸(毫米)

