

## 1. 产品特点

- 低电压和标准电压工作
  - 1.8 (V<sub>CC</sub> = 1.8V至5.5V)
- 内部分为2048 × 8 (16K)
- 两线串行接口
- 施密特触发器滤波输入抑制噪声
- 双向数据传输协议
- 1兆赫 (5V, 2.5V), 400千赫 (1.8V) 的兼容性
- 写保护引脚用于硬件数据保护
- 16字节 (16K) 写模式
- 允许页面局部写入
- 自定时写周期 (5ms以下)
- 高可靠性
  - 耐力: 100万次擦写循环
  - 数据保存: 100年
- 8引脚PDIP, 8引脚SOIC JEDEC, 8引脚超薄迷你地图 (MLP 2×3), 5引脚SOT23封装, 8引脚超薄引线框架焊盘网格阵列 (ULA), 8引脚TSSOP和8球dBGGA2套餐
- 无铅/无卤
- 模具销售: 晶圆形式, 磁带和卷轴, 以及晶圆凸点

## 2. 描述

该AT24C16B提供16384位串行电可擦除和可编程只读组织存储器 (EEPROM) 中 as 2048字 8位 每一个。该装置是用于在许多工业优化和广告应用中。其中, 低功耗和低电压操作是 必不可少的。该AT24C16B是 可用的 在节省空间8-lead PDIP, 8-lead JEDEC SOIC, 8引脚超薄迷你地图 (MLP 2×3), 5-lead SOT23封装, 8引脚超薄引线框架焊盘网格阵列 (ULA), 8-lead TSSOP, 和8球dBGGA2包 和 is 访问 通过 两线串行接口。在 此外, 该AT24C16B是 可用的 在1.8V (1.8V至5.5V) 版本。

表2.1. 引脚配置

引脚名称	功能
NC	无连接
SDA	串行 数据
SCL	串行 时钟输入
WP	写保护
GND	地
VCC	动力 供应

8引脚超导线架网格阵列 (ULA)



8引脚超薄迷你地图 (MLP 2×3)



8引脚TSSOP



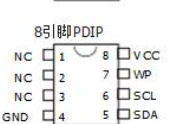
5引脚SOT23封装



8球dBGGA2



8引脚SOIC



8引脚PDIP



5175D-SEPR-6/06



## 两线制 串行EEPROM

16K (2048 × 8)

## AT24C16B

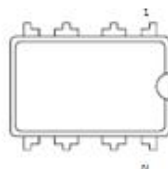
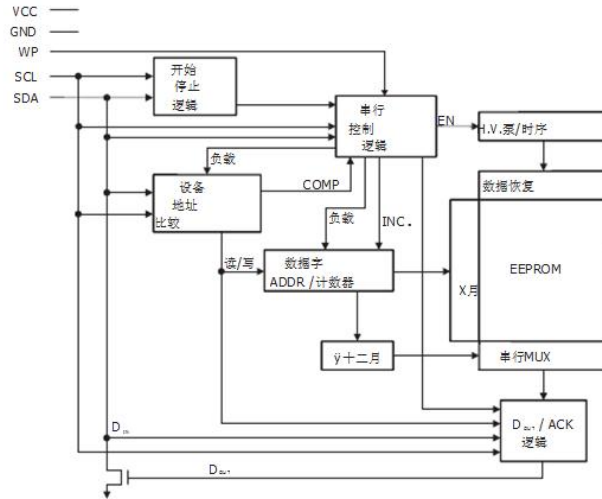


## 绝对最大额定值

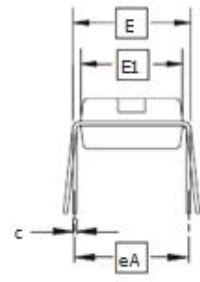
工作温度	-55 °C至+125°C
存储 温度	-65 °C至+150°C
任何引脚电压 相对于地面	-1.0V至+7.0V
最大工作电压6.25V	
直流输出电流	5.0毫安

\*注意: 强调超越 “绝对在列最大额定值”, 可能会造成永久性损坏 AGE 到设备。这是 a 只有额定值 和 该装置的功能操作 at 这些或 任何其他条件 外 在那些表示 本规范的业务部门所不 暗示。接触 绝对 最大额定值 长时间条件下可能 影响 设备 可靠性。

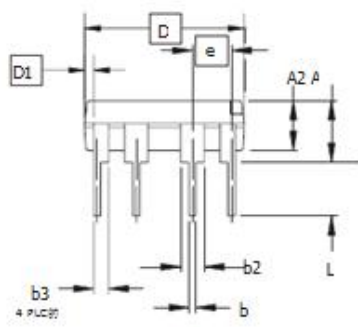
图2.1. 框图



顶视图



端视图



SIDE VIEW

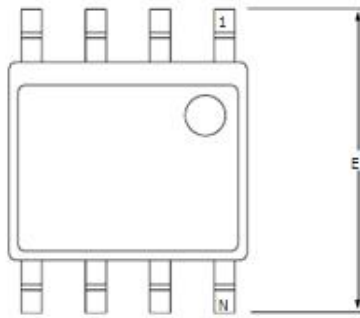
常用尺寸  
(计量单位=英寸)

符号	长	宽	最大	注
A	-	-	0.210	2
A2	0.115	0.130	0.185	
b	0.014	0.018	0.022	5
b2	0.045	0.060	0.070	6
b3	0.030	0.035	0.045	6
c	0.008	0.010	0.014	
D	0.355	0.365	0.400	3
D1	0.005	-	-	3
E	0.300	0.310	0.325	4
E1	0.240	0.250	0.280	3
e	0.300 BSC			
eA	0.300 BSC			4
L	0.115	0.130	0.150	2

- 注释: 1. 本图仅供参考, 请参考 JEDEC 标准 MS-001, 5A 变化, 以获得更多信息。  
 2. 尺寸 A 和 L 的测量与封装。  
 3. D, D1 和 E1 尺寸不包括焊锡体或封装, 封装体或封装。  
 4. e 和 eA 的测量包括在焊锡体中测量的封装。  
 5. 封装体的单线头应遵守, 以便插入。  
 6. E2 和 E3 的最大尺寸不包括焊锡体或封装, 封装体或封装。  
 注: 不包括 0.010 (0.25 毫米)。

01/09/02

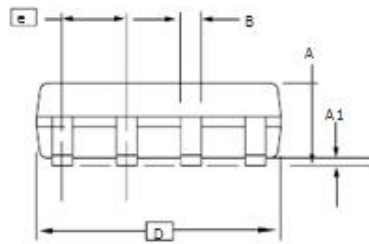
2325 百汇版 桑何高, 加利福尼亚 95131	<b>标题</b> 8P3, 8 引脚, 0.300" 宽度, 塑料封装 双相式封装 (PODP)	<b>图号</b> 8P3	<b>指示录</b> B



顶视图



侧视图



SIDE VIEW

常见尺寸  
(符号单位mm)

符号	低	高	最大	注
A	1.35	-	1.75	
A1	0.25	-	0.25	
b	0.31	-	0.51	
C	0.17	-	0.25	
D	4.82	-	5.00	
E1	3.81	-	3.99	
E	5.75	-	6.20	
e	1.27 BSC			
L	0.40	-	1.27	
-	0	-	8	

注：该图仅供参考，不作为制造依据。如有更改，恕不另行通知。

10/7/03

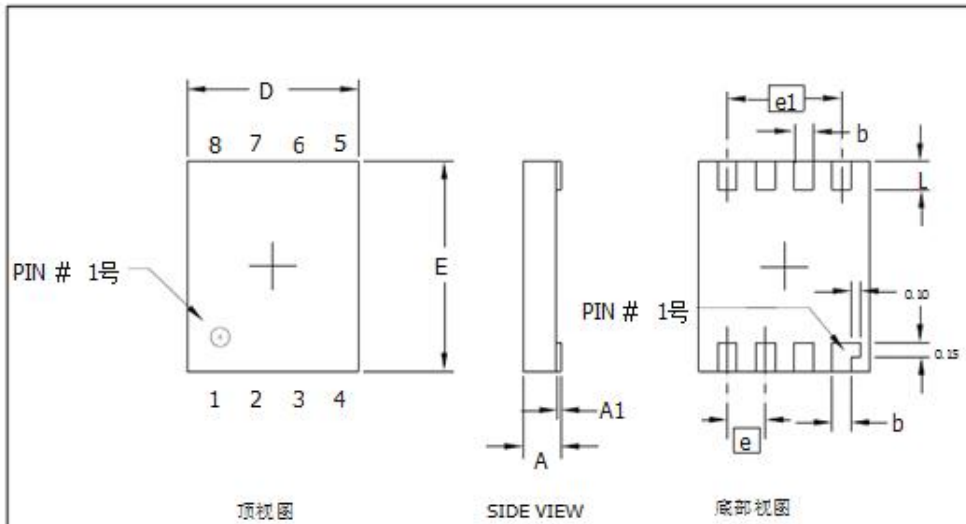


1150 E 封装MTN，大溪  
科罗拉多斯普林斯，CO 80906

标题  
851, 851脚 (0.150"宽度), 塑料封装  
小外形 (JEDEC SOIC)

图号  
851


指示表  
B



常见尺寸  
(计量单位mm)

序号	说	响	最大	注
A	-	-	0.40	
A1	0.00	-	0.05	
D	1.70	1.80	1.90	
E	2.10	2.20	2.30	
b	0.15	0.20	0.25	
e		0.40 TYP		
e1		1.20 REF		
L	0.25	0.30	0.35	

11/15/05

 1150 E. 夏尔MTN. 大境 科罗拉多斯普林斯, CO 80906	<b>标题</b> 8D0, 8引脚 (1.80 X 2.20毫米体) 短引线供 需阵列 (ULLGA) DB	<b>图号.</b> 8D3	<b>指示表</b> 0
-----------------------------------------------------------------------------------------------------------------------------	---------------------------------------------------------------	-------------------	-----------------