

（特点

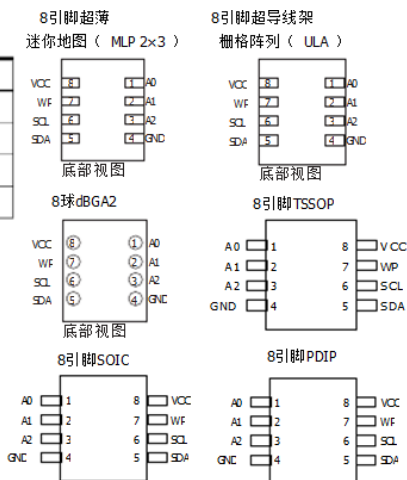
- 低电压和标准电压工作
 - 1.8 ($V_{CC} = 1.8 \sim 5.5V$)
- 内部分为4096 × 8, 8192 × 8
- 2线串行接口
- 施密特触发器滤波输入抑制噪声
- 双向数据传输协议
- 1兆赫 (5.0V) 和400 KHz (1.8V兼容)
- 写保护引脚用于硬件数据保护
- 32字节页写模式 (部分页写允许)
- 自定时写周期 (5 ms以下)
- 高可靠性
 - 耐力: 100万次擦写循环
 - 数据保存: 100年
- 无铅/无卤设备
- 8引脚PDIP, 8引脚SOIC JEDEC, 8引脚超引线框架焊盘网格阵列 (ULA), 8引脚TSSOP封装, 8引脚超薄赠送-MAP (MLP2x3), 和8球dBGA2软件包。
- 模具销售: 晶圆形式, 松饼包, 撞到晶圆

描述

该AT24C32C / 64C提供32,768 / 65,536位串行电可擦除和可编程只读存储器 (EEPROM) 组织成8位八千一百九十二分之四千零九十六字每一个。该器件的级联功能允许多达8个设备共享一个共同的2-wire总线。所述装置被用于许多工业和商业应用优化其中, 系统蒸发前低功耗和低电压操作是必不可少的。该AT24C32C / 64C是在节省空间的8引脚PDIP, 8引脚SOIC JEDEC, 8引脚超导线架可用栅格阵列 (ULA), 8引脚TSSOP, 8引脚超薄迷你地图 (MLP2x3) 和8球dBGA2包, 并通过2线串行接口访问。此外, 该全家人都在1.8V (1.8V至5.5V) 版本。

引脚网络connections

引脚名称	功能
A0 - A2	地址输入
SDA	串行数据
SCL	串行时钟输入
WP	写保护



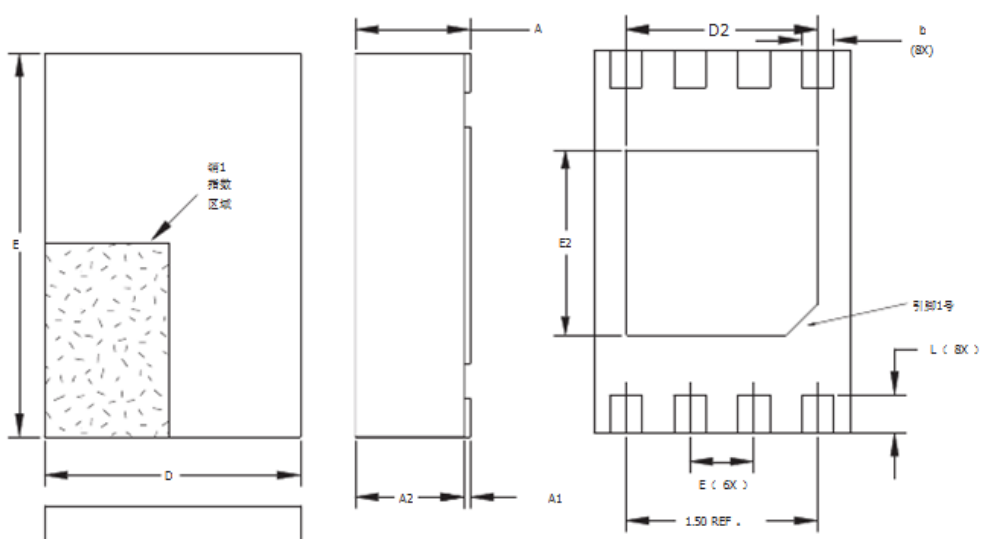
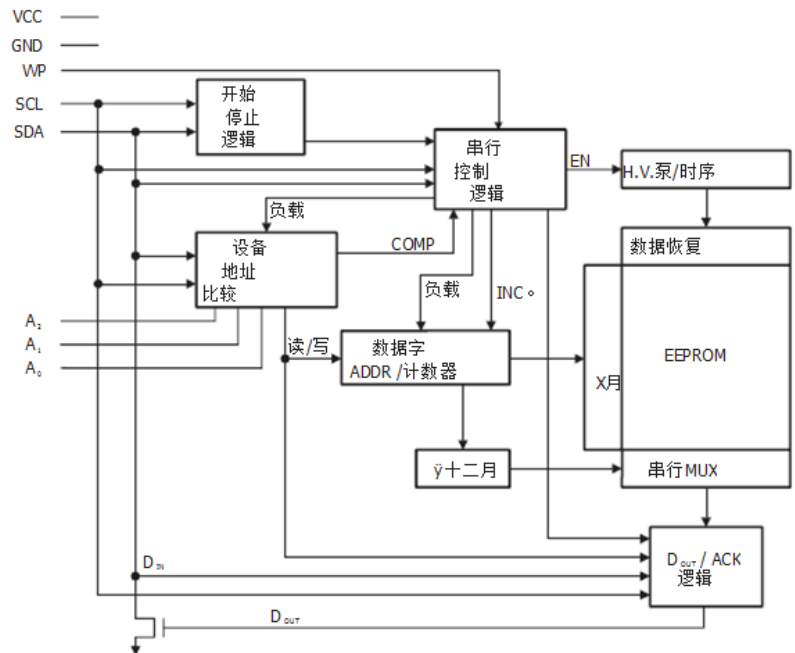
2-Wire 串行EEPROM

32K (4096 × 8)

64K (8192 × 8)

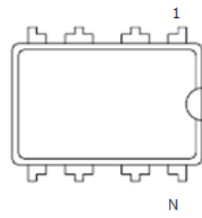
AT24C32C

AT24C64C

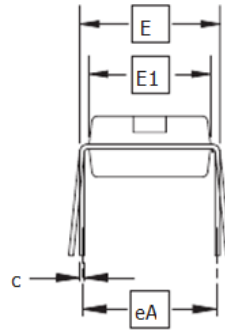


常见尺寸
(计量单位mm)

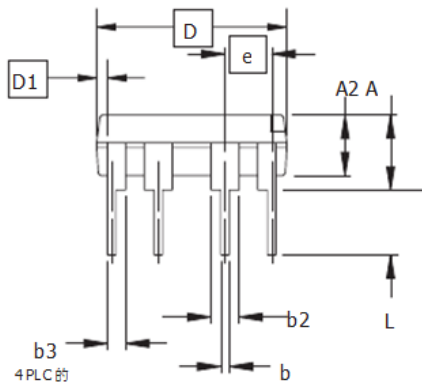
符号	氏	响	最大	记
D	2.00 BSC			
E	3.00 BSC			
D2	1.40	1.50	1.60	
E2	-	-	1.40	
A	-	-	0.60	
A1	0.0	0.02	0.05	
A2	-	-	0.55	
A3	0.20 REF			
L	0.20	0.30	0.40	
e	0.50 BSC			
b	0.20	0.25	0.30	2



顶视图



端视图

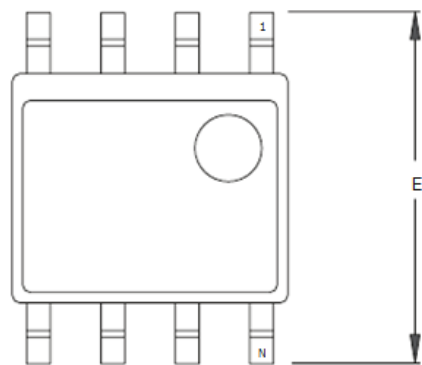


SIDE VIEW

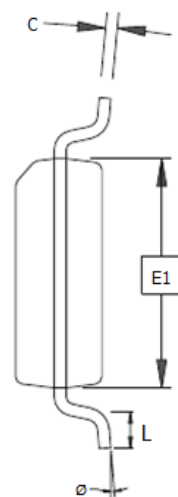
常见尺寸

(计量单位=英寸)

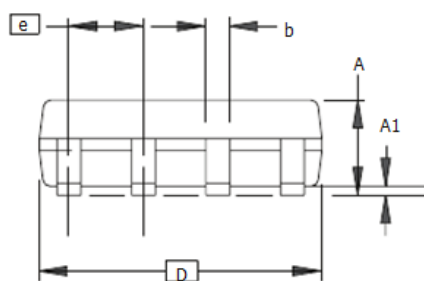
符号	民	响	最大	记
A			0.210	2
A2	0.115	0.130	0.195	
b	0.014	0.018	0.022	5
b2	0.045	0.060	0.070	6
b3	0.030	0.039	0.045	6
c	0.008	0.010	0.014	
D	0.355	0.365	0.400	3
D1	0.005			3
E	0.300	0.310	0.325	4
E1	0.240	0.250	0.280	3
e	0.100 BSC			
eA	0.300 BSC			4
L	0.115	0.130	0.150	2



顶视图



端视图



SIDE 意见

常见尺寸
(计量单位mm)

符号	低	高	最大	记
A	1.35	-	1.75	
A1	0.10	-	0.25	
b	0.31	-	0.51	
C	0.17	-	0.25	
D	4.80	-	5.05	
E1	3.81	-	3.99	
E	5.79	-	6.20	
e	1.27 BSC			
L	0.40	-	1.27	
θ	0°	-	8°	