

特点

- 低电压和标准电压工作
 - $V_{CC} = 1.7 \sim 5.5V$
- 内部分为4096 × 8, 8192 × 8
- 2线串行接口
- 施密特触发器滤波输入抑制噪声
- 双向数据传输协议
- 为1MHz (5.0V) 和400kHz (1.8V兼容)
- 写保护引脚用于硬件数据保护
- 32字节页写模式 (部分页写允许)
- 自定时写周期 (5ms的最大值)
- 高可靠性
 - 耐力: 100万次擦写循环
 - 数据保存: 100年
- 无铅 无卤设备
- 8引脚SOIC JEDEC, 8引脚TSSOP封装, 8引脚UDFN, 8引脚XDFN, 5引脚SOT23封装和8球VFPGA
- 模具销售: 晶圆形式, 松饼包撞到晶圆

描述

爱特梅尔AT24C32D / 64D提供32,768- / 65536位串行电eras-能够和可编程只读存储器 (EEPROM) 举办的八千一百九十二分之四千零九十六话的每个8比特。该器件的级联功能允许多达8个器件共享常见的2线总线。所述装置被用于许多工业和商业用的优化CIAL应用, 低功耗和低电压操作是必不可少的。该AT24C32D / 64D是节省空间的8引脚SOIC JEDEC, 8引脚TSSOP封装, 提供8导致UDFN, 8引脚XDFN, 5引脚SOT23和8球VFPGA, 并通过一个2访问线串行接口。此外, 整个家庭工作在1.7V至5.5V。



2线串行
ELECTRICALLY
可擦除和
可编程
只读
内存

32K (4096 × 8)

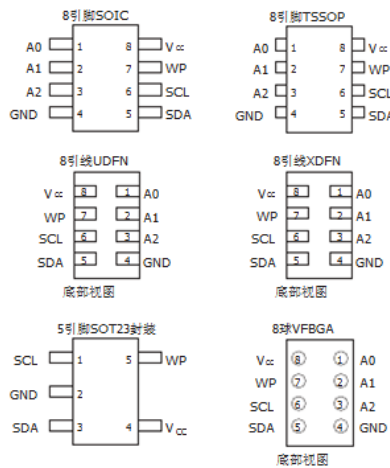
64K (8192 × 8)

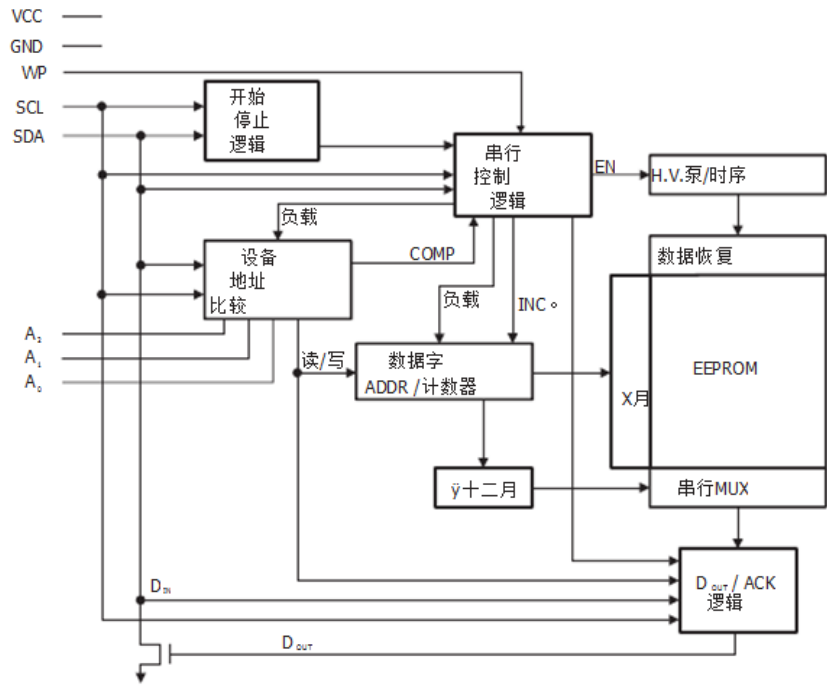
爱特梅尔AT24C32D
爱特梅尔AT24C64D

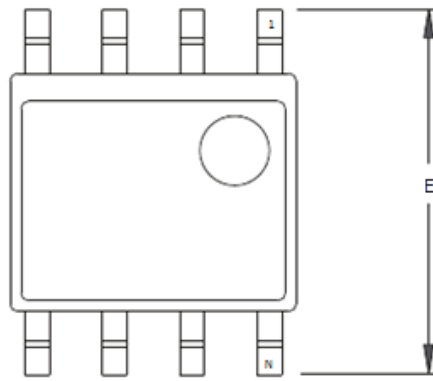
表0-1。 销刀豆网络gurations

引脚名称	功能
A0 - A2	地址输入
SDA	串行数据
SCL	串行时钟输入
WP	写保护

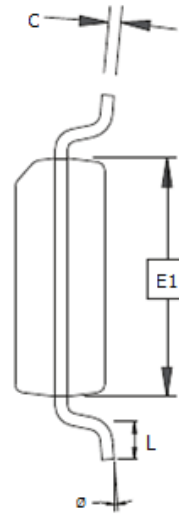
注意: 对于采用5引脚SOT23封装, 软件A2, A1和A0在该装置的地址位字必须被设置为零, 以正常通信



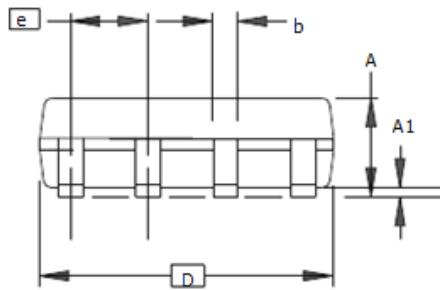




顶视图



端视图

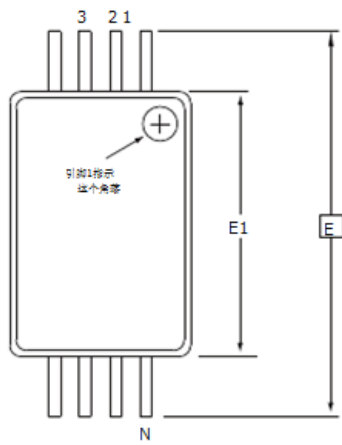


SIDE VIEW

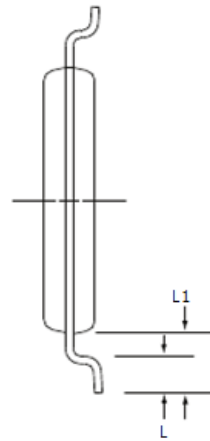
注：本图仅供一般信息。
请参考JEDEC绘图MS-012，变化AA
进行适当的尺寸，公差，基准等。

常见尺寸
(计量单位mm)

符号	民	响	最大	记
A	1.35	-	1.75	
A1	0.10	-	0.25	
b	0.31	-	0.51	
C	0.17	-	0.25	
D	4.80	-	5.05	
E1	3.81	-	3.99	
E	5.79	-	6.20	
e	1.27 BSC			
L	0.40	-	1.27	
α	0°	-	8°	



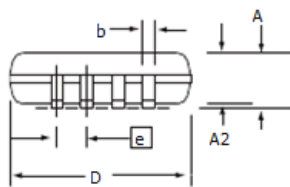
顶视图



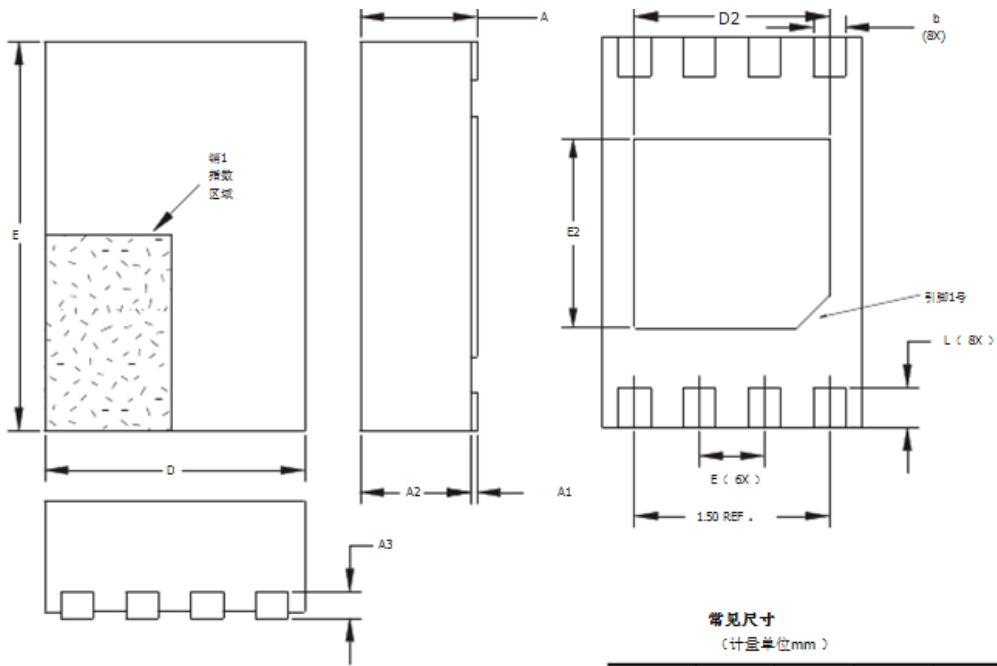
端视图

常见尺寸
(计量单位mm)

符号	低	高	最大	记
D	2.90	3.00	3.10	2, 5
E	6.40 BSC			
E1	4.30	4.40	4.50	3, 5
A	-	-	1.20	
A2	0.80	1.00	1.05	
b	0.19	-	0.30	4
e	0.65 BSC			
L	0.45	0.60	0.75	
L1	1.00参考			



SIDE VIEW



- 注：1。本图仅供一般信息。请参阅 JEDEC 绘图 MO-229，进行适当的尺寸，公差，基准等。
2. 尺寸 b 适用于金属端，并且从 0.15mm 至 0.30mm 之间测量末端尖。如果该终端具有对可选半径终端的另一端时，尺寸不应该在这方圆面积测量。
3. 焊接的大型散热垫是可选的，但不推荐使用。No 电动 连接通过这个衬垫来实现到设备上，因此，如果焊接应连接到地

常见尺寸
(计量单位 mm)

符号	氏	寸	最大	记
D	2.00 BSC			
E	3.00 BSC			
D2	1.40	1.50	1.60	
E2	-	-	1.40	
A	-	-	0.60	
A1	0.00	0.02	0.05	
A2	-	-	0.55	
A3	0.20 REF			
L	0.20	0.30	0.40	
e	0.50 BSC			
b	0.20	0.25	0.30	2

is