

特点

- 串行外设接口 (SPI) 兼容
- 支持SPI模式 (0,0) 和3 (1,1) 的
 - 数据描述模式0操作
- 低电压和标准电压工作
 - 1.8 (V_{CC} = 1.8V至5.5V)
- 20 MHz的时钟速率 (5V)
- 32字节的页面模式
- 块写保护
 - 保护1/4, 1/2, 或整个阵列
- 写保护 (WP) 引脚和写禁止指令的硬件和软件数据保护
- 自定义写周期 (5ms以下)
- 高可靠性
 - 耐力: 一百万次擦写循环
 - 数据保存: 100年
- 可用车设置
- 8引脚PDP JEDEC, 8引脚SOIC JEDEC, 8引脚超薄迷你地图 (MLP 2x3), 8引脚TSSOP和8引脚超引线封装焊盘阵列 (ULA) 的软件包
- 模具销售: 晶圆形式, 磁带和卷轴, 以及晶圆凸点

描述

该AT25320B/640B提供六万五千五百三十六分之三万二千七百六十八比特的串行电可擦除的串行编程只读组织或8位八千一百九十二分之四千〇九十六字存储器 (EEPROM) 中每一个, 所述装置被用于很多工业和商业应用中优化的

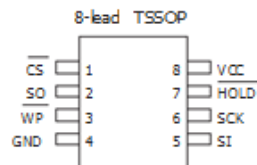
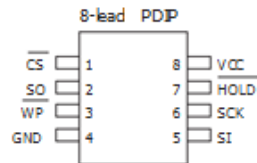
其中, 低功耗和低电压操作是必不可少的, 该AT25320B/640B是

采用节省空间的8引脚PDP, 8引脚SOIC JEDEC, 8引脚超薄迷你型可MAP (MLP 2x3), 8引脚超引线封装焊盘阵列 (ULA) 和8引脚TSSOP包。

该AT25320B/640B通过片选引脚 (CS) 启用, 并通过访问三线接口, 包括串行数据输入 (SI) 中, 串行数据输出 (SO) 和串行时钟 (SCK), 所有的编程周期是完全自定时, 也没有另行写入速度前擦除周期是必需的。

表0-1. 引脚配置

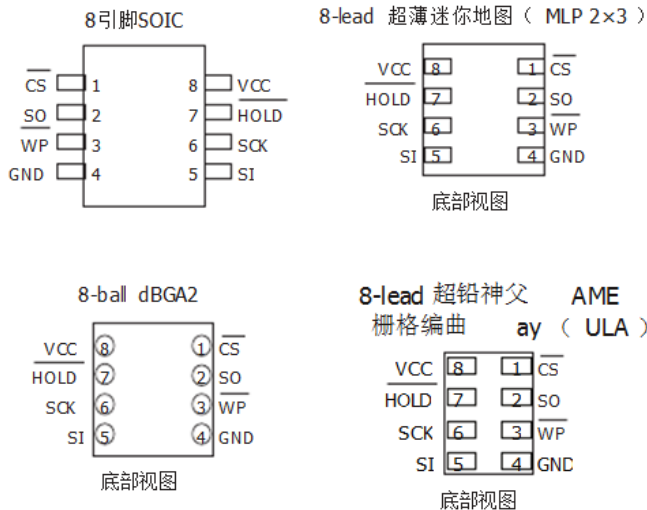
引脚名称	功能
CS	芯片选择
SCK	串行数据时钟
SI	串行数据输入
SO	串行数据输出
GND	地
VCC	电源
WP	写保护
HOLD	暂停串行输入



SPI 串行
EEPROM 的
32K (4096 x 8)
64K (8192 x 8)

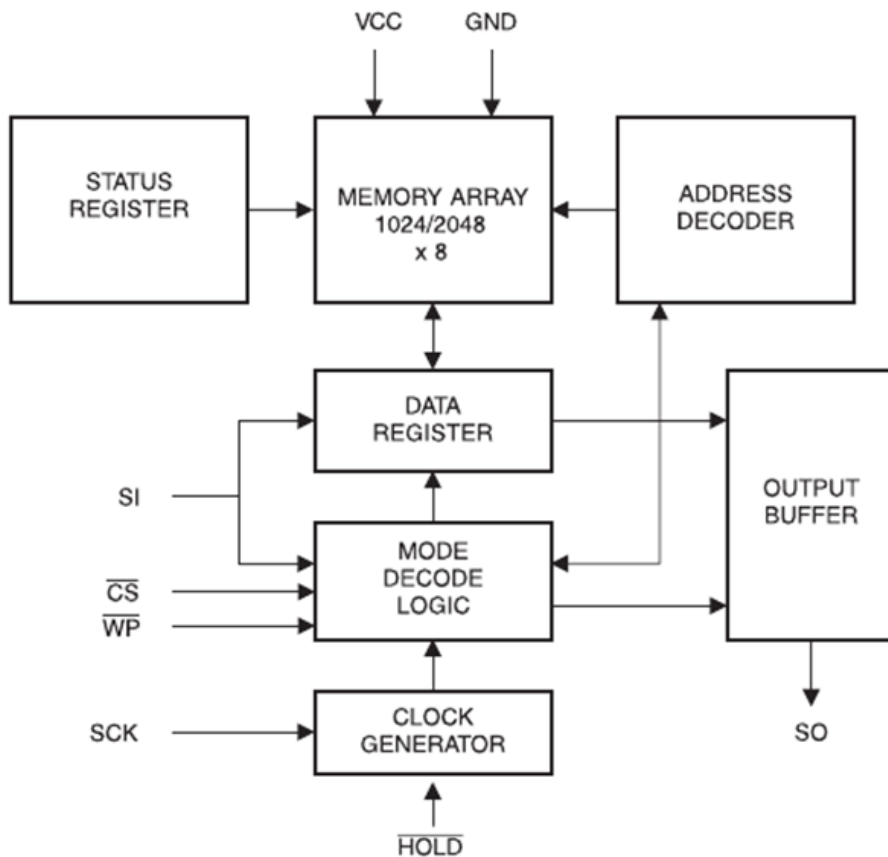
AT25320B
AT25640B

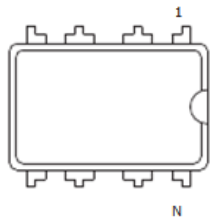
ADVANCE
信息



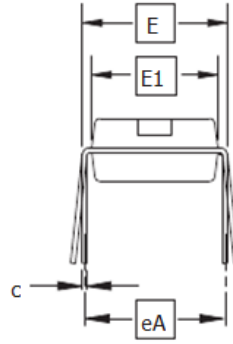
块写保护是通过与四个块中的一个编程状态寄存器使能写保护。单独的程启用和提供的程序禁用指令额外的数据保护。硬件数据保护通过WP引脚来提供保护防止误写入的尝试将状态寄存器。HOLD引脚用来暂停无需复位串行序列的任何串行通信。

图0-1。 框图

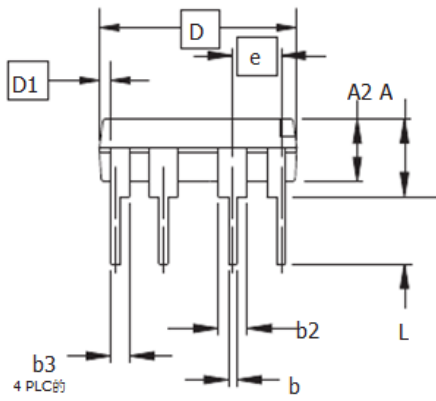




顶视图



端视图

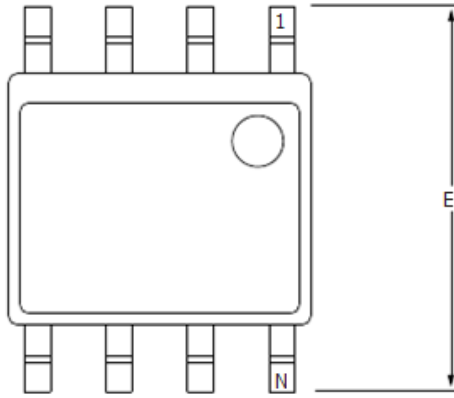


SIDE 意见

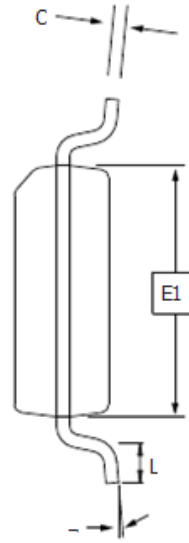
常见尺寸

(计量单位=英寸)

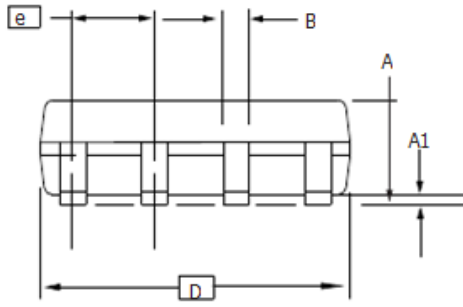
符号	低	高	最大	记
A	-	-	0.210	2
A2	0.115	0.130	0.195	
b	0.014	0.018	0.022	5
b2	0.045	0.060	0.070	6
b3	0.030	0.039	0.045	6
c	0.008	0.010	0.014	
D	0.355	0.365	0.400	3
D1	0.005	-	-	3
E	0.300	0.310	0.325	4
E1	0.240	0.250	0.280	3
e	0.100 BSC			
eA	0.300 BSC			4
L	0.115	0.130	0.150	2



顶视图



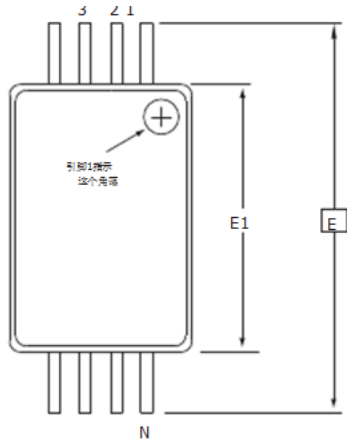
端视图



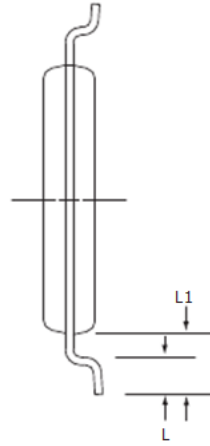
SIDE VIEW

常见尺寸
(计量单位mm)

符号	民	瑞	最大	记
A	1.35	-	1.75	
A1	0.10	-	0.25	
b	0.31	-	0.51	
C	0.17	-	0.25	
D	4.80	-	5.00	
E1	3.81	-	3.99	
E	5.79	-	6.20	
e	1.27 BSC			
L	0.40	-	1.27	
-	0'	-	8'	



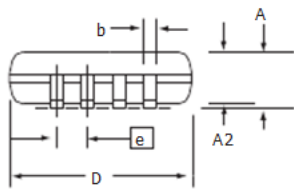
顶视图



端视图

常见尺寸
(计量单位mm)

符号	民	睿	最大	记
D	2.90	3.00	3.10	2, 5
E	6.40 BSC			
E1	4.30	4.40	4.50	3, 5
A	-	-	1.20	
A2	0.80	1.00	1.05	
b	0.19	-	0.30	4
e	0.65 BSC			
L	0.45	0.60	0.75	
L1	1.00参考			



SIDE VIEW