

特点

- 串行外设接口 (SPI) 兼容
- 支持 SPI 模式 0 (0,0) 和 3 (1,1) 的
- 低电压和标准电压工作
 - 5.0 ($V_{CC} = 4.5V \text{ 至 } 5.5V$)
 - 2.7 ($V_{CC} = 2.7V \text{ 至 } 5.5V$)
 - 1.8 ($V_{CC} = 1.8V \text{ 至 } 3.6V$)
- 3 MHz 的时钟速率
- 64 字节页模式和字节写操作
- 块写保护
 - 保护 1/4、1/2、或整个阵列
- 写保护 (WP) 引脚和写禁止说明
硬件和软件数据保护
- 自定时写周期 (5 毫秒典型值)
- 高可靠性
 - 耐力: 100,000 写周期
 - 数据保存: >200 年
 - ESD 保护: >4000V
- 提供汽车级和扩展级温度装置
- 8 引脚 PDIP, 8 引脚 SOIC EIA J, 8 引脚和 16 引脚 SOIC JEDEC, 14 引脚和 20 引脚 TSOP 封装, 和 8 引脚无引线阵列封装

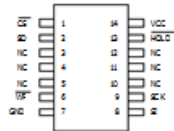
描述

该 AT25128 / 256 提供了 131,072 / 262,144 位的串行电可擦除的
可编程只读组织成 8 位 16384 / 32768 字存储器 (EEPROM) 中
每一个, 所述装置被用于很多工业和商业应用中优化的
其中, 低功耗和低电压操作是必不可少的, 该器件可用

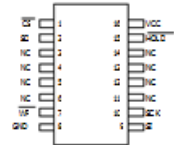
引脚网络

引脚名称	功能
CS	芯片选择
SCK	串行数据时钟
SI	串行数据输入
SO	串行数据输出
GND	地
VCC	电源
WP	写保护
HOLD	暂停串行输入
NC	无连接
DC	不连接

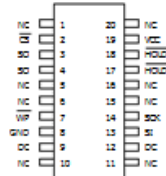
14 引脚 TSOP



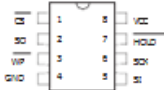
16 引脚 SOIC



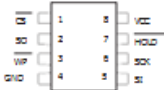
20 引脚 TSOP*



8 引脚 PDIP



8 引脚 SOIC



8 引脚无引线阵列



底部视图



SPI 串行 EEPROM 的

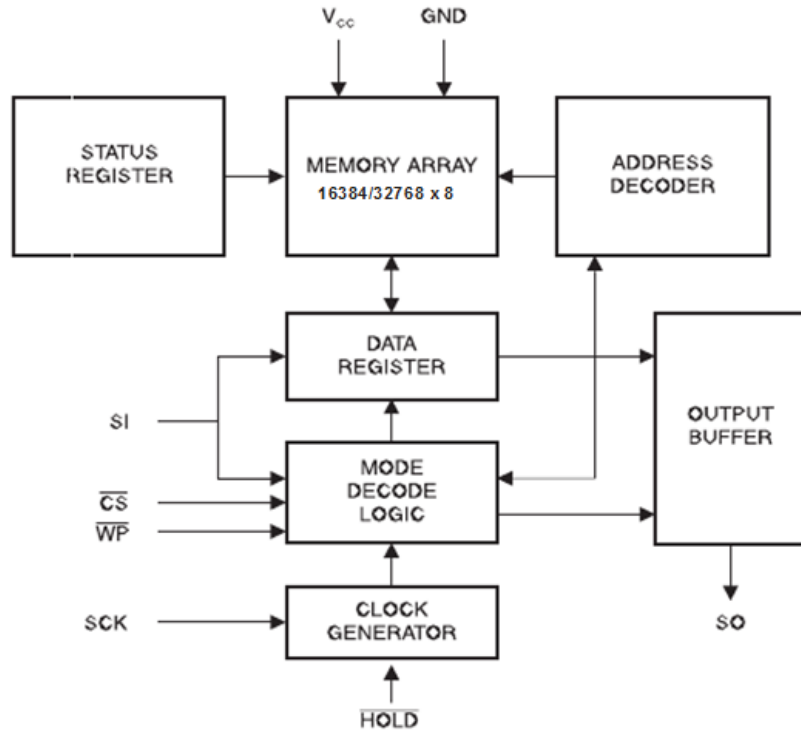
128K (16,384 × 8)

256K (32,768 × 8)

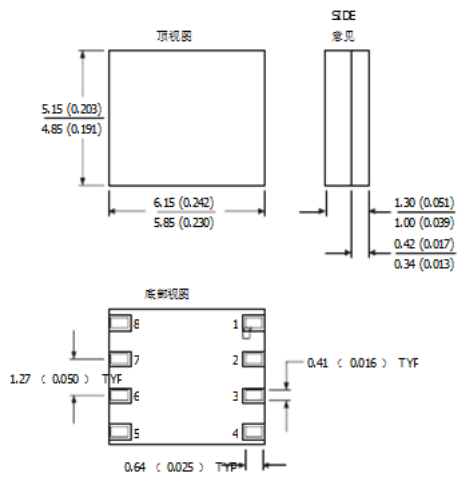
AT25128

AT25256

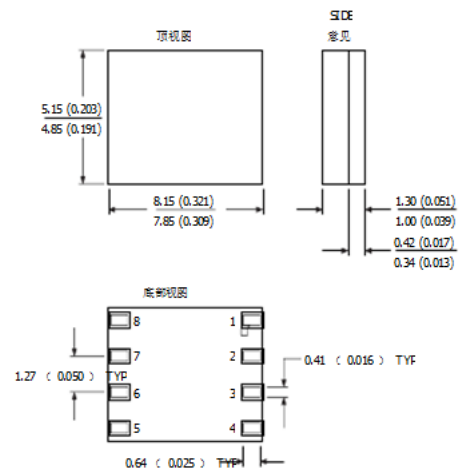
(续)



8C, 8引脚, 0.230"宽, 无铅阵列封装
(LAP)
尺寸以英寸(毫米)

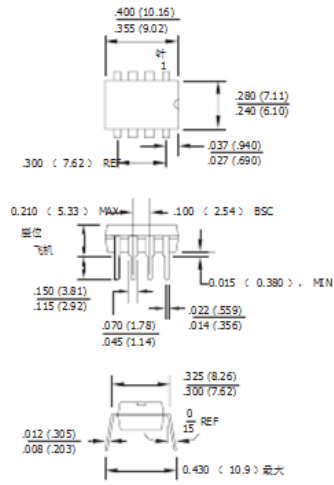


8C1, 8引脚, 0.300"宽, 无铅阵列封装
(LAP)
尺寸以英寸(毫米)

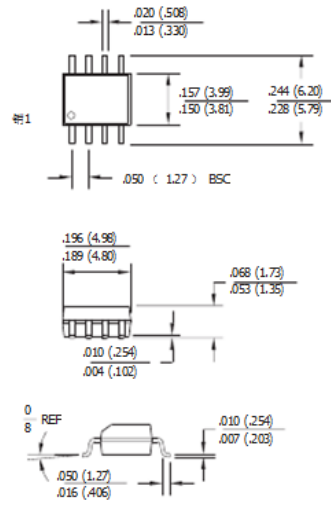


8P3, 8引脚, 0.300"宽, 塑料双列直插式封装 (PDIP)
 尺寸以英寸 (毫米)

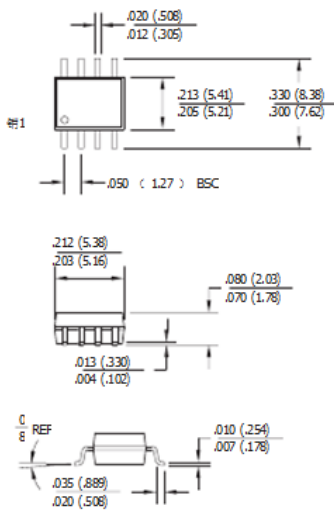
JEDEC标准MS-001BA



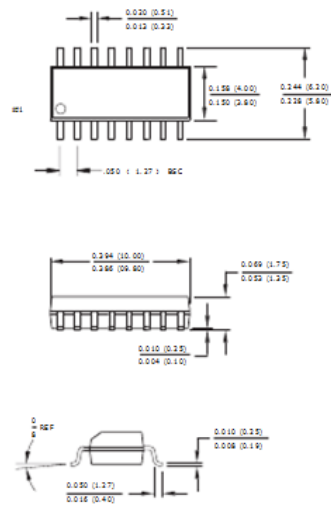
8S1, 8引脚, 0.150"宽, 塑料鸥翼小封装 (JEDEC SOIC)
 尺寸以英寸 (毫米)



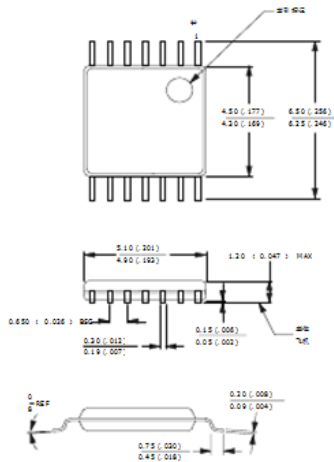
8S2, 8引脚, 0.200"宽, 塑料鸥翼小封装 (EIAJ SOIC)
 尺寸以英寸 (毫米)



16S1, 16引脚, 0.150"宽, 塑料鸥翼小封装 (JEDEC SOIC)
 尺寸以英寸 (毫米)

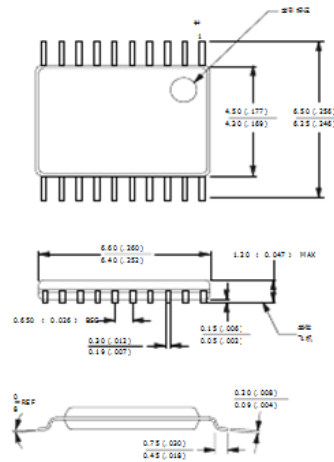


14T, 14引脚, 宽0.170", 薄型小
外形封装 (TSSOP)
尺寸以毫米 (英寸) *



*控制尺寸: 毫米

20T, 20引脚, 宽0.170", 薄型小
外形封装 (TSSOP)
尺寸以毫米 (英寸) *



*控制尺寸: 毫米