

特点

- 高性能，低功耗的8位/16位 ATME[®] AVR[®] XMEGA™ 微控制器
- 非易失性程序和数据存储
 - 64K - 对在系统内可编程序闪存384K字节
 - 4K - 具有独立锁定位8K字节Boot区
 - 2 KB - 4 KB的EEPROM
 - 4 KB - 32 KB的片内SRAM
 - 外部总线接口多达16M字节的SRAM
 - 外部总线接口高达128M位的SDRAM
- 外设特性
 - 四通DMA控制器，外部请求支持
 - 八通道事件系统
 - 8个16位定时器/计数器
 - 4个定时器/计数器有4个输出比较或输入捕捉通道
 - 4个定时器/计数器，2输出比较或输入捕捉通道
 - 高分辨率扩展上的所有定时器/计数器
 - 高级波形扩展两个定时器/计数器
 - 八个USART
 - IrDA调制/解调一个USART
 - 四两线接口与双地址匹配（我²C和SMBus兼容）
 - 四个SPI（串行外设接口）外设
 - AES和DES加密引擎
 - 16位实时计数器具有独立振荡器
 - 两个八通道，12位，2 Msps的模数转换器
 - 两个双通道，12位，1 MSPS数模转换器（DAC）
 - 四个模拟比较器，窗口比较功能
 - 外部中断所有通用I/O引脚
 - 可编程看门狗定时器具有独立的片上超低功耗振荡器
- 单片机特性
 - 上电复位和可编程欠压检测
 - 内部和外部时钟与PLL和预分频选项
 - 可编程多级中断控制器
 - 睡眠模式：空闲模式，掉电，待机，省电，延长待机
 - 高级编程，测试和调试接口
 - JTAG（IEEE 1149.1标准）进行编程，测试和调试接口
 - PDI（编程和调试接口）进行编程和调试
- I/O和封装
 - 78可编程序I/O线
 - 100 - 引脚TQFP
 - 100 - 球CBGA
 - 100 - 球VFPGA
- 工作电压
 - 1.6 - 3.6V
- 高速性能
 - 0 - 12兆赫@ 1.6 - 3.6V
 - 0 - 32兆赫@ 2.7 - 3.6V

典型应用

- 工业控制
- 工厂自动化
- 楼宇控制
- 板控制
- 白色家电
- 气候控制
- ZigBee的
- 电机控制
- 联网
- 光纤
- 手持式电池供电的应用
- 电动工具
- 暖通空调
- 测光
- 医疗应用



8/16-bit AVR[®]
XMEGA A1
微控制器

ATxmega384A1
ATxmega256A1
ATxmega192A1
ATxmega128A1
ATxmega64A1

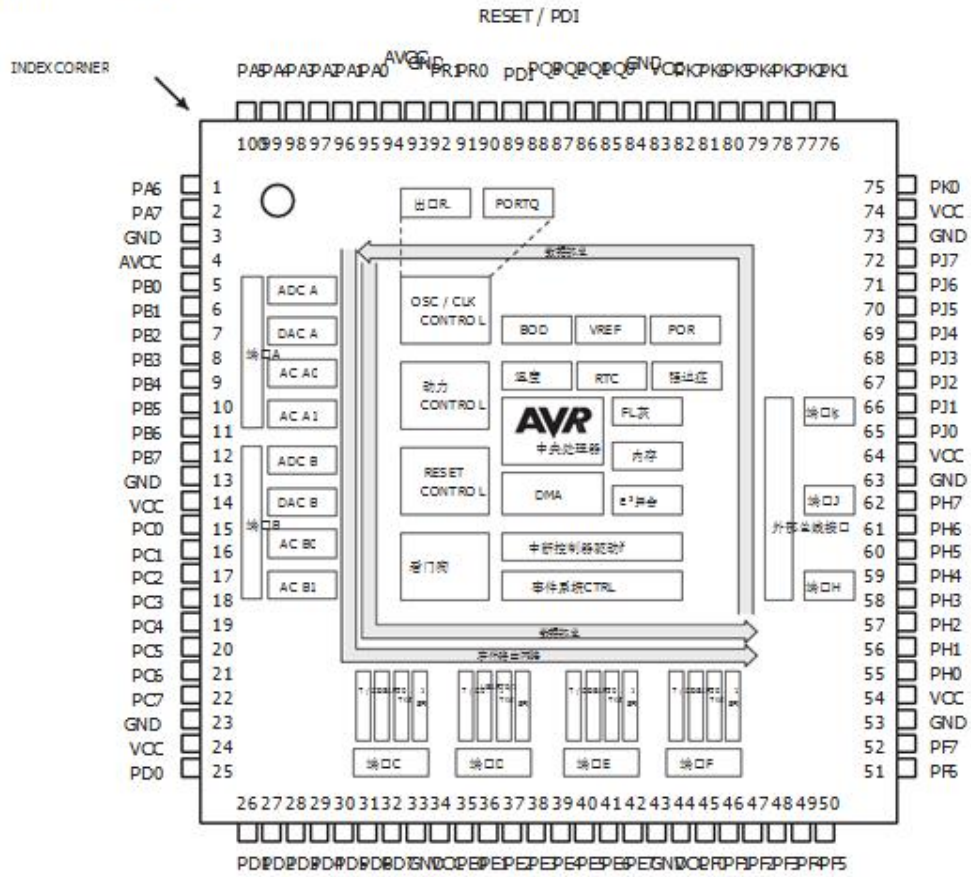
初步

8067L-AVR-08/10

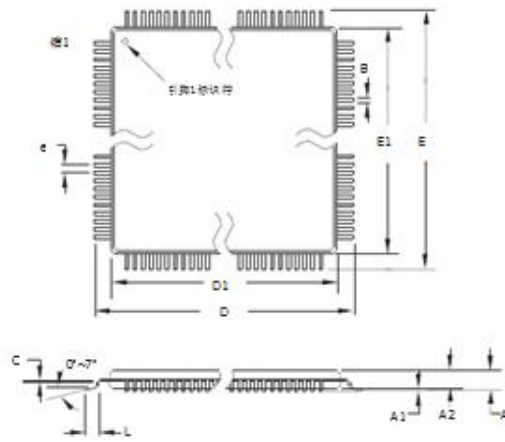


2.引脚/框图

图2-1. 框图和引脚



这里引脚1有关引脚排列和引脚功能完整的详细图，请参考“引脚与引脚功能”第49页。
 2. VCC / GND引脚83/84互换相对于其他VCC / GND，让GND的布线更容易，以32 kHz晶振。



常用尺寸
(单位: mm)

序号	标	号	最大	注
A	-	-	1.20	
A1	0.05	-	0.15	
A2	0.95	1.00	1.05	
D	15.75	16.00	16.25	
D1	13.90	14.00	14.10	注2
E	15.75	16.00	16.25	
E1	13.90	14.00	14.10	注2
δ	0.17	-	0.27	
C	0.09	-	0.20	
L	0.45	-	0.75	
c	0.50 TYP			

- 注: 1. 本方采用 JEDOC 的符号 MS-Q28, 变化 A & D.
 2. 尺寸 D1 和 E1 为标称值, 允许公差为 ±0.25 毫米。尺寸 D1 和 E1 是最大尺寸, 允许公差为 ±0.25 毫米。
 3. 引脚间距为 0.05 毫米。

10/5/2001

2325 号代码 高何基, 加利福尼亚 95131	标题 100A, 2001 型, 14 x 14 mm 零件尺寸为 1.0mm 的机身厚度, 0.50mm 引线间距, 标准封装在方扁平封装 (TQFP)	图号 100A	版本号 C
	10/5/2001		

