

特点

- 高性能，低功耗的AVR 8位微控制器
- 先进的RISC架构
 - 124条指令 - 绝大多数为单时钟周期执行
 - 32个8位通用工作寄存器
 - 全静态工作
 - 高达1 MIPS的吞吐量在1 MHz
- 非易失性程序和数据存储器
 - 40K字节的系统内自编程闪存，耐力：10,000写/擦除周期
 - 可选Boot代码区具有独立锁定位
在系统编程通过片上引导程序
真正的同时读 - 写操作
 - 512字节的EEPROM，擦写寿命：100,000次写/擦除周期
 - 2K字节的片内SRAM
 - 可以对锁定的软件安全
- 片上调试
 - 广泛的片上调试支持
 - 可通过JTAG接口
- 电池管理功能
 - 两个，三个或四个单元串联
 - 深欠压保护
 - 过电流保护（充电和放电）
 - 短路保护（放电）
 - 集成电池平衡FET
 - 高电压输出，可驱动充电/预充/放电FET
- 外设特性
 - 一个8位定时器/计数器具有独立预分频器，比较功能和PWM
 - 1个16位定时器/计数器具有独立预分频器和比较模式
 - 12位ADC的电压，八个外部和内部两个ADC输入
 - 高分辨率库仑计ADC用于电流测量
 - 为SM- TWI总线串行接口
 - 可编程唤醒定时器
 - 可编程看门狗定时器
- 单片机特性
 - 上电复位
 - 片上稳压器
 - 外部和内部中断源
 - 四种睡眠模式：空闲模式，省电模式，掉电和断电
- 套餐
 - 采用48引脚LQFP
- 工作电压：4.0 - 25V
- 最大耐受电压（高电压引脚）：28V
- 温度范围：-30°C至85°C
 - 速度等级：1兆赫



8-bit AVR[®]
微控制器

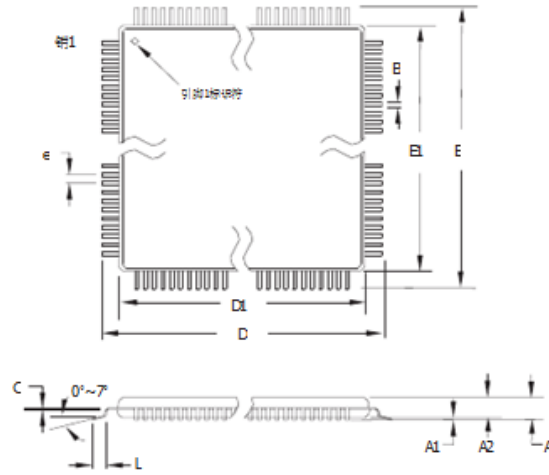
有40K字节
在系统
可编程

FL灰

A Tmega406

初步
摘要

7.1 48AA

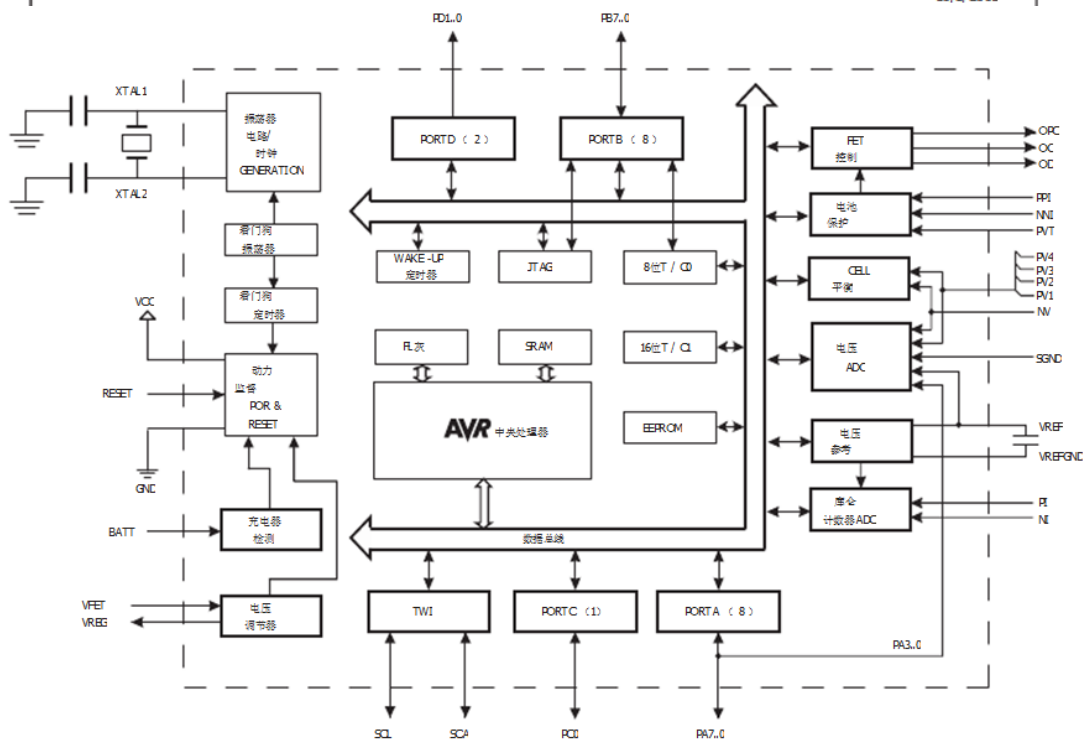


可见尺寸
(计量单位:mm)

符号	低	高	最大	注
A	-	-	1.60	
A1	0.05	-	0.15	
A2	1.33	1.40	1.45	
C	8.75	9.00	9.25	
DL	6.90	7.00	7.10	注1
E	8.75	9.00	9.25	
E1	6.90	7.00	7.10	注1
B	0.17	-	0.27	
C	0.09	-	0.20	
L	0.45	-	0.75	
e	0.50 TYP			

注意事项: 1.本方 案符合JEDEC的参考MS-Q26, B3C的变化。
2.尺寸DL和E1不包括引脚突出, 允许
突出最高为0.25毫米。尺寸DL和E1是最大
引脚至引脚尺寸, 包括引脚不平整。
3.引脚间距为0.08毫米最大。

10/5/2001



顶视图

