

特点

- 16位分辨率，无失码
- 吞吐量：1 MSPS
- 低功耗
 - 4毫瓦，在1 MSPS（只有VDD）
 - 7毫瓦的1 MSPS（总）
 - 70 μ W在10 kSPS时
- INL： ± 0.6 LSB典型， ± 1.25 LSB（最大值）
- SINAD：91.25分贝在10千赫
- THD：-110分贝在10千赫
- 伪差分模拟输入范围

- 0 V至 V_{REF} 随着 V_{REF} 在2.5 V至5.5 V
- 任何输入范围和容易驾驶与ADA4841
- 无流水线延迟
- 单电源2.5V的工作电压为1.8 V / 2.5 V / 3 V / 5 V
- 逻辑接口
- 串行接口 SPI / QSPI™ - / MICROWIRE™ - / DSP兼容
- 菊花链连接多个ADC和BUSY指示
- 10引脚MSOP和10引脚3 mm x 3毫米QFN封装（LFCSP）
- 同一空间的SOT-23
- 宽工作温度范围：-40°C至+125°C

应用

- 电池供电设备
- 通讯
- 吃
- 数据采集
- 医疗器械

应用图示例

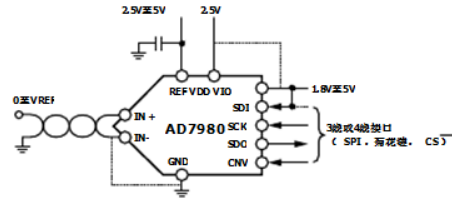


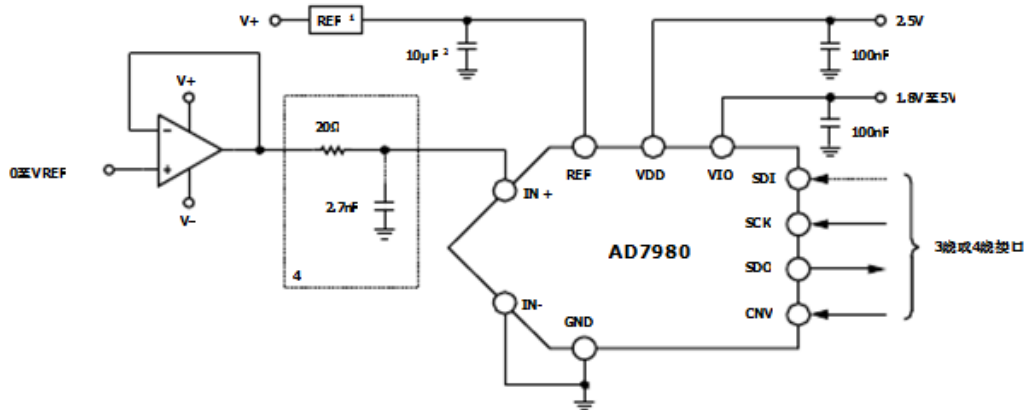
图1。

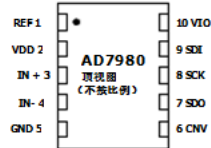
概述

该AD7980是一款16位，逐次逼近，模拟-数字转换器（ADC），采用从单个电源（VDD）供电。它内置一个低功耗，高速，16位采样ADC和一个多功能串行接口端口。在CNV上升沿，采样的模拟输入IN+ 0 V至REF相对于地IN-。基准电压（REF）由外部提供，并且可以独立于电源的电压VDD。它的电源线与吞吐量成正比。

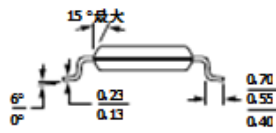
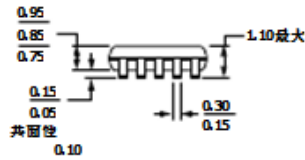
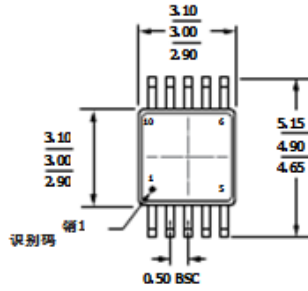
SPI兼容串行接口还具有的能力，使用单一的SDI输入，以菊花链几个ADC，3-wire总线，并提供一个可选的忙闲指示。它兼容与1.8 V，2.5 V，3 V或5 V逻辑，采用独立电源VIO。

在AD7980坐落在一个10引脚MSOP封装或10引脚QFN（LFCSP）封装，工作在-40°C至+125°C温度范围操作。





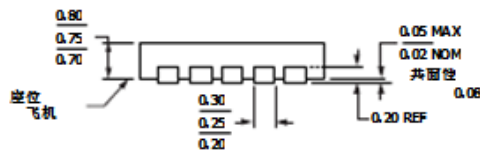
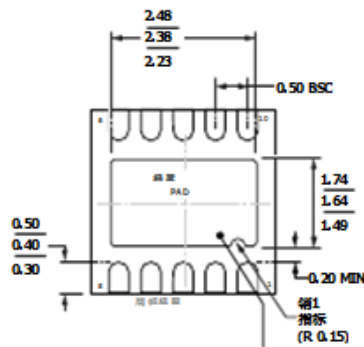
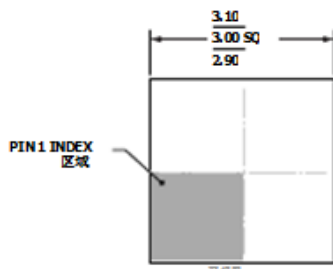
备注
1. 将引脚焊盘接地。
这种连接不符合
请见电气规范。



08-1758-4

符合JEDEC标准MO-187-BA

图45.10 引脚微型小型封装 [MSOP] (RM-10)
以毫米为单位显示尺寸



对于正确的制造
标准, 请参考
引脚配置和
功能说明
本数据手册的部分。

02-08-2012-4