

特点

- 高性能、低功耗的AVR[®] 8位微控制器
- RISC架构
 - 118条指令 - 绝大多数为单时钟周期执行
 - 32个8位通用工作寄存器
 - 全静态工作
 - 高达16 MIPS的吞吐量，在16兆赫
- 数据和非易失性程序存储器
 - 对系统内可编程闪存程序存储器2K字节
 - 耐力：10,000写/擦除周期
 - 128字节的系统内可编程EEPROM
 - 耐力：100,000写/擦除周期
 - 128字节的片内SRAM
 - 可以对锁定的闪存程序存储器和EEPROM数据安全
- 外设特性
 - 8位定时器/计数器具有独立预分频器
 - 8位高速定时器具有独立预分频器
 - 2高频PWM输出具有独立的输出比较寄存器
 - 非重叠反向PWM输出引脚
 - 与启动条件检测器的通用串行接口
 - 10位ADC
 - 11个单端通道
 - 8差分ADC通道
 - 7差分ADC通道对具有可编程增益（1X，20X）
 - 片上模拟比较器
 - 外部中断
 - 引脚电平变化中断引脚11
 - 可编程看门狗定时器具有独立的片上振荡器
- 单片机特性
 - 低功耗空闲模式，噪声抑制，以及省电模式

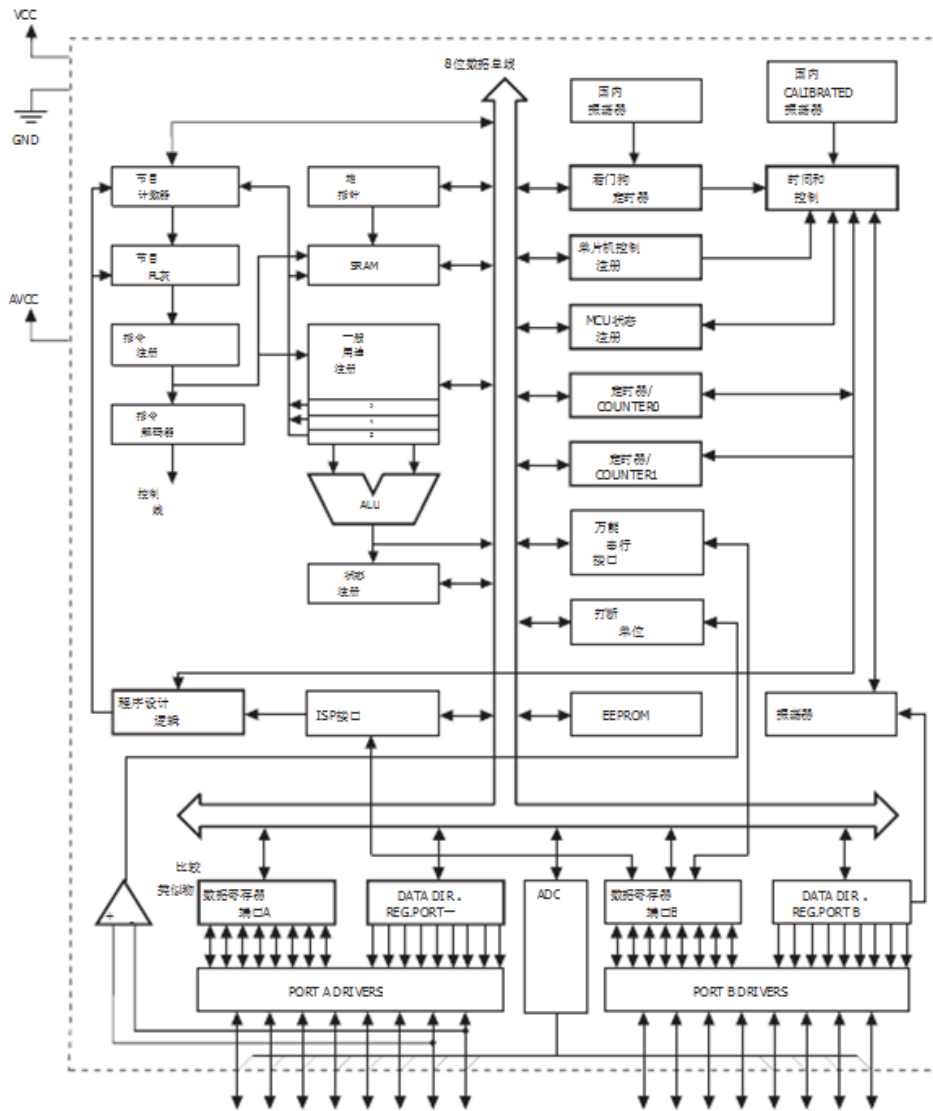


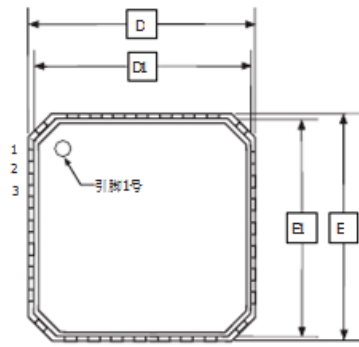
8-bit AVR[®]
微控制器
与2K字节
FL灰

ATtiny26
ATtiny26L
摘要

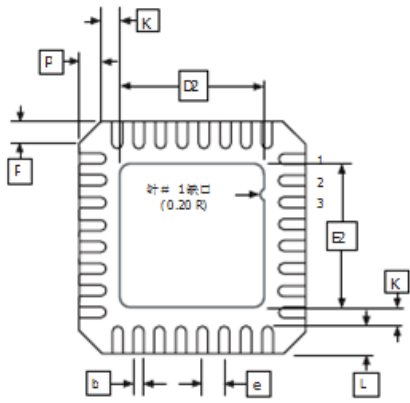
- 上电复位和可编程欠压检测
- 外部和内部中断源
- 在系统内通过SPI端口编程
- 内部标定RC振荡器
- I/O和封装
 - 20引脚PDIP / SOIC：16条可编程I/O线
 - 32引脚QFN / MLF：16个可编程I/O线
- 工作电压
 - 2.7V - 5.5V的ATTINY26L
 - 4.5V - 5.5V的ATTINY26上
- 速度等级
 - 0 - 8兆赫ATTINY26L
 - 0 - 16 MHz时为ATTINY26上
- 功耗在1 MHz，3V和25°C ATTINY26L
 - 主动为16 MHz，5V和25°C：典型15毫安
 - 主动为1 MHz，3V，25°C：0.70毫安
 - 空闲模式下为1 MHz，3V，25°C：0.18毫安
 - 掉电模式：< 1 μA

图1 • ATtiny26上(L)框图

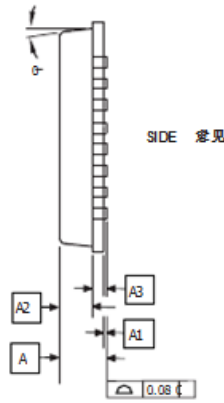




顶视图



底部视图

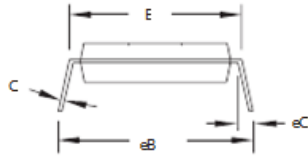
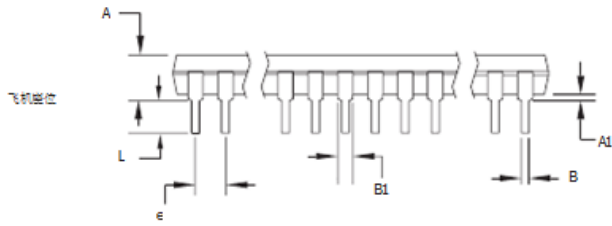
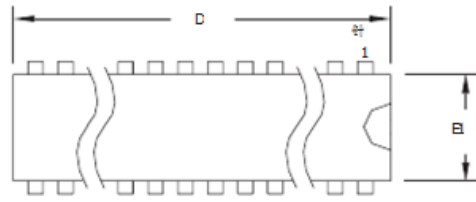


常见尺寸
(计量单位mm)

符号	最小	典型	最大	记
A	0.80	0.90	1.00	
A1	-	0.02	0.05	
A2	-	0.65	1.00	
A3	0.20 REF			
b	0.18	0.23	0.30	
C	4.90	5.00	5.10	
D1	4.70	4.75	4.80	
D2	2.95	3.10	3.25	
E	4.90	5.00	5.10	
B1	4.70	4.75	4.80	
B2	2.95	3.10	3.25	
e	0.50 BSC			
L	0.30	0.40	0.50	
F	-	-	0.60	
Ø	-	-	12c	
K	0.20	-	-	

注: JEDEC 标准 MO-220, 图2 (铁芯 单片)

VHD-2



注意事项: 1. 本方案符合JEDEC的参考MS-001, 变化AD。
 2. 尺寸D和E1不包括引脚毛边或突起。
 引脚的毛边或突起不得超过0.25毫米(0.010")。

常见尺寸
 (计量单位mm)

符号	标	准	最大	注
A	-	-	5.334	
A1	0.381	-	-	
C	25.493	-	25.984	注2
E	7.620	-	8.255	
E1	6.096	-	7.112	注2
B	0.356	-	0.559	
B1	1.270	-	1.551	
L	2.921	-	3.810	
C	0.203	-	0.356	
eB	-	-	10.922	
eC	0.000	-	1.524	
e	2.540 TYP			