

特点

- 集成了ARM926EJ-S™ ARM ① 拇指型 ② 处理器
 - DSP指令扩展
 - ARM的Jazelle ③ 技术的Java ④ 促进
 - 16 KB的数据Cache， 16 KB的指令Cache， 写缓冲区
 - 210 MIPS在190兆赫
 - 内存管理单元
 - 嵌入式ICE ⑤， 调试通信通道支持
 - 中核实现嵌入式跟踪宏单元
- 附加的嵌入式存储器
 - 在最大总线速度32千字节的内部ROM， 单周期访问
 - 160 KB的片内SRAM， 最大处理器或总线的单周期访问的速度
- 外部总线接口（EBI）
 - 支持SDRAM， 静态存储器， NAND闪存和CompactFlash
- LCD控制器
 - 支持被动或主动显示
 - 高达16位每像素的STN彩色模式
 - 高达1600万色TFT中的模式（每像素24位）， 分辨率高达2048 x2048
- USB
 - USB 2.0全速（每秒12兆位）主机双端口
 - 双片上收发器
 - 集成的FIFO和专用DMA通道
 - USB 2.0全速（每秒12兆位）设备端口
 - 片上收发器， 2 KB的可配置集成FIFO
- 总线矩阵
 - 处理五个主控和五个从
 - 引导模式选择选项
 - 重映射命令
- 全功能的系统控制器（SYSC）实现高效的系统管理， 包括
 - 复位控制器， 关机控制器， 4个32位的电池备份寄存器的共有16个字节
 - 时钟发生器和电源管理控制器
 - 高级中断控制器和调试单元
 - 周期性间隔定时器， 看门狗定时器和实时定时器
 - 3个32位PIO控制器
- 复位控制器（RSTC）
 - 基于上电复位单元， 复位源识别和复位输出控制
- 关机控制器（SHDWVC）
 - 可编程的关断引脚控制和唤醒电路
- 时钟发生器（保留地）
 - 32.768 Hz的低功耗振荡器的电池后备电源， 提供了一个永久慢时钟
 - 3到20 MHz内部振荡器和两个PLL
- 电源管理控制器（PMC）
 - 非常慢时钟工作模式， 软件可编程功耗优化能力
 - 四个可编程外部时钟信号



AT91 ARM 拇指型 微控制器

AT91SAM9261

初步

摘要

注意：这是一个总结性文件。
完整的文档可
爱特梅尔网站 www.atmel.com。

6062LS-AT ARM-23-Mar-05



