

特点

- 工业标准体系结构
 - 模拟许多20针的PAL
 - 低成本易于使用的软件工具
- 高速电可擦除可编程逻辑器件
 - 10 ns 最大引脚至引脚延时
- 几个省电选项

设备	I _{cc} , 待机	I _{cc} , 活动
ATF16V8B	50毫安	55毫安
ATF16V8BQ	35毫安	40毫安
ATF16V8BQL	5毫安	20毫安

- CMOS和TTL兼容输入和输出
 - 输入和I/O上拉电阻
- 先进的闪存技术
 - 可再编程
 - 100% 测试
- 高可靠性的CMOS制程
 - 20年的数据保存
 - 100擦除/写周期
 - 2,000V ESD保护
 - 200毫安闭锁免疫
- 商业和工业温度范围
- 双列直插式和表面贴装封装在标准管脚引出线
- 符合PCI标准
- 绿色包装选项铅 (Pb / 无卤化物 / RoHS标准) 可用

1. 描述

该ATF16V8B是一个高性能的CMOS (electricallyerasable) 可编程逻辑器件 (PLD) , 利用Atmel的成熟的电可擦除闪存技术。所有速度范围被指定在整个5V $\pm 10\%$ 的范围内的工业温度范围, 并且5V \pm 用于商业温度范围5%。

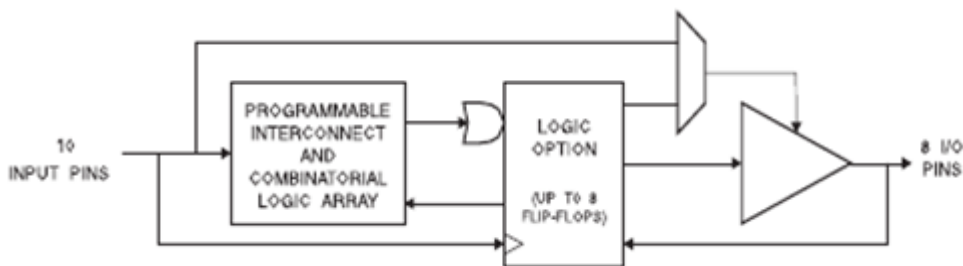
几个低功耗选项允许选择最佳的解决方案为各种型号的功率受限的应用。每个选项显著降低系统动力并提高系统的可靠性。

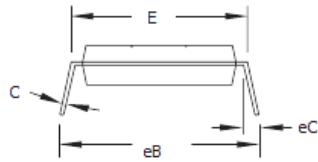
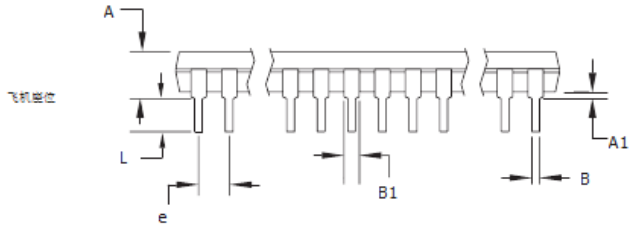
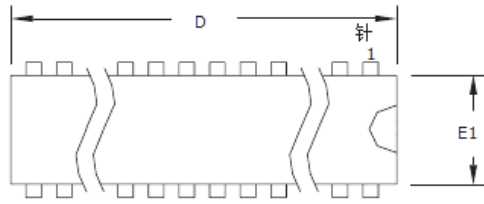
该ATF16V8B纳入通用体系结构的一个超集, 其允许直接更换16R8系列和最多20个引脚可编程逻辑器件的组合。从输出看, 每个器件分别分配8个乘积项。三种不同的操作模式, 软件自动配置, 允许非常复杂的逻辑功能是实现。



**HIGH-
性能
EE PLD**

**ATF16V8B
ATF16V8BQ
ATF16V8BQL**





注意事项：1. 本方案符合JEDEC的参考MS-001，变化AD。
 2. 尺寸D和E1不包括塑模毛边或突起。
 塑模的毛边或突起不得超过0.25毫米（0.010"）。

常见尺寸
 (计量单位mm)

符号	长	宽	最大	记
A	-	-	5.334	
A1	0.381	-	-	
D	24.892	-	26.924	注2
E	7.620	-	8.255	
E1	6.096	-	7.112	注2
B	0.356	-	0.559	
B1	1.270	-	1.551	
L	2.921	-	3.810	
C	0.203	-	0.356	
eB	-	-	10.922	
eC	0.000	-	1.524	
e	2.540 TYP			

