

特点

- 1.8 V模拟电源供电
- 1.8 V至3.3 V输出电源
- SNR
 - 77.6 dBFS的9.7 MHz的输入
 - 71.1 dBFS的频率为200 MHz的输入
- SFDR
 - 93 dBc的9.7 MHz的输入
 - 80 dBc的频率为200 MHz的输入
- 低功耗
 - 56毫瓦，在20 MSPS
 - 113毫瓦，在80 MSPS
- 差分输入，700 MHz带宽
- 片上电压基准和采样与保持电路
- 2 V P-P差分模拟输入
- DNL = -0.6 / + 1.1 LSB
- 交错的数据输出，可降低引脚数接口
- 串口控制选项

串口控制选项

- 偏移二进制，格雷码或二进制补码数据格式
- 可选的时钟占空比稳定器
- 整数1至8个输入时钟分频器
- 内置的可选择的数字测试图案生成
- 节能省电模式
- 数据时钟输出 (DCO)，具有可编程时钟和数据对齐

应用

通讯

- 分集无线电系统
- 多模式数字接收机
 - GSM, EDGE, W-CDMA, LTE, CDMA2000, WIMAX等的TD-SCDMA
- 智能天线系统
- 电池供电仪表
- 手持式示波器
- 便携式医疗成像
- 超声
- 雷达/ LIDAR
- PET / SPECT显像

功能框图

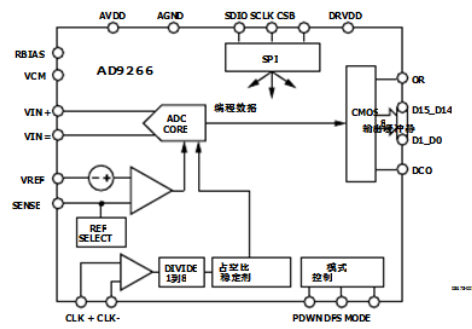


图1

产品亮点

1. 在AD9266的1.8 V单模拟电源工作供电，并配有独立的数字输出驱动电源以适应1.8 V至3.3 V逻辑。
2. 取得专利的采样保持电路保持优良对于输入性能频率最高为200MHz的并且是专为低成本，低功耗和易用性。
3. 标准串行端口接口支持各种产品特性和功能，例如数据输出格式化，内部时钟分频器，掉电，DCO和数据输出 (D15_D14到D1_D0) 时序和偏移调整，基准电压源模式。
4. 在AD9266封装在一个32引脚符合RoHS标准LFCSP是引脚兼容 AD9609 10-bit ADC中，AD9629 12位ADC，并且 AD9649 14-bit ADC，可实现10位和一个简单的迁移路径16位转换器取样从20 MSPS至80 MSPS。

