

特点

输入电压范围： 2.3V至5.5V

一个1.2 A降压稳压器

两个300毫安的LDO

20引脚，采用4 mm×4 mm LFCSP封装包

过流和热保护

软启动

欠压锁定

巴克关键指标

输出电压范围： 0.8V至3.8V

电流模式拓扑结构提供出色的瞬态响应

3 MHz的工作频率

峰值效率高达96%

使用小型多层电感器和电容器

模式引脚选择强制PWM或自动PWM / PSM模式

100 % 占空比低压差模式

LDO的关键指标

输出电压范围： 0.8V至5.2V

低V_{DS} 从1.7V至5.5V

稳定的2.2 μF陶瓷输出电容器

高PSRR

低输出噪声

低压差

-40°C至+125°C的结温范围

概述

该 ADP5040 结合了一台高性能降压稳压器和两个低压降稳压器 (LDO)，一个小型的20引脚 LFCSP封装，以满足严苛的性能和电路板空间要求。

降压调节器的高开关频率允许使用小型多层外部器件，减少电路板空间。

当MODE引脚设置为逻辑高电平时，降压稳压器工作在强制脉冲宽度调制 (PWM) 模式。

当MODE引脚设置为逻辑低电平时，降压稳压器以PWM模式工作时的负荷是围绕标称值。

当负载电流下降到低于预定阈值稳压器以省模模式 (PSM) 工作改善的轻负载效率。低静态电流，低

压差电压，并在宽输入电压范围

LDO的延长便携设备的电池寿命。该

LDO能保持电源抑制大于60分贝

频率高达10kHz的同时用低净空操作

电压。

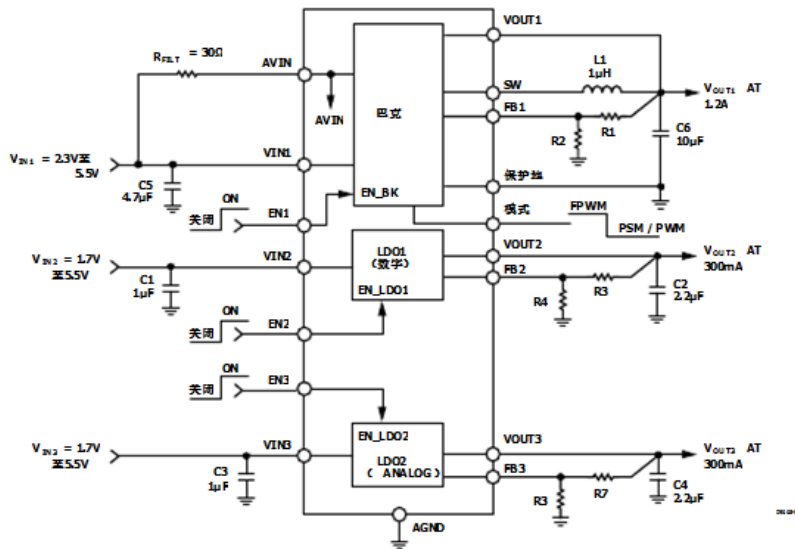
在每个稳压器 ADP5040 由一个高级别上激活各自的使能引脚。调节器的输出电压

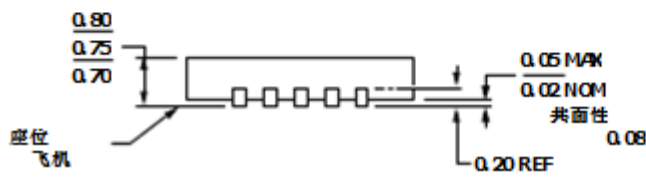
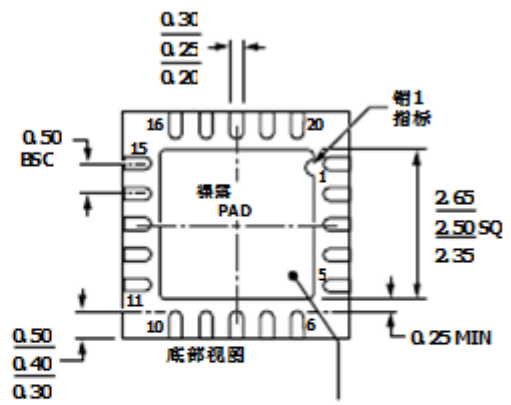
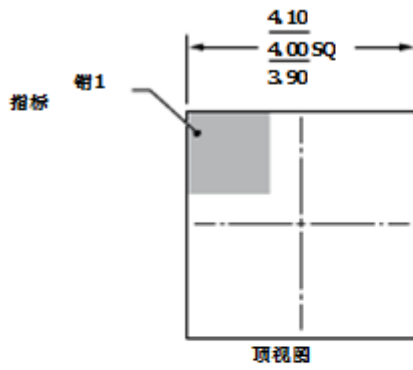
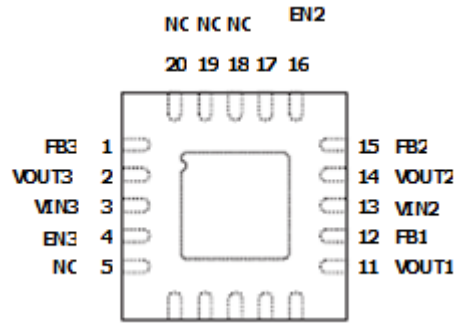
被编程虽然外部电阻分压器，以解决

各种应用程序。

ADP5040
ADP5040

功能框图





对于正确的连接
根据焊盘，请参阅
引脚配置和
功能说明
本数据手册的部分。