

64K我C™ 串行EEPROM

器件选型表

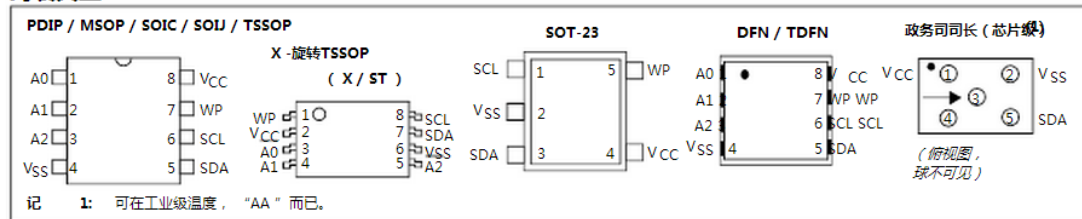
| 部分数 | V _{CC} 范围 | 马克斯. 时钟频率 | 温度. 范围 |
|--------|--------------------|-----------|--------|
| 24AA64 | 1.7-5.5 | 400千赫 (1) | I |
| 24LC64 | 2.5-5.5 | 400千赫 | I, E |
| 24FC64 | 1.7-5.5 | 1兆赫 (2) | I |

注1: 100千赫V_{CC} < 2.5V
 注2: 400千赫V_{CC} < 2.5V

产品特点:

- 单电源供电, 工作电压低至1.7V的24AA64 / 24FC64器件, 2.5V为24LC64器件
- 低功耗CMOS技术:
 - 主动目前的3毫安, 最大
 - 待机电流1 μA, 马克斯.
- 2线串行接口, 我C™兼容
- 包带3地址引脚可级联起来8个器件
- 施密特触发器输入以抑制噪声
- 输出斜率控制以消除接地反弹
- 100 kHz和400 kHz时钟的兼容性
- 1 MHz的时钟FC版本
- 页写时间5毫秒, 最大。
- 自定时擦/写周期
- 32字节页写缓冲
- 硬件写保护
- ESD保护 & GT; 4,000V
- 超过百万的擦除/写周期
- 数据保留和GT; 200年
- 工厂编程可用
- 套餐包括8引脚PDIP, SOIC, SOJ, TSSOP, X-旋转TSSOP, MSOP, DFN, TDFN, 5引脚SOT-23封装或芯片级

封装类型



• 无铅并符合RoHS标准

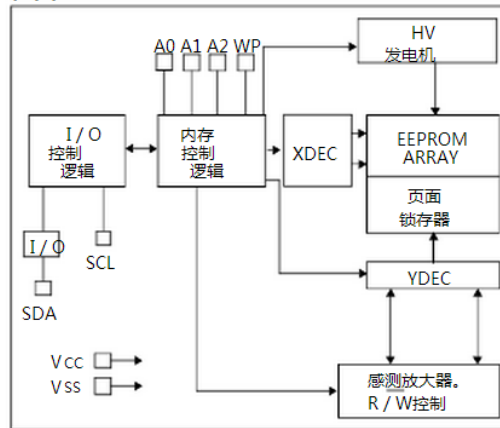
• 温度范围:

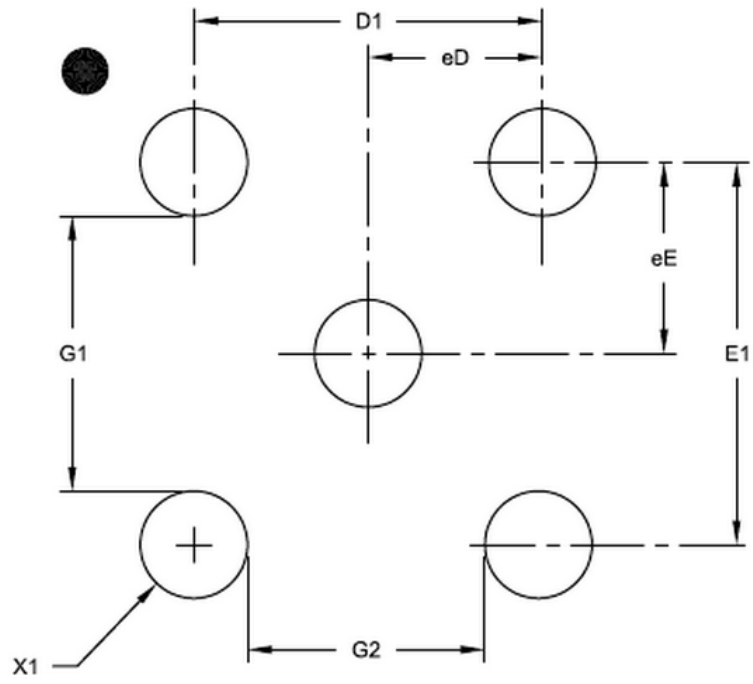
- 工业级 (I): -40°C至+ 85°C
- 汽车 (E): -40°C至+ 125°C

描述:

Microchip Technology Inc.的24AA64 / 24LC64 / 24FC64 (24XX64*)是一个64千电可擦除。该设备被组织成一个单一的块8K × 8位的存储器, 并具有2线串行接口。低电压设计允许工作电压低至1.7V, 与待机和仅1工作电流 μA 3毫安, 分别。它已被开发用于先进的, 低功率的应用, 如个人通信或数据采集。该24XX64也有一个页面写能力为多达32字节的数据。实用地址线允许多达8个设备在同一公交车, 可容纳512千位的地址空间。该24XX64是在标准的8引脚PDIP可用, 表面贴装SOIC, SOJ, TSSOP, DFN, TDFN和MSOP包。该24XX64也是在5引脚可用SOT-23和芯片级封装。

框图





RECOMMENDED LAND PATTERN