

## 2K VESA<sup>®</sup> E-EDID<sup>™</sup> 串行EEPROM

### 产品特点:

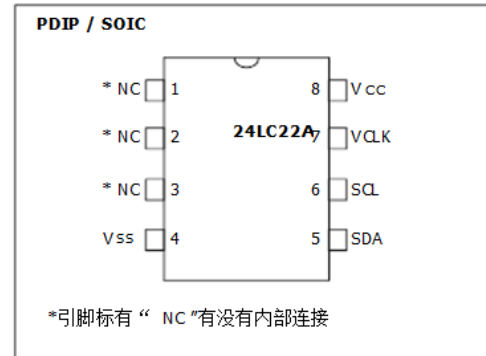
- 到2.5V单电源供电, 工作下来
- 支持增强型EDID<sup>™</sup> (E-EDID<sup>™</sup>) 1.3
- 完全实现DDC1<sup>™</sup> / DDC2<sup>™</sup> 接口显示器ident网络阳离子, 包括恢复DDC1
- 2 Kbit的串行EEPROM低功耗CMOS技术:
  - 1 mA典型工作电流
  - 10  $\mu$ A的待机电流典型值5.5V
- 2线串行接口总线, I<sup>2</sup>C<sup>™</sup> 兼容
- 100千赫 (2.5V) 和400 kHz (5V) 的兼容性
- 自定时写周期 (包括自动擦除)
- 多达8个字节页写缓冲

- 百万次擦/写
- 数据保留 > 200年
- ESD保护 > 4000V
- 8引脚PDIP和SOIC封装
- 使用温度范围:
  - 工业级 (I) -40 °C至 +85°C
- 无铅并符合RoHS标准

### 描述:

Microchip Technology Inc.的24LC22A是一个256 $\times$  8位双模式电可擦除PROM。该装置设计用于在需要存储的应用程序并串行配置和控制的传输信息。两种操作模式已经implemented: 发送-Only模式 (1千位) 和双向模式 (2千位)。在上电时, 该设备将在发送-Only模式, 在发送的串行比特流从00h至7Fh存储器阵列, 由VCLK时钟引脚。在SCL引脚的有效高电平到低电平的跳变会导致设备进入过渡模式, 并期待有关的有效控制字节<sup>2</sup>C总线。如果它检测到一个从主有效的控制字节, 它会切换到双向模式, 与读字节可选/写使用SCL整个2K存储器阵列的能力。如果没有收到控制字节时, 器件将恢复到发送-only模式收到128后连续VCLK脉冲而SCL引脚处于闲置状态。该24LC22A是提供标准的8引脚PDIP和SOIC封装。

### 封装类型



### 框图

