

64K SPI总线的低功耗串行SRAM

器件选型表

| 产品型号 | Vcc 范围 | PAGE SIZE | 温度。范围 | 套餐 |
|--------|-----------|-----------|-------|-----------|
| 23K640 | 2.7-3.6V | 32字节 | I, E | P, SN, ST |
| 23A640 | 1.5-1.95V | 32字节 | I | P, SN, ST |

产品特点：

- 马克斯。时钟20MHz的
- 低功耗CMOS技术：
 - 读电流：3毫安在1 MHz
 - 待机电流：4 μ A 马克斯。在+ 85°C
- 8192 \times 8位的组织
- 32字节页
- HOLD引脚
- 灵活的操作模式：
 - 字节读写
 - 页面模式（32字节页）
 - 顺序模式
- 连续读/写
- 高可靠性
- 温度范围内支持：
 - 工业级（I）：-40°C至+ 85°C
 - 汽车（E）：-40°C至+ 125°C
- 无铅和符合RoHS，无卤素

引脚功能表

| 名字 | 功能 |
|------|--------|
| CS | 片选输入 |
| SO | 串行数据输出 |
| Vss | 地 |
| SI | 串行数据输入 |
| SCK | 串行时钟输入 |
| HOLD | HOLD输入 |
| VCC | 电源电压 |

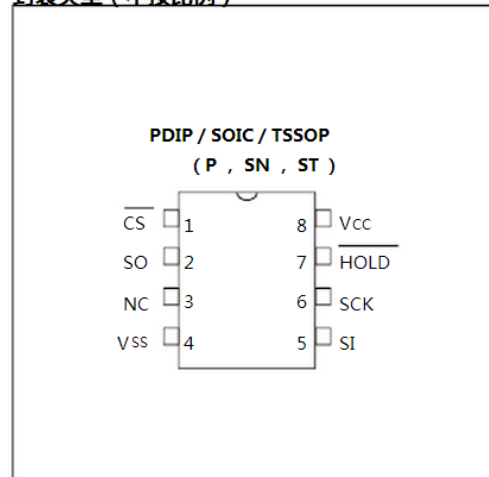
描述：

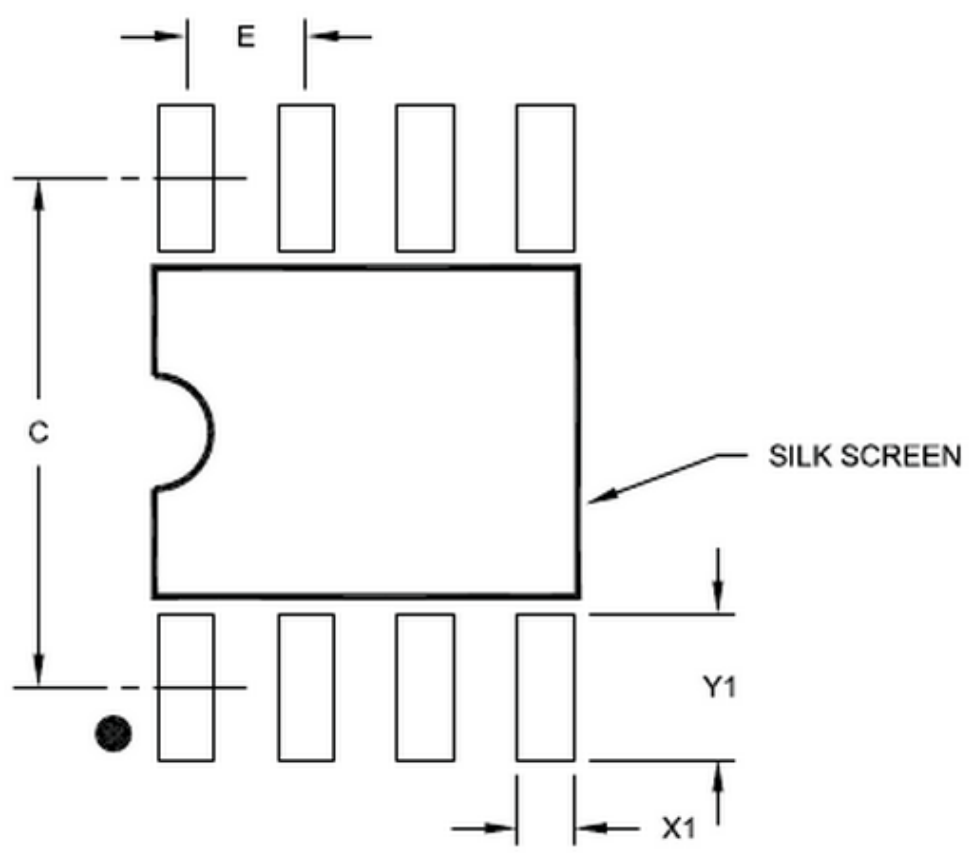
Microchip Technology Inc.的23X640是64千串行SRAM器件。该存储器通过一个访问简单的串行外设接口（SPI）兼容串行总线。所需的总线信号的时钟输入（SCK），加上在（SI）的单独的数据和数据输出（SO）线。对设备的访问是通过一个芯片控制选择（CS）输入。

通信设备可以通过暂停HOLD引脚（HOLD）。当设备被暂停，对输入信号的变化都将被忽略，与除片选，允许主机服务高优先级中断。

该23X640是标准的封装包括8引脚PDIP和SOIC封装，以及先进包装包括8引脚TSSOP封装。

封装类型（不按比例）





RECOMMENDED LAND PATTERN