

FPGA 采用 Xilinx Artix7 系列 XC7A35T-2FGG484I, 该芯片有 33KLC (逻辑单元), 1.8Mbit BRAM, 5 个时钟管理单元, 集成 DDR3 硬核控制器

DDR3: 2Gbit (256MB)

FLASH: 128Mbit QSPI FLASH

板载 1 个 50Mhz 有源晶振

板载 1 个 EEPROM 芯片: AT24C64, 容量: 64Kbit (8K 字节)

板载 1 个电源指示灯 (蓝色)

板载 4 个状态指示灯 (LED0~LED3: 红色)

板载 1 个程序下载完成指示灯 (绿色)

板载 1 个 ATK 模块接口, 支持 ALIENTEK USB 串口/蓝牙/GPS/MPU6050/RGB 灯模块

板载 1 个标准的 RGB888 TFT-LCD 接口

板载 1 个 OLED/摄像头模块接口

板载 1 个 USB2.0 串口

板载 1 个 USB2.0 Slave 接口

板载 1 个有源蜂鸣器

板载 1 个 XADC 接口

板载两路 HDMI 接口, 两路均支持输入或者输出

板载 1 个 TF 卡接口 (在板子背面)

板载 1 路千兆以太网接口 (RJ45)

板载 1 个 JTAG 调试下载口, 10PIN 接口

板载 1 组 5V 电源扩展口, 支持对外提供电源和外部输入电源

板载 1 组 3.3V 电源扩展口, 支持对外提供电源和外部输入电源

板载 1 个直流电源输入接口 (输入电压范围: DC6~16V)

板载 1 个 RTC 后备电池座, 并带电池

板载 1 个 RTC 实时数字时钟, 采用 PCF8563 芯片

板载 1 个复位按键, 可作为 FPGA 程序执行的复位信号

板载 4 个功能按键

板载 1 个电容触摸按键

板载 1 个电源开关, 控制整个开发板的电源

板载 2 个 28x2 扩展口, 共 112 个扩展 IO 口, 每组包含 1 个 3.3V 和 5V 电源接口 达芬奇

FPGA 开发板采用 Xilinx Artix7 系列 XC7A35TFPGA, 板载 DDR3、千兆以太

网、HDMI*2 接口和摄像头等高速接口, 非常适合工业控制、图像处理、高速通信、AI

等领域。开发板的外形尺寸为 124mm*92mm, 非常小巧精致, 板子的设计充分考虑了

人性化设计。