

产品特性

寄存器与AD9920A和AD9990相似
时序发生器与18通道垂直驱动器相结合
串行数据输出、LVDS接口范围缩小
1.8 V双通道AFE内核
内部LDO调节器，用于与3 V系统兼容
相关双采样器(CDS)，增益-3 dB、0 dB、+3 dB和+6 dB
6 dB至42 dB、10位可变增益放大器(VGA)
14位、40 MHz模数转换器(ADC)
具有可变电平控制功能的黑色电平箝位
Precision Timing内核，分辨率为390 ps (40 MHz)
片内3 V水平和RG驱动器
通用输出(GPO)，支持快门功能
可驱动外部晶振的片内驱动器
128引脚CSP_BGA封装，9 mm × 9 mm，0.65 mm间距

应用

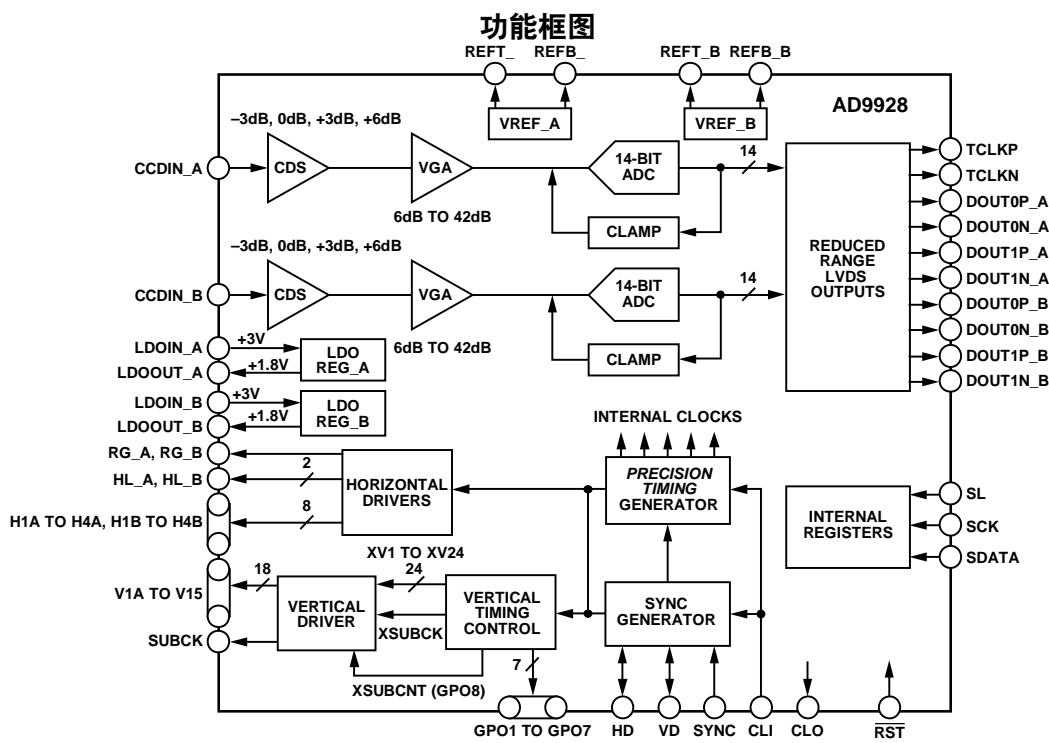
数码相机
医疗成像
工业相机
监控摄像头

概述

AD9928是一款适合数码相机应用的高度集成CCD信号处理器，内置带模数转换功能的双通道模拟前端以及用于双通道输出CCD的全功能可编程时序发生器和18通道垂直驱动器(V驱动器)。时序发生器能够内部支持最多24个垂直时钟信号，片内垂直驱动器支持最多18个高压输出。在40 MHz下工作时，Precision Timing®内核允许以大约390 ps的分辨率调整高速时钟。AD9928还内置8个通用输出，可用于快门和系统功能。

每个模拟前端均包括黑色电平箝位、CDS、VGA和一个14位ADC。时序发生器提供所有必需的CCD时钟：RG、水平时钟、垂直时钟、传感器门限脉冲、基底时钟和基底偏置控制。

AD9928的额定温度范围为-25℃至+85℃。



欲了解有关AD9928的更多信息，请发送电子邮件至ADI公司的afe.ccd@analog.com

Rev. SpG

Information furnished by Analog Devices is believed to be accurate and reliable. However, no responsibility is assumed by Analog Devices for its use, nor for any infringements of patents or other rights of third parties that may result from its use. Specifications subject to change without notice. No license is granted by implication or otherwise under any patent or patent rights of Analog Devices. Trademarks and registered trademarks are the property of their respective owners.

One Technology Way, P.O. Box 9106, Norwood, MA 02062-9106, U.S.A.
Tel: 781.329.4700 www.analog.com
Fax: 781.461.3113 ©2009–2011 Analog Devices, Inc. All rights reserved.

ADI中文版数据手册是英文版数据手册的译文，敬请谅解翻译中可能存在的语言组织或翻译错误，ADI不对翻译中存在的差异或由此产生的错误负责。如需确认任何词语的准确性，请参考ADI提供的最新英文版数据手册。

AD9928

注释