

DM9051NP 规格特性表

		DM9051NP				
生产厂家		台湾联杰/Davicom				
芯片封装		32 管脚, QFN 封装 (IOT 物联网专用最小 SPI 接口的百兆以太网口芯片)				
TCP/IP 协议栈实现方式		完整封装的软协议栈实现				
PHY + MAC		10/100 兆自适应				
SPI 接口		90MHz				
SRAM		16K				
工作电压		3.3V				
时钟		25MHz				
应用例程序		官方库、芯片原厂可协助				
开发周期		有网络基础者约 1 个星期内可完成, 或由芯片原厂协助约 2 个星期可完成。				
实测平台	主芯片开发版	STM32F103ZET6 (M3 单片机)		Nuvoton/ 新唐 M0516 (M0 单片机)	Nuvoton/ 新唐 M451 (M4 单片机)	Renesas/ 瑞萨 RL78G13
	SPI 时钟速率	36Mhz	10MHz	10MHz	10MHz	-
	操作系统	uCOSII	裸跑	裸跑	裸跑	Non-0. S.
	协议栈	LwIP	uIP	uIP	uIP	uIP
	实测 SPI 网速	9.11Mbps	3.20Mbps	3.48Mbps	2.59Mbs	注 2.
温度范围		工业级: -40 ~ +85 度				

注 1: 对于 DM9051NP 协议栈的 Socket/函数部分, 若有需要咨询, 请参考我司官网: 联络我们。

注 2: DM9051NP 是在 Renesas 集成开发环境 (IDE) CubeSuite+ 开发完成, 其开发环境暂无 Ethernet 网速测试工具, 测试稳定性至少连续 7 天不断讯, 客户使用情况良好。