



四， 12位/ 14位/ 16位 nanoDACs 同 为5ppm / °C片参考，²C接口

初步的技术数据

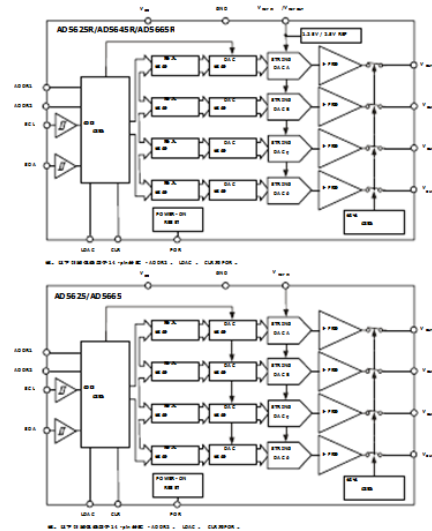
AD5625R/AD5645R/AD5665 AD5625/AD5665

特点

- 低功耗，最小的引脚兼容，四通道 nanoDACs
- AD5625R/AD5645R/AD5665R
12/14位/16位
片1.25 V / 2.5 V， 5 PPM / °C基准。
- AD5625/AD5665
12/16位
只有外部参考
- 3毫米 x 3毫米 LFCSP封装和14引脚TSSOP
- 2.7 V至5.5 V电源供电
- 通过设计保证单调
- 上电复位至零标准/中间电平
- 每通道关断
- °C兼容串行接口，支持标准（100 kHz）的，快（400千赫）和高速（3.4兆赫）的模式

应用

- 过程控制
- 数据采集系统
- 便携式电池供电仪器
- 数字增益与失调调节
- 可编程电压及电流源
- 可编程衰减器



概述

该AD5625R / AD5645R / AD5665R， AD5625 / AD5665成员 属于 nanoDAC 家族，是低功耗，四通道， 12位， 14， 16位缓冲电压输出DAC，带有/不带片上参考。所有器件采用2.7 V至5.5 V电源， 是设计保证单调和有我兼容的串行接口。

该AD5625R / AD5645R / AD5665R具有片内基准。该AD56x6RBCPZ有一个1.25 V， 5 PPM / °C基准电压源，从而全面2.5 V的输出范围。在AD56x6RBRUZ有一个2.5 V， 5 PPM / °C的引用给5 V的满量程输出范围片基准电压源关闭在上电时，允许使用一个外部参考。内部基准电压源通过软件写入启用。在AD5665和AD5625需要一个外部基准电压来设置DAC的输出范围。

该器件内置一个上电复位电路，确保DAC输出上电至0 V或中间电平并保持

REV. A 蛋白质
信息ADI公司提供的被认为是准确和可靠。然而，没有责任承担ADI公司供其使用。作为专利或其他任何侵权行为第三方可能损害其使用的权利。规格如有变更，恕不另行通知。没有发表除用以暗示或其他方式ADI公司的任何专利或专利权。商标和注册商标均为其各自所有者的财产。

直到一个有效的写操作。该器件内置一个每通道省电功能可减少电流消耗
该设备以480 nA的在5 V，并提供软件可选输出负载，而在掉电模式。低功率这部分在正常运行中的消费特性，非常适合便携式电池供电设备。片上精密输出放大器，能够实现轨到轨输出摆幅。

该AD5625R / AD5645R / AD5665R， AD5625 / AD5665采用2-线丝 °C兼容的串行接口，能够以标准（100千赫），快速（400 kHz）的，和高速（3.4兆赫）的模式。

表1.相关设备

产品型号	描述
AD5624R/AD5644R/AD5664R AD5624/AD5664	四路SPI 12-， 14-， 16位DAC，带/不带内部参考。
AD5627R/AD5647R/AD5667R AD5627/5667	我双 °C 12-， 14-， 16位DAC，带/不带内部参考。
AD5666	2.7 V至5.5 V，四通道16位DAC，内部研发指南，SPI接口

一个技术的方式， P.O. 9106箱， 诺伍德， MA 02062-9106， U.S.A
联系电话： 781.329.4700 www.analog.com
传真： 781.461.3113 © 2006年ADI公司保留所有权利。

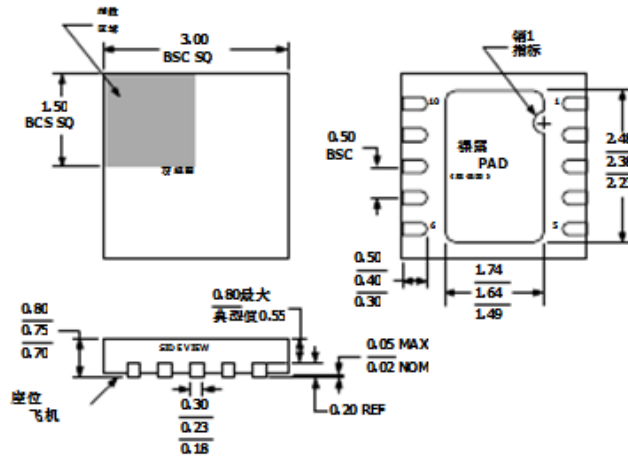
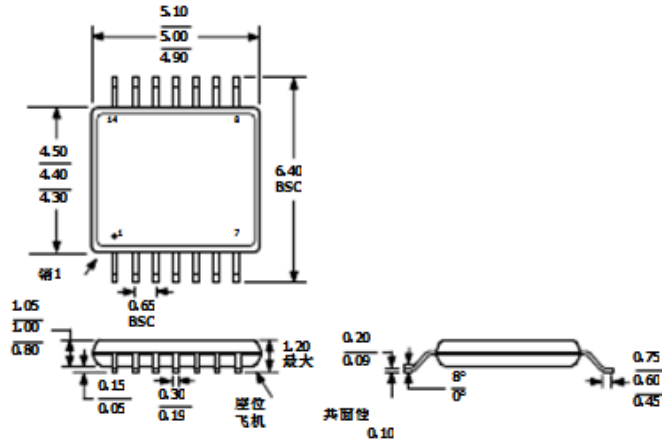


图69. 10引脚引脚架构芯片级封装[LFCSP_WD]
 3×mm主体, 非常非常薄, 双铅
 (CP-10-9)
 以毫米为单位显示尺寸



符合JEDEC标准MO-153-AB-1
 图70. 14引脚超薄紧凑小型封装[TSSOP]