

特点

输入电压范围： 2.3 V至5.5 V

一个1.2 A降压稳压器

两个300毫安的LDO

20引脚，采用4 mm×4 mm LFCSP封装包

过流和热保护

软启动

欠压锁定

巴克关键指标

输出电压范围： 0.8 V至3.8 V

电流模式拓扑结构提供出色的瞬态响应

3 MHz的工作频率

峰值效率高达96%

使用小型多层电感器和电容器

模式引脚选择强制PWM或自动PWM / PSM模式

100%占空比低压差模式

LDO的关键指标

输出电压范围： 0.8 V至5.2 V

低V_{rs} 从1.7 V至5.5 V

稳定的2.2 μF陶瓷输出电容器

高PSRR

低输出噪声

低压差

-40°C至+125°C的结温范围

概述

该 ADP5040 结合了一台高性能降压稳压器和两个低压降稳压器（LDO），一个小型的20引脚LFCSP封装，以满足严苛的性能和电路板空间要求。

降压调节器的高开关频率允许使用小型多层外部器件，减少电路板空间。

当MODE引脚设置为逻辑高电平时，降压稳压器工作在强制脉冲宽度调制（PWM）模式。

当MODE引脚设置为逻辑低电平时，降压稳压器以PWM模式工作时的负荷是围绕标称值。当负载电流下降到低于预定阈值

稳压器以省电模式（PSM）工作改善的轻负载效率。低静态电流，低压差电压，并在宽输入电压范围

LDO的延长便携设备的电池寿命。该LDO能保持电源抑制大于60分贝

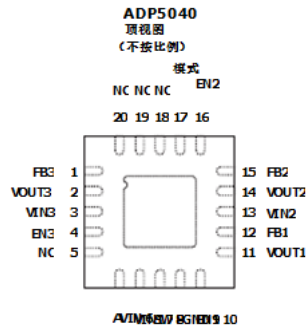
频率高达10 kHz的同时用低净空操作电压。

在每个稳压器 ADP5040 由一个高级别上激活

各自的使能引脚。调节器的输出电压被编程虽然外部电阻分压器，以解决各种应用程序。

ADP5040
ADP5040

引脚配置和功能描述



笔记
1. 裸露焊盘必须连接到系统接地平面。

09605-002

图2. 引脚配置，查看从顶部模具

表7. 初步引脚功能描述

PIN号	助记符	描述
1	FB3	LDO2反馈输入。
2	VOUT3	LDO2输出电压。
3	VIN3	LDO2输入电压（ 1.7 V至5.5 V ）。
4	EN3	启用LDO2。 EN3 =高： 打开LDO2； EN3 =低： 关闭LDO2。
6	AVIN	家政输入电压（ 2.3 V至5.5 V ）。
7	VIN1	降压输入电压（ 2.3 V至5.5 V ）。
8	SW	降压开关节点。
9	保护地	专用电源接地的降压稳压器。
10	EN1	让巴克。 EN1 =高： 打开降压； EN1 =低： 关闭降压。
11	VOUT1	降压输出传感节点。
12	FB1	巴克反馈输入。
13	VIN2	LDO1输入电压（ 1.7 V至5.5 V ）。
14	VOUT2	LDO1输出电压。
15	FB2	LDO1反馈输入。
16	EN2	启用LDO1。 EN2 =高： 打开LDO1； EN2 =低： 关闭LDO1。
17	模式	降压模式。 模式=高： 降压型稳压器工作在固定PWM模式； 模式=低： 降压稳压器工作在省电模式（PSM），在轻负载和在较高的负载恒定的PWM。
5, 18, 19, 20	NC	未连接。
0	EPAD	裸露焊盘。（ AGND=模拟地 ）。

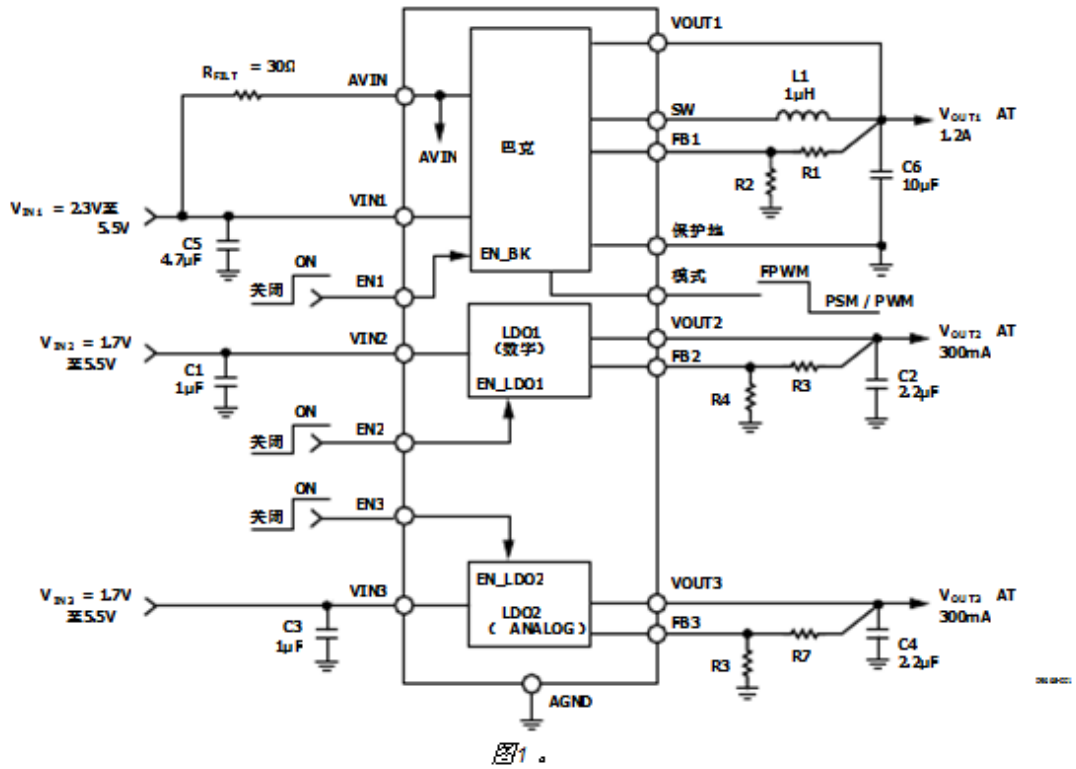
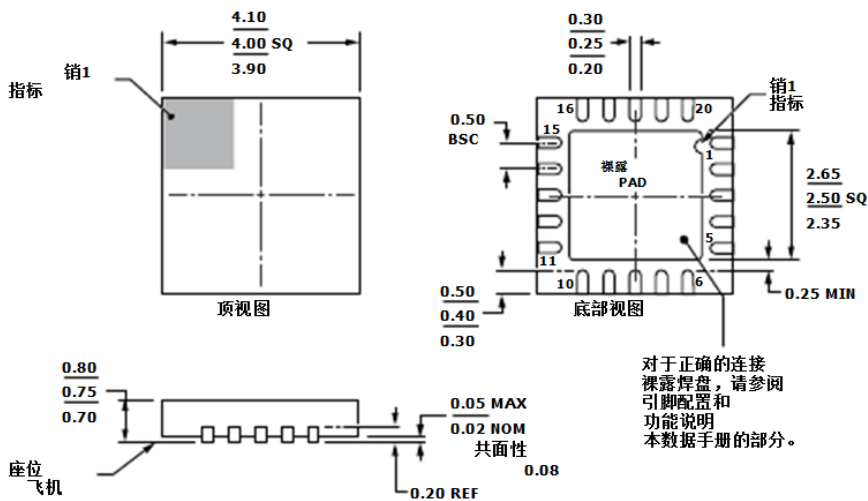


图1。



061609-B

柔顺 TC JEDEC标准MO-220-WGGD。

图110. 20引脚引脚架构芯片级封装[LFCSP_WQ]
4毫米×4毫米主体，非常非常薄型四方
(CP-20-10)
以毫米为单位显示尺寸