

# ADCMP600/ADCMP601/ADCMP602

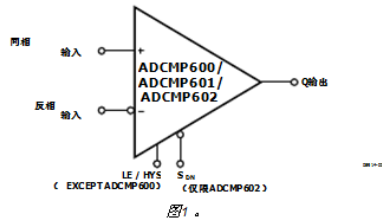
## 特点

- 完全指定的轨到轨V<sub>OH</sub> = 2.5 V至5.5 V
- 输入共模电压从-0.2 V到V<sub>OH</sub> + 0.2 V
- 低突波CMOS-/TTL兼容输出级
- 3.5 ns的传播延迟
- 10毫瓦，在3.3 V
- 关断引脚
- 单引脚控制的可编程迟滞与锁存器
- 电源抑制> 50分贝
- 改进的替代MAX999
- 40 °C至+ 125°C操作

## 应用

- 高速仪器仪表
- 时钟和数据信号恢复
- 逻辑电平转换或翻译
- 脉冲光谱
- 高速线路接收器
- 阈值检测
- 峰值和零交叉检测器
- 高速触发器电路
- 脉冲宽度调制器
- 电流/电压控制振荡器
- 自动测试设备 ( ATE )

## 功能框图



## 概述

该ADCMP600， ADCMP601和ADCMP602都非常快，比较上制作XFCB2，是ADI公司专有工艺。这些比较都是非常通用的和易于使用的。功能包括输入范围V<sub>OH</sub> = 0.5 V到V<sub>OH</sub> + 0.2 V，低噪声，TTL / CMOS兼容输出驱动器和锁存输入，可调迟滞和/或关断输入。

该器件提供5 ns传播延迟，10 mV过3 mA典型电源电流。

灵活的供电方案使设备操作

与单个+ 2.5V正电源和-0.5 V至2.8 V

输入信号范围达到了+5.5 V正电源供电，一个-0.5 V至5.8 V输入信号范围。采用独立的输入/输出电源，无在ADCMP602顺序限制支持宽

同时还允许独立输出输入信号范围，摆幅控制及省电。

的TTL / CMOS兼容的输出级设计用于驱动高达5 pF的全时序规格，在优美的降解和线性的方式作为附加的电容被添加。该比较器输入级提供鲁棒的保护，防止大输入过驱动，而输出不会反相时有效的输入信号超出范围。锁存器和可编程滞后特性，还提供了一个独特的单针控制选项。

该ADCMP600是在5引脚SC70提供和SOT-23封装，ADCMP601采用6引脚SC70封装，而ADCMP602采用8引脚MSOP封装。

