

## 模拟外设

### 12位ADC

- $\pm 1$ LSB INL ;无失调
- 可编程的吞吐量高达100 ksp/s
- 8个外部输入;可编程为单端或差分
- 可编程放大器增益: 16, 8, 4, 2, 1, 0.5
- 数据就绪型中断发生器
- 内置温度传感器 ( $\pm 3^{\circ}\text{C}$ )

### 两个12位DAC

- 电压输出
- 10毫秒的建立时间

### 两个比较器

- 16可编程迟滞值
- 配置为产生中断或复位

### 内部参考电压

### V<sub>DD</sub> 监视器/欠压检测器

### 片内JTAG调试

- 片上仿真电路提供全速, 非侵入式的, 在电路仿真
- 支持断点, 单步, 观察点, 检查/修改寄存器寄存器
- 使用ICE芯片的卓越性能仿真系统, 目标互连和插座
- 完全符合IEEE 1149.1规范

### 电源电压: 2.7~ 3.6 V

- 典型工作电流为12.5 mA的25兆赫
- 多种省电休眠和关断模式

### 温度范围: -40 ~+ 85°C

## 高速8051 $\mu\text{C}$ 核心

- 流水线指令结构;执行的指令在1或2的70%的系统时钟
- 高达25 MIPS的吞吐量与25 MHz时钟
- 扩展的中断处理程序;多达21个中断源

## 内存

- 2304字节的RAM
- 32KB闪存;在系统可编程的512字节扇区 (512字节保留)

## 数码外设

- 16 I/O端口;所有的可承受5V
- 硬件的SMBus™ (I2C™兼容), SPI™和UART串行端口同时可用
- 可编程的16位计数器/定时器阵列具有5个捕捉/比较模块
- 4个通用16位计数器/定时器
- 专用的看门狗定时器;双向复位

## 时钟源

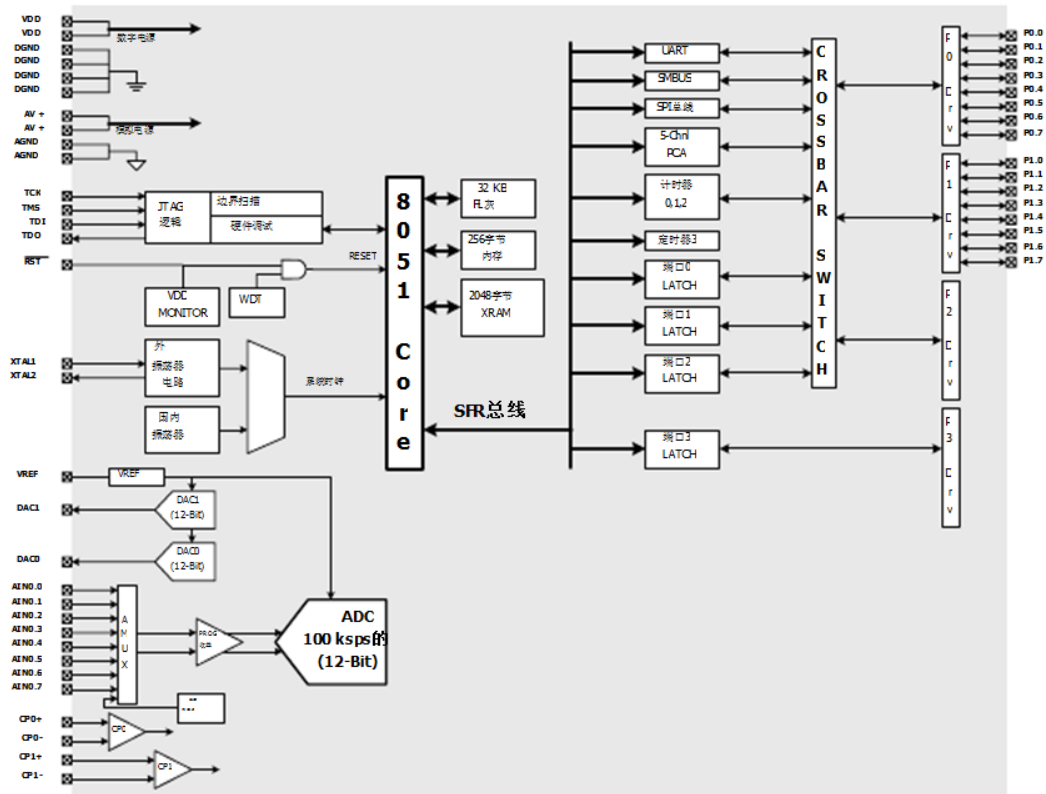
- 内部可编程振荡器: 2-16兆赫
- 外部振荡器: 晶体, RC, C或时钟
- 上的即时时钟源可以切换

## 包

- 48引脚TQFP (标准脚和无铅封装)

## 订购零件编号

- 无铅封装: C805F006-GQ
- 标准封装: C805F006



P0.2 / P2.7 P0.1 / P2.6 P0.0 / P2.5 P1.7 / P2.4 P1.6 / P2.3 P1.5 / P2.2 P1.4 / P2.1 P1.3 P1.2 P1.1 P1.0 P0.9 P0.8 P0.7 P0.6 P0.5 P0.4 P0.3 P0.2 P0.1 P0.0

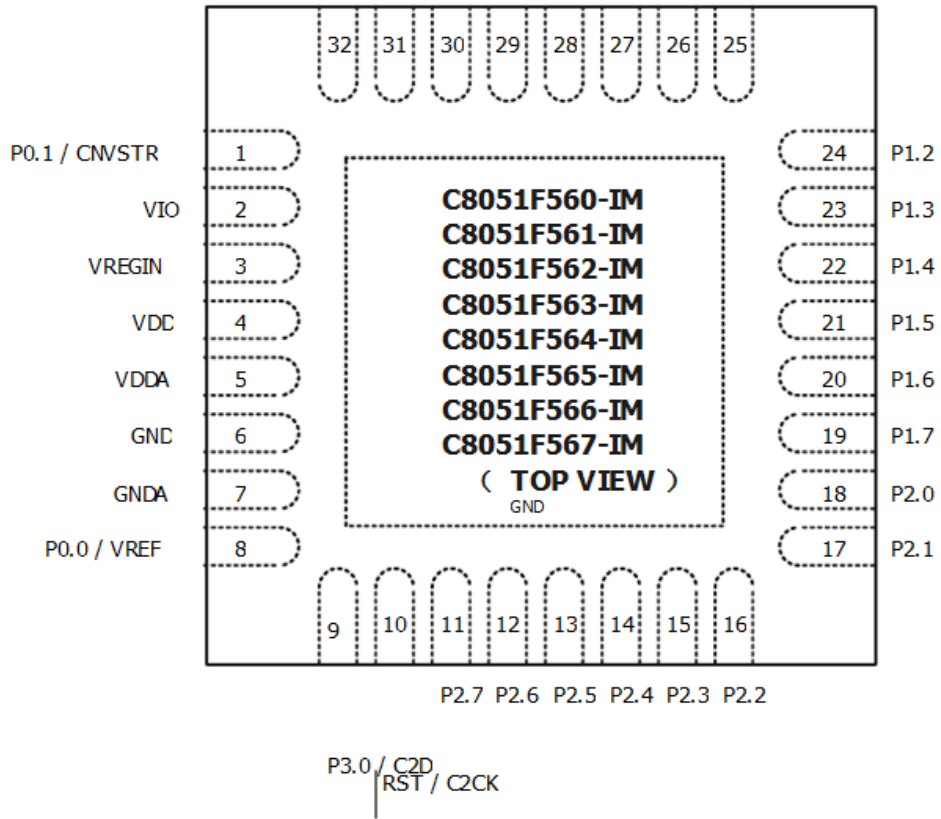


图3.3 • QFN -32引脚图（顶视图）

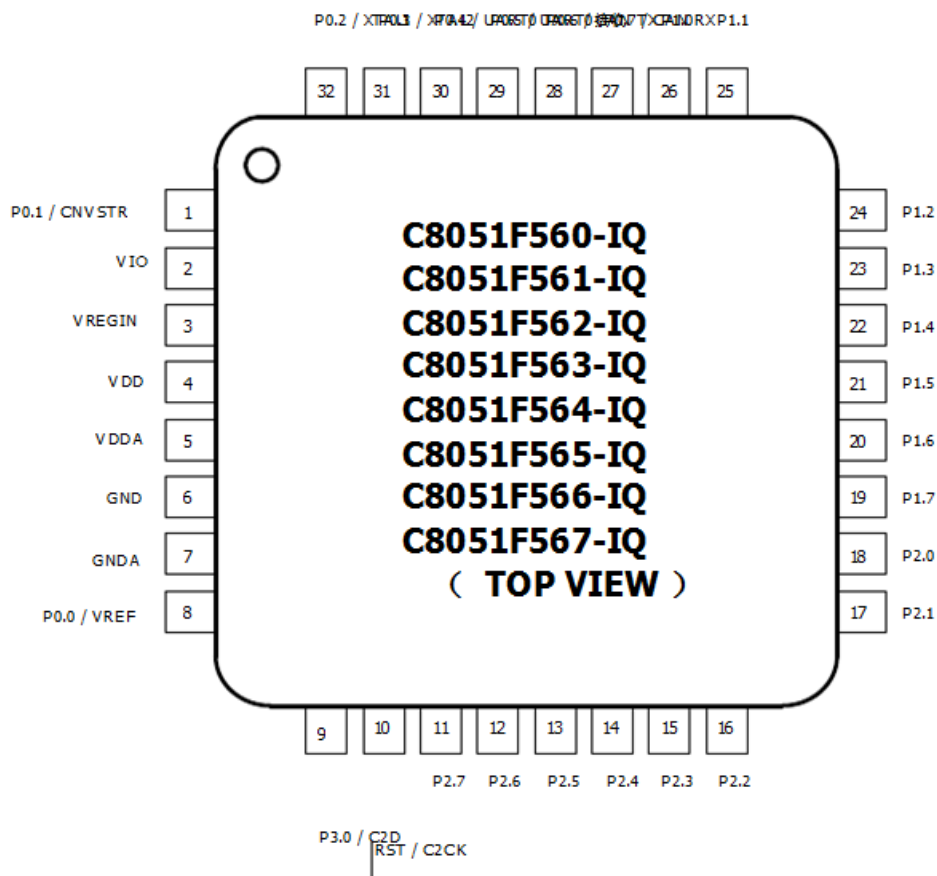
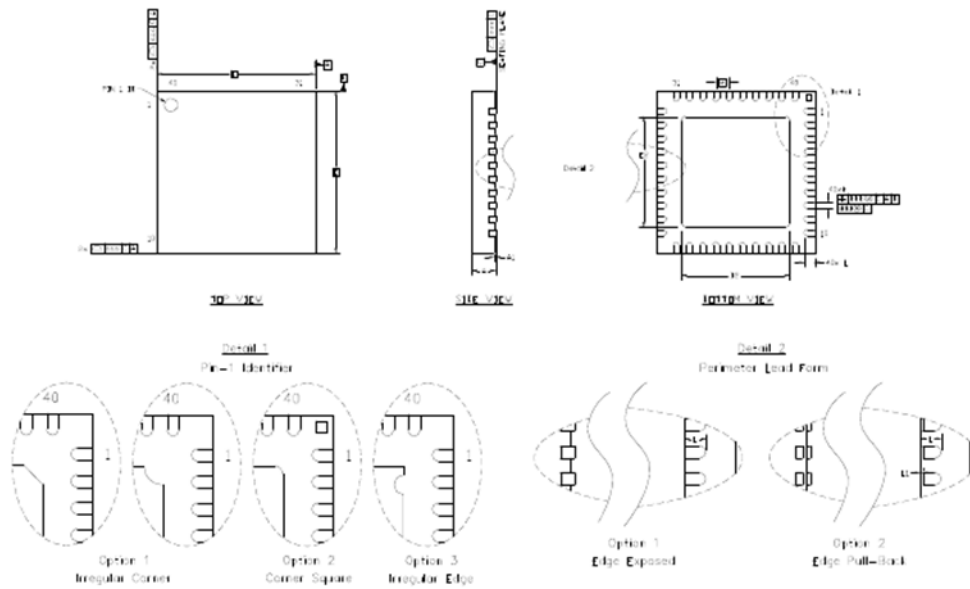
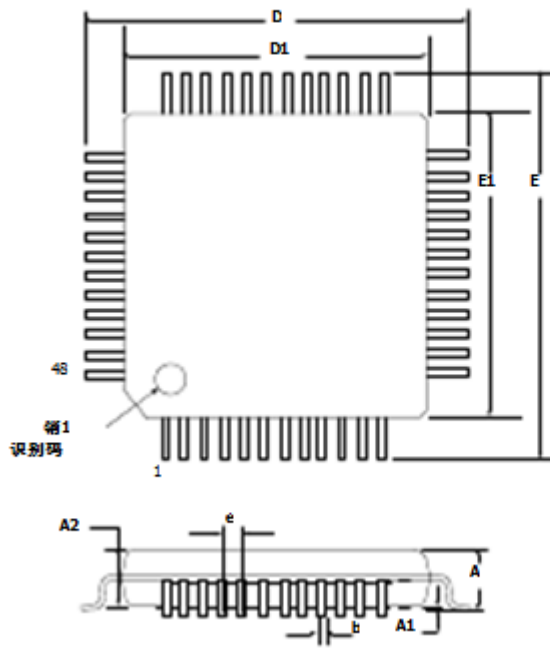


图3.2 • QFP -32引脚图（顶视图）



## 包装信息



	最小值 (mm)	标称值 (mm)	最大值 (mm)
A	-	-	1.20
A1	0.05	-	0.15
A2	0.95	1.00	1.05
b	0.17	0.22	0.27
D	-	9.00	-
D1	-	7.00	-
e	-	0.50	-
E	-	9.00	-
E1	-	7.00	-