

特点

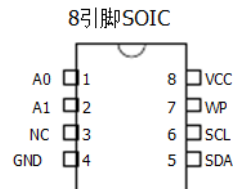
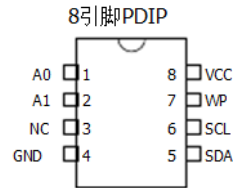
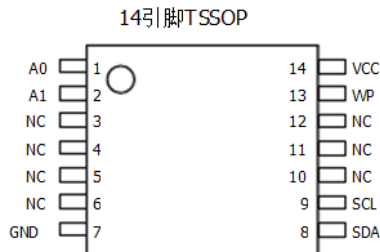
- 低电压和标准电压工作
 - 5.0 (V_{CC} = 4.5V至5.5V)
 - 2.7 (V_{CC} = 2.7V至5.5V)
 - 1.8 (V_{CC} = 1.8V至3.6V)
- 内部分为16,384 × 8和32,768 × 8
- 2线串行接口
- 施密特触发器滤波输入抑制噪声
- 双向数据传输协议
- 1兆赫 (5V) , 400千赫 (2.7V) 和100千赫 (1.8V) 的兼容性
- 写保护引脚用于硬件和软件数据保护
- 64字节页写模式 (部分页写允许)
- 自定时写周期 (5毫秒典型值)
- 高可靠性
 - 耐力: 100,000写周期
 - 数据保存: 40年
 - ESD保护: > 4000V
- 提供汽车级和扩展级温度装置
- 8引脚PDIP JEDEC , 8引脚JEDEC和EIAJ SOIC , 14引脚TSSOP和8引脚无引线阵列封装

描述

该AT24C128 / 256提供131072 / 262144位串行电可擦除和可编程只读存储器 (EEPROM) 组织为8 16384 / 32768字每个位。该器件的级联功能允许最多4个设备共享一个共同的2线总线。所述装置被用于许多工业和商业应用优化其中, 系统蒸发散低功耗和低电压操作是必不可少的。该器件可在节省空间的8引脚PDIP JEDEC, 8引脚EIAJ, 8引脚SOIC JEDEC, 14脚TSSOP和8引脚LAP包。另外, 全家人都在5.0V可 (4.5V至5.5V) , 2.7V (2.7V至5.5V) 和1.8V (1.8V至3.6V) 版本。

引脚网络connections

引脚名称	功能
A ₀ 到 A ₁	地址输入
SDA	串行数据
SCL	串行时钟输入
WP	写保护
NC	无连接



底部视图



2线串行 EEPROM的

128K (16,384 × 8)

256K (32,768 × 8)

AT24C128

AT24C256



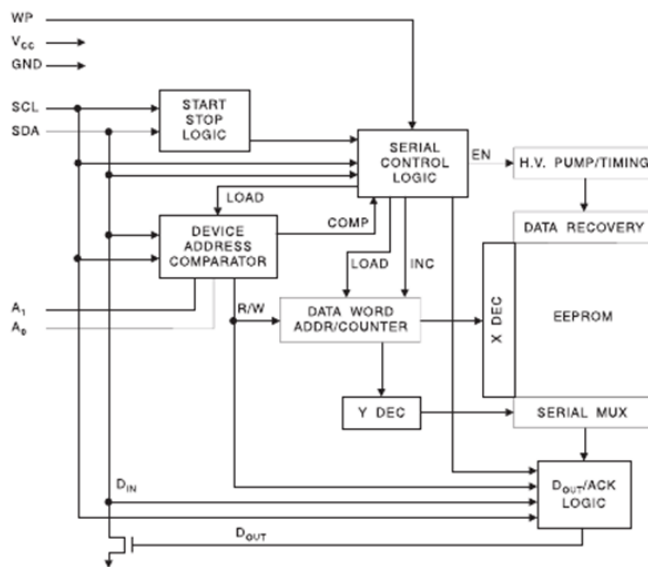


绝对最大额定值*

工作温度.....	-55 °C至+ 125°C
存储温度.....	-65 °C至+ 150°C
任何引脚电压 相对于地面.....	- 1.0V至+ 7.0V
最大工作电压6.25V	
直流输出电流.....	5.0毫安

*注意：
强调超越“绝对上市最大额定值”，可能会造成永久性损坏年龄到设备。这是一个值仅为该器件在这些或任何功能操作超出所指示的其他条件本规范的业务部门所不暗示。暴露在绝对最大额定值长时间会影响器件的条件可靠性。

框图



引脚说明

串行时钟 (SCL) : 在SCL输入用于上升沿时钟将数据送入EEPROM器件，并在时钟的下降沿将数据读出装置。

串行数据 (SDA) : SDA引脚是双向的串行数据传输。该引脚为开漏输出，可能是线或任意数量的其他漏极开路或集电极开路设备。

器件/页地址 (A1 , A0) : A1和A0引脚器件地址输入硬连接或左连接不与AT24C32 / 64的硬件兼容性。当销是硬连接，多达四个128K / 256K设备可以在一个单一的总线寻址系统（器件寻址详见器件寻址章节内容） 。当该管脚不硬连接，默认一个 A_1 AND A_0 是零。

写保护 (WP) : 写保护输入，当连接到GND，允许正常的写操作ations。当WP引脚拉高到V_{CC}，所有的写操作的存储器被禁止。如果不未连接， WP在内部下拉至GND。 WP切换到V_{CC} 前一个写能操作 ATION创建一个软件写保护功能。

内存组织

AT24C128 / 256 , 128K / 256K串行EEPROM : 在128K / 256K内部组织为256/512页，每页64字节。随机字寻址需要14 / 15- b数据字地址。