

## 特点

- 单2.7V - 3.6V电源
- 串行外设接口 (SPI) 兼容
  - 支持SPI模式0和3
  - 支持总流 <sup>SM</sup> 手术
  - 支持双输入程序和双输出读
- 很高的工作频率
  - 100兆赫的总流
  - 85兆赫的SPI
  - 时钟到输出 (T<sub>DO</sub>) 的 5 ns最大
- 灵活, 优化的擦除架构代码+数据存储应用
  - 统一4KB的块擦除
  - 统一的32 KB的块擦除
  - 统一的64 KB的块擦除
  - 整片擦除
- 单个扇区保护与全球保护/撤消功能
  - 64个扇区的64字节每
- 保护部门通过WIP引脚硬件控制锁
- 部门锁定
  - 使64字节扇区的任何组合永久只读
- 128字节的可编程OTP安全注册
- 灵活的编程
  - 字节/页编程 ( 1到256字节)
- 快速编程和擦除时间
  - 1.0毫秒的典型页编程 ( 256字节) 的时间
  - 50毫秒典型4KB的块擦除时间
  - 250毫秒典型的32字节块擦除时间
  - 400毫秒典型的64字节块擦除时间
- 编程和擦除暂停/恢复
- 自动检查和擦除/编程故障报告
- 软件控制的复位
- JEDEC标准制造商和设备ID阅读方法
- 低功耗
  - 5毫安读操作工作电流 (典型值在20兆赫)
  - 5 μA深度掉电电流 (典型值)
- 耐力: 100,000编程/擦除周期
- 数据保存时间: 20年
- 符合工业温度范围内
- 行业标准的绿色 (无铅/无卤化物/ RoHS标准) 封装选择
  - 8引脚SOIC ( 208密耳宽)
  - 8 - 垫超薄DFN ( 5×6×0.6 MM)

## 1.描述

该AT25DF321A是在一个设计用于串行接口的闪存设备种类繁多的大批量消费应用程序中, 程序代码从闪存阴影到执行嵌入式或外部RAM。该在AT25DF321A灵活的擦除架构, 其擦除粒度小4字节, 使其非常适用于数据存储的同时, 省去了额外的数据存储的EEPROM器件。



图2-1。 8 - SOIC (顶视图)

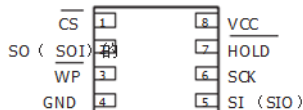


图2-2。 8, UDFN (顶视图)



32-Megabit

2.7-volt

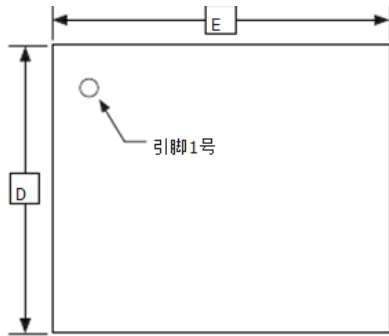
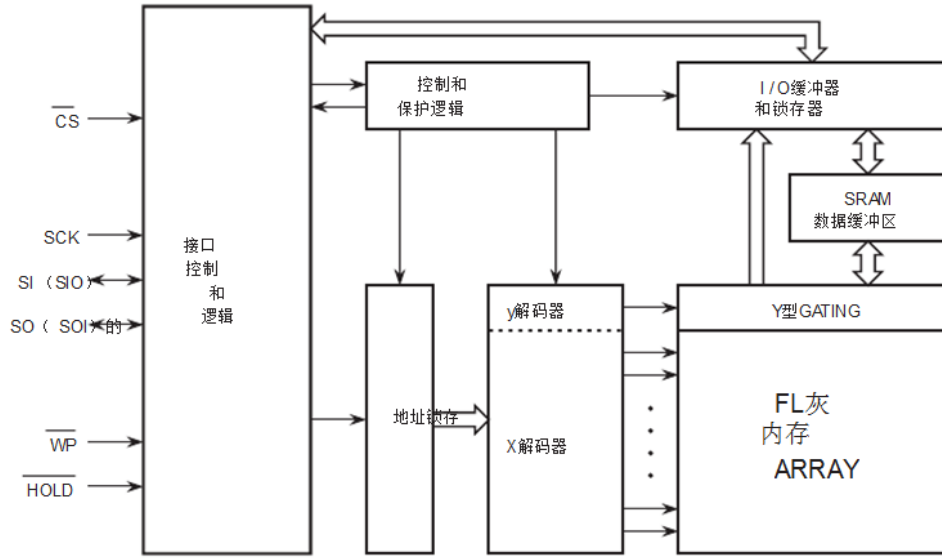
最低

SPI串行闪存  
内存

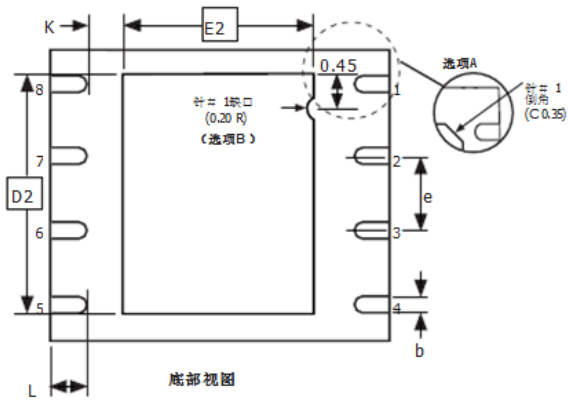
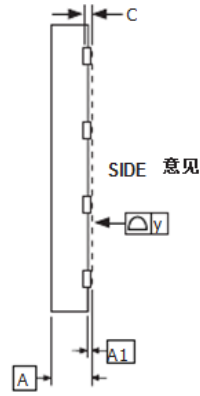
AT25DF321A

初步

3886C-0FLA9-12/08



顶视图

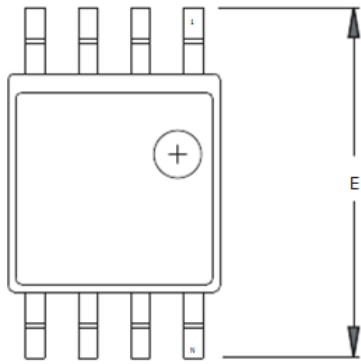


底部视图

常见尺寸  
(计量单位mm)

符号	民	响	最大	记
A	0.45	0.55	0.60	
A1	0.00	0.02	0.05	
b	0.35	0.40	0.48	
C	0.152 REF			
D	4.90	5.00	5.10	
D2	3.80	4.00	4.20	
E	5.90	6.00	6.10	
E2	3.20	3.40	3.60	
e	1.27			
L	0.50	0.60	0.75	
y	0.00	-	0.08	
K	0.20	-	-	

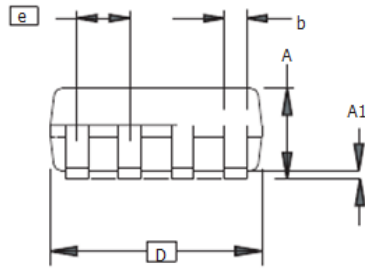
Notes: 1. This package conforms to JEDEC reference MO-229, Saw Singulation.  
2. The terminal #1 ID is a Laser-marked Feature.



顶视图



端视图



SIDE 意见

常见尺寸  
(计量单位mm)

符号	民	响	最大	记
A	1.70		2.16	
A1	0.05		0.25	
b	0.35		0.48	4
C	0.15		0.35	4
D	5.13		5.35	
E1	5.18		5.40	2
E	7.70		8.26	
L	0.51		0.85	
?	0°		8°	
e	1.27 BSC			3