

特点

- 180 MHz的ARM926EJ-S™ ARM® 拇指® 处理器
 - 8 KB的数据高速缓存， 8 KB的指令Cache， MMU
- 回忆
 - 32位外部总线接口，支持4个银行SDRAM /LPDDR，静态存储器，CF卡，SLC NAND闪存，带ECC
 - 两个4K字节内部SRAM，在系统运行速度单周期访问
 - 一个32字节的内部ROM，嵌入自举程序
- 外设
 - ITU-R BT. 601/656图像传感器接口
 - USB设备和USB主机与专用片上收发器
 - 10/100 Mbps以太网MAC控制器
 - 一个高速存储卡主机
 - 两个主/从串行外设接口
 - 两个三通道32位定时器/计数器
 - 一个同步串行控制器
 - 一个两线接口
 - 四个USART
 - 两个UART
 - 4通道10位ADC
- 系统
 - 90 MHz的6个32位的多层AHB总线矩阵
 - 22个外设DMA通道
 - 引导从NAND闪存，SD卡，DataFlash®或串行数据闪存
 - 复位控制器，带有片上电复位
 - 可选择32,768 Hz的低功耗和3-20 MHz的主振荡器
 - 内部低功耗32 kHz RC振荡器
 - 一个PLL为系统和一个PLL为USB优化
 - 两个可编程的外部时钟信号
 - 高级中断控制器和调试单元
 - 周期性间隔定时器，看门狗定时器和实时定时器
- I/O
 - 三个32位并行输入/输出控制器
 - 96可编程I/O线复用最多两个外设I/O
- 包
 - 217球BGA封装，0.8 mm间距
 - 208-pin的QFP，0.5 mm间距



AT91 ARM
拇指
微控制器

AT91SAM9260

摘要



