

## 特点

- 1.8 V模拟电源供电
- 1.8 V至3.3 V输出电源
- SNR
  - 74.3 dBFS的9.7 MHz的输入
  - 71.5 dBFS的频率为200 MHz的输入
- SFDR
  - 93 dBc的9.7 MHz的输入
  - 80 dBc的频率为200 MHz的输入
- 低功耗
  - 45毫瓦，在20 MSPS
  - 87毫瓦，在80 MSPS
- 差分输入，700 MHz带宽
- 片上电压基准和采样与保持电路
- 2 V P-P差分模拟输入
- DNL = ± 0.35 LSB
- 串口控制选项

- 偏移二进制，格雷码或二进制补码数据格式
- 整数1，2或4个输入时钟分频器
- 内置的可选择的数字测试图案生成
- 节能省电模式
- 数据时钟输出（DCO），具有可编程时钟和数据校准

## 应用

### 通讯

- 分集无线系统
- 多模式数字接收机
  - GSM，EDGE，W-CDMA，LTE，CDMA2000，WMAX等的TD-SCDMA
- 智能天线系统
- 电池供电仪表

- 手持式示波器
- 便携式医疗成像
- 超声
- 雷达/LIDAR

## 功能框图

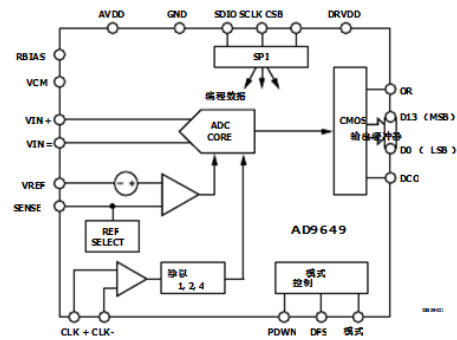


图1。

## 产品亮点

- 在AD9649的1.8 V单模拟电源工作供电，并配有独立的数字输出驱动电源以适应1.8 V至3.3 V逻辑。
- 取得专利的采样保持电路保持优良对于输入性能频率最高为200MHz的并且是专为低成本，低功耗和易用性。
- 标准串行端口接口（SPI）支持各种产品的特性和功能，例如数据输出格式化，内部时钟分频器，省电，DCO，数据输出（D13至D0）时序和偏移调整，以及电压参考模式。
- 在AD9649封装在一个32引脚符合RoHS标准的LFCSP封装这是与引脚兼容 AD9629 12位ADC和该 AD9609 10位ADC，可实现简单的迁移路径从20 MSPS的10位和14位转换器的采样80 MSPS。

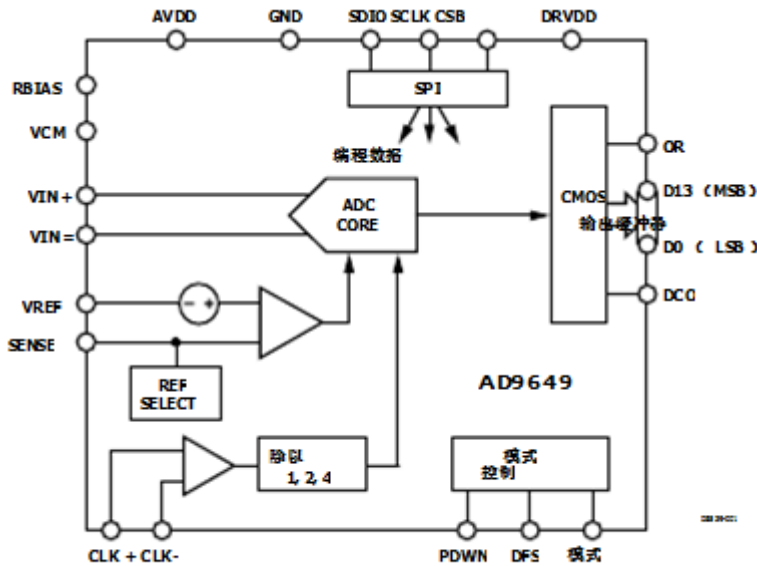
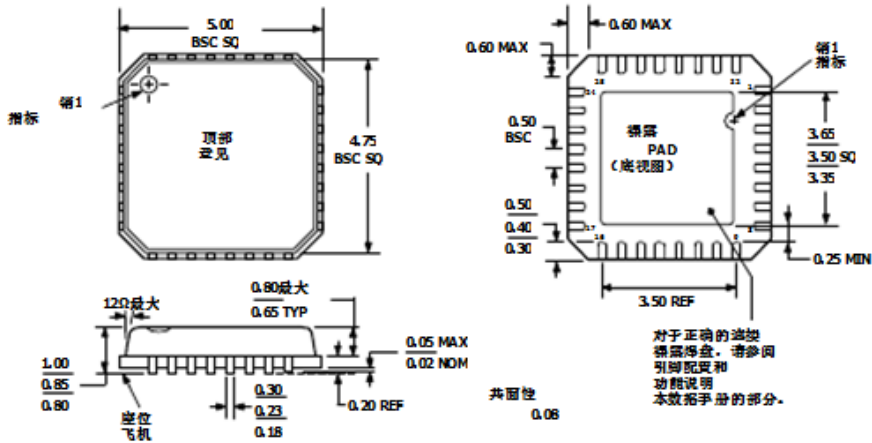
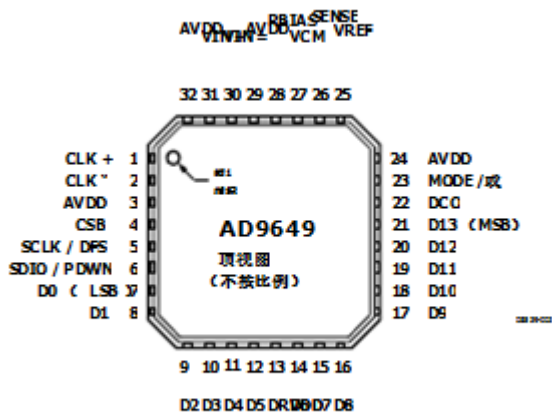


图1。



符合JEDEC标准MO-220-VHHD-2