

## 特点

- 串行外设接口 (SPI) 兼容
- 支持SPI模式0 (0,0) 和3 (1,1) 的
- 数据表描述模式0操作
- 低电压操作
  - 1.8 (V<sub>CC</sub> = 1.8V至5.5V)
- 20 MHz的时钟速率 (4.5 - 5.5V)
- 128字节页模式和字节写操作支持
- 块写保护
  - 保护1/4, 1/2, 或整个阵列
- 写保护 (WP) 引脚和写禁止说明  
硬件和软件数据保护
- 自定时写周期 (5 ms以下)
- 高可靠性
  - 耐力: 100万次擦写循环
  - 数据保存: >40年
- 无铅/无卤设备
- 8引脚SOIC JEDEC, 8引脚TSSOP封装和8引脚SAP软件包
- 模具销售: 晶圆形式, 松饼包, 和凸点芯片

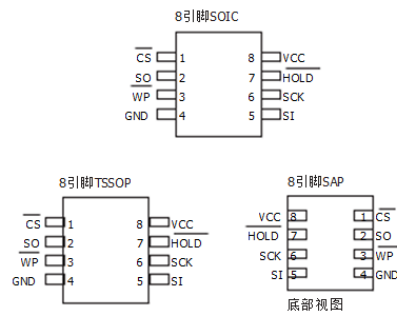
## 描述

该AT25512提供524288位串行电可擦除可编程的读只有组织为每8位65536字存储器 (EEPROM)。该装置进行了在许多工业和商业应用而得到优化的情况下使用的低功耗和低电压操作是必不可少的。该器件采用节省空间的8引脚JEDEC SOIC, 8引脚TSSOP和8引脚封装的SAP。此外, 整个家庭在1.8V (1.8V至5.5V) 版本。

该AT25512通过片选引脚 (CS) 启用, 并通过3线访问接口, 包括串行数据输入 (SI), 串行数据输出 (SO) 和串行时钟 (SCK)。所有的编程周期是完全自定时, 并没有单独的在写入前擦除周期。

表0-1。 引脚名称和引脚功能

引脚名称	功能
CS	芯片选择
SCK	串行数据时钟
SI	串行数据输入
SO	串行数据输出
GND	地
VCC	电源
WP	写保护
HOLD	暂停串行输入
NC	无连接

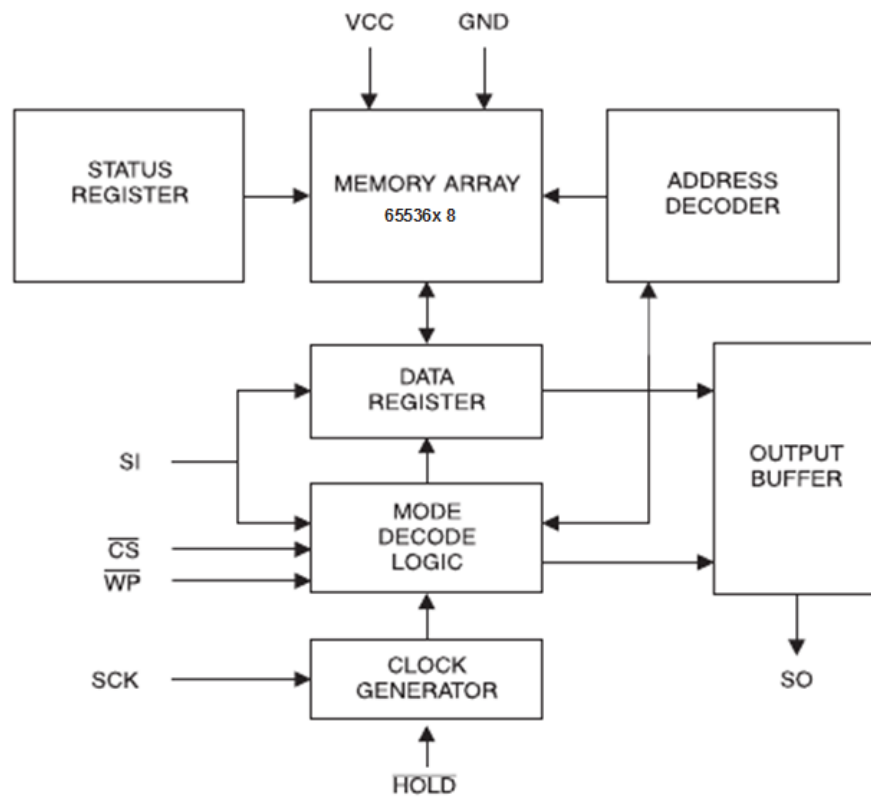


## SPI串行 EEPROM

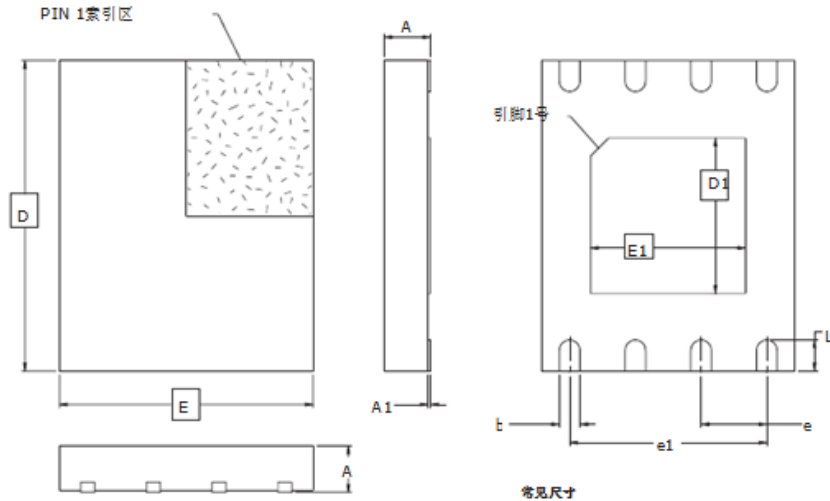
512K ( 65,536 × 8 )

## AT25512

框图



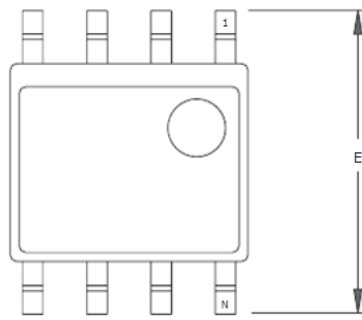
8Y7 - SAP



常见尺寸  
(计量单位mm)

符号	低	高	最大	记
A	-	-	0.60	
A1	0.00	-	0.05	
D	5.80	6.00	6.20	
E	4.70	4.90	5.10	
D1	3.30	3.40	3.50	
E1	3.90	4.00	4.10	
b	0.35	0.40	0.45	
e	1.27 (典型值)			
e1	3.81 REF			
L	0.50	0.60	0.70	

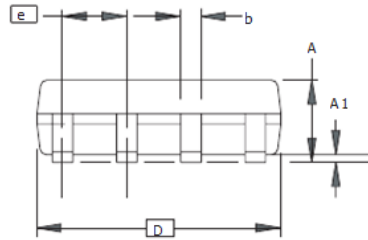
8S1 - JEDEC SOIC



顶视图



端视图

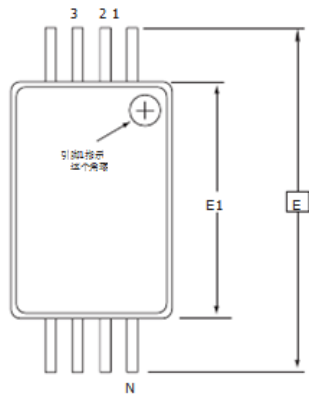


SIDE 意见

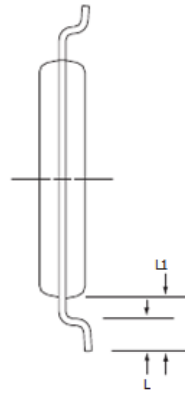
常见尺寸  
(计量单位mm)

符号	最	小	最大	记
A	1.35	-	1.75	
A1	0.10	-	0.25	
b	0.31	-	0.51	
C	0.17	-	0.25	
D	4.80	-	5.05	
E1	3.81	-	3.99	
E	5.79	-	6.20	
e	1.27 BSC			
L	0.40	-	1.27	
ø	0	-	8	

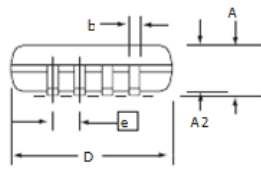
# 8A2 - TSSOP



顶视图



端视图



SIDE VIEW

常见尺寸  
(计量单位mm)

符号	标	准	最大	记
D	2.90	3.00	3.10	2.5
E	6.40 BSC			
E1	4.30	4.40	4.50	3.5
A	-	-	1.20	
A2	0.80	1.00	1.05	
b	0.15	-	0.30	4
e	0.65 BSC			
L	0.45	0.60	0.75	
L1	1.00参考			