

I²C兼容, (2线) 串行EEPROM

16千位 (2048 × 8)

数据表

标准功能

- 低电压和标准电压工作
V_{CC} = 1.7V至5.5V
- 内部组织为2048 × 8 (16K)
- I²C兼容 (2线) 串行接口
- 施密特触发器滤波输入抑制噪声
- 双向数据传输协议
- 为1MHz (2.5V, 2.7V, 5V) 和400kHz (1.7V) 的兼容性
- 写保护引脚用于硬件数据保护
- 16字节页写模式
允许页面局部写入
- 自定时写周期 (5ms的最大值)
- 高可靠性
续航能力: 100万写周期
数据保存: 100年
- 绿色包装选项铅 (Pb / 无卤化物 / RoHS标准)
8引脚PDIP, 8引脚SOIC, 8引脚TSSOP, 8-垫UDFN, 8片XDFN,
5引脚SOT23和8球VFBGA
- 芯片选择: 晶圆形式和磁带和卷轴

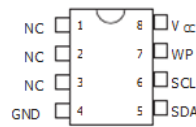
描述

爱特梅尔® AT24C16C提供了16,384位的串行电可擦除和可编程只读组织为8位2048字存储器 (EEPROM) 每一个。所述装置被用于很多工业和商业应用中优化的。其中, 低功耗和低电压操作是必不可少的。AT24C16C是可用节省空间的8引脚PDIP, 8引脚SOIC JEDEC, 8引脚TSSOP, 8-垫UDFN, 8-pad XDFN, 5引脚SOT23封装, 以及8球VFBGA封装, 并通过2线串行访问界面。

表1中。 引脚配置

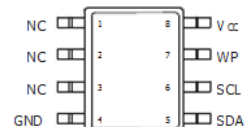
引脚名称	功能
NC	无连接
SDA	串行数据
SCL	串行时钟输入
WP	写保护
GND	地
V _{CC}	电源

8引脚PDIP



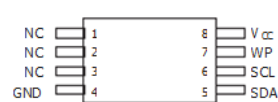
顶视图

8引脚SOIC



顶视图

8引脚TSSOP



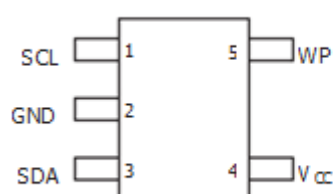
顶视图

8-垫UDFN / XDFN



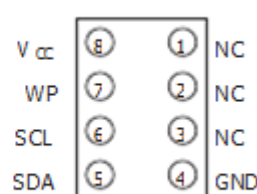
底部视图

5引脚SOT23封装

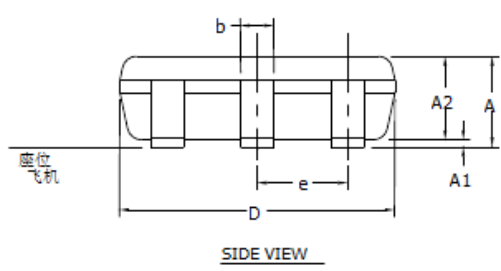
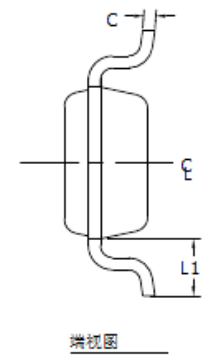
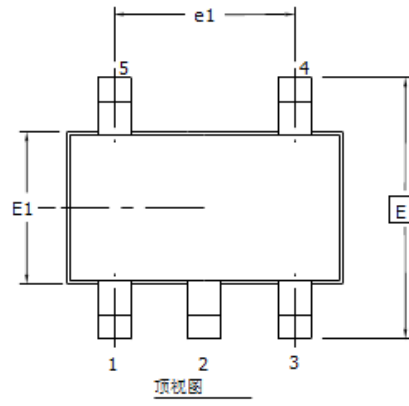


顶视图

8球VFBGA



底部视图

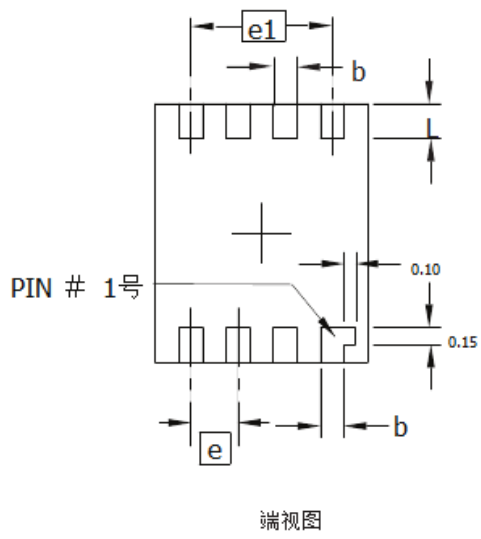
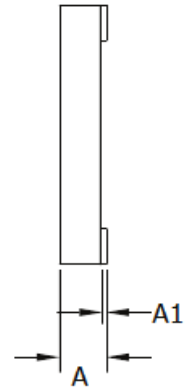
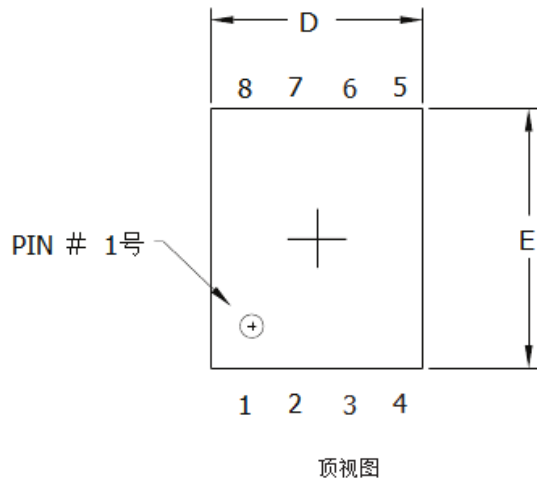


- 1.尺寸D不包括端子, 突出或喇叭, 模具闪光灯, 突出或喇叭不得超过每侧0.15毫米, 尺寸E1不包括引脚间的隔层或凸出, 间的隔层或突起不得超过每边0.15毫米。
- 2.封装的顶部可以比包底小, 尺寸D和E1在封装体的最外边缘测量模具的宽度闪光灯, 拉杆喇叭, 门喇叭和引脚间, 但包括任何不匹配封装体的顶部和底部之间。
- 3.这些尺寸适用于引线的平端部分在0.08毫米和0.15毫米的导线尖端。
- 4.尺寸“D”不包括dambar突出, 允许dambar突出应当单计为0.08毫米超过“D”尺寸在最大材料条件, 密封胶不能性位脚的下部平面上, 最低限度凸出和相邻导线间间距不小于0.07毫米。

此图仅供参考, 请参考JEDEC 插图MO-193, 变化AB的其他信息。

常见尺寸
(计量单位mm)

符号	宽	高	最大	注
A	-	-	1.00	
A1	0.00	-	0.10	
A2	0.70	0.90	1.00	
c	0.08	-	0.20	3
D	2.90 BSC			1,2
E	2.80 BSC			1,2
E1	1.60 BSC			1,2
L1	0.60 REF			
e	0.95 BSC			
e1	1.90 BSC			
b	0.30	-	0.50	3,4



常见尺寸
(计量单位mm)

符号	标	准	最大	记
A	-	-	0.40	
A1	0.00	-	0.05	
D	1.70	1.80	1.90	
E	2.10	2.20	2.30	
b	0.15	0.20	0.25	
e	0.40 TYP			
e1	1.20 REF			
L	0.26	0.30	0.35	

