



## CR5218

### 自供电双绕组CC/CV原边PWM开关

#### 主要特点

- 内置快速启动，省启动电阻
- 内置自供电功能，省供电二极管
- 原边检测拓扑结构，无需光耦和431
- 全电压范围内高精度恒压和恒流输出
- 可编程CC/CV模式控制
- 采用多模式控制的效率均衡技术
- 内置输出线电压补偿功能
- 内置初级电感量偏差补偿功能
- 内置全电压功率自适应补偿功能
- 内置过温度保护功能
- 内置FB开路 and 短路保护功能
- 内置前沿消隐
- 逐周期过流保护
- 高功率密度封装，四引脚散热
- SOP-8L绿色封装

#### 基本应用

- 小功率电源适配器
- 蜂窝电话充电器
- 圣诞灯、LED驱动器
- 替代线性调整器和RCC

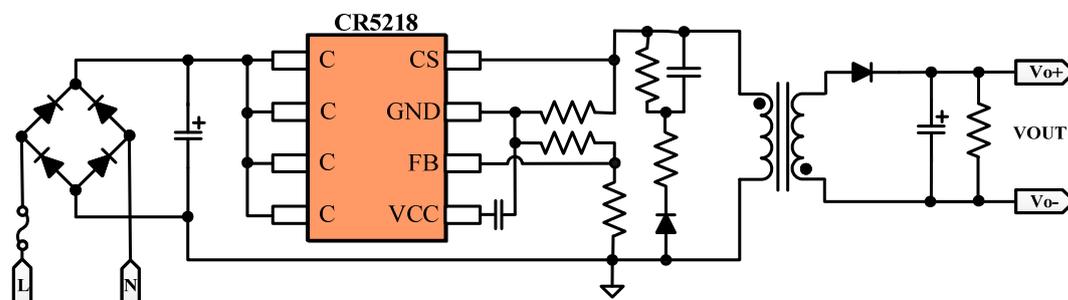
#### 产品概述

CR5218 是一款高性能原边检测控制的 PWM 开关，具有快速启动功能，启动时间更短。CR5218 内部采用了多模式控制的效率均衡技术，用于减少芯片系统待机功耗和提升效率，同时采用了初级电感量补偿技术和内部集成的输出线电压补偿技术，保证了芯片在批量生产过程中 CC/CV 输出精度，内置的全电压功率自适应补偿技术保证了系统在全电压范围（90V~264V）内输出恒定的功率。可以工

作在双绕组和三绕组应用系统下，自供电功能保证芯片能够在任何条件下正常工作，极简的外围应用仍然能够保证电源系统的稳定可靠工作。

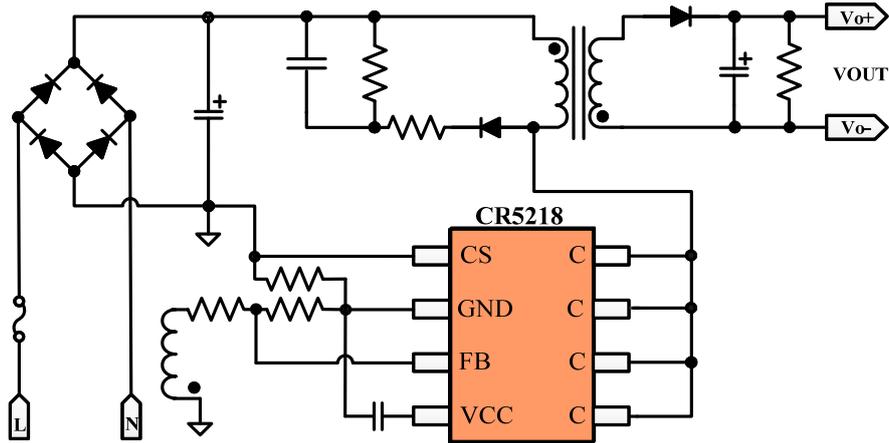
CR5218 集成了多种功能和保护特性，包括欠压锁定（UVLO），软启，过温保护（OTP），逐周期电流限制（OCP），FB 引脚开路和悬空保护，输出短路保护，前沿消隐等，使得芯片具有更高的可靠性。

#### 典型应用

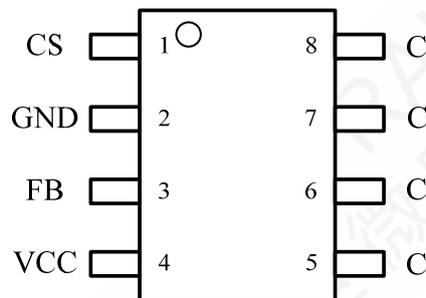


双绕组应用电路





三绕组应用电路

**管脚排列**


SOP-8L

**管脚描述**

引脚序号	符号	描述
1	CS	CS 电阻引脚，用于初级峰值电流检测
2	GND	地线引脚
3	FB	原边检测电压反馈引脚
4	VCC	IC 供电引脚。该引脚为芯片的正常工作提供电压
5/6/7/8	C	内置功率管高压端引脚

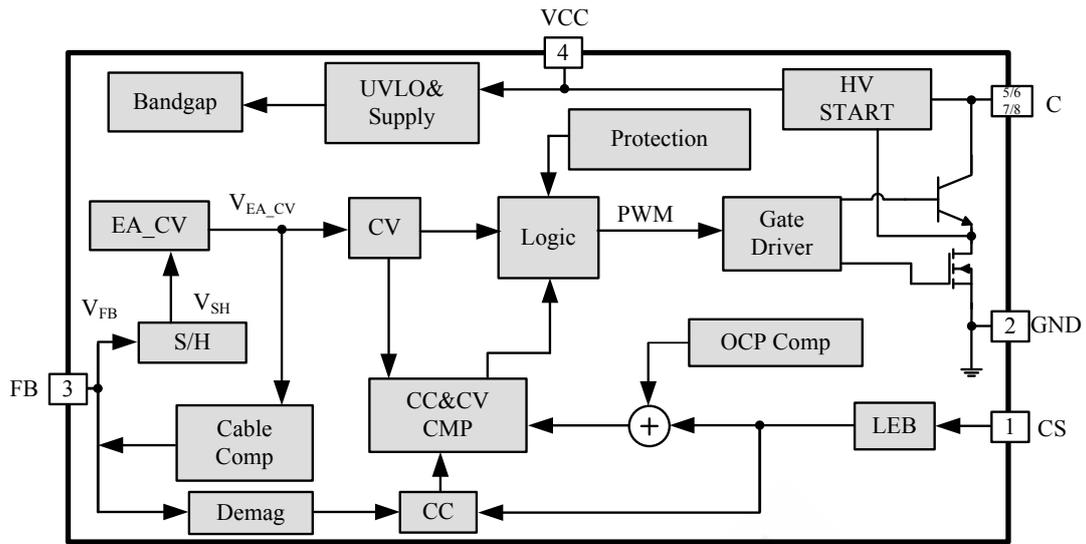
**应用范围**

产品型号	适用功率* (90V~264V)	VCBO	封装
CR5218SA	≤3.6 W	850V	SOP-8L
CR5218SC	≤ 5 W	850V	SOP-8L
CR5218SD	≤ 6 W	850V	SOP-8L
CR5218SE	≤7.5 W	700V	SOP-8L
CR5218SF	≤10 W	700V	SOP-8L
CR5218SG	≤12 W	700V	SOP-8L

\*实际最大功率必须保证足够的集电极散热面积，测试条件 40℃环境温度。



## 结构框图



电路结构框图

## 极限参数

符号	描述		值	单位
$V_C$	C 耐压电压	SA、SC、SD	850	V
		SE、SF、SG	700	V
$V_{FB}/V_{VCC}$	FB/VCC 输入电压		-0.3~6	V
$V_{CS}$	CS 输入电压		-1~5	V
$T_J$	最大结温		150	°C
$T_A$	工作温度范围		-40 to 125	°C
$T_{STG}$	最小/最大存储温度		-55 to 150	°C
$T_L$	引脚温度 (焊接时间 10 秒)		260	°C
ESD	人体模式 HBM		2k	V

## 推荐工作环境

符号	描述	最小 ~ 最大	单位
$V_{VCC}$	VCC 输入电压	3.5~5	V
$T_A$	工作温度范围	-20 ~ 85	°C





## 电气参数

(V<sub>VCC</sub>=5V, T<sub>A</sub>=25°C 除了另作说明)

符号	描述	测试条件	最小	典型	最大	单位
<b>电源电压 (VCC 引脚)</b>						
I <sub>ST</sub>	VCC 启动电流	VCC=3.5V		1	10	μA
I <sub>OP</sub>	工作电流	V <sub>FB</sub> =20kHz, VCC=5V		0.5	1	mA
UVLO <sub>NO</sub>	导通阈值电压		2.6	3	3.3	V
UVLO <sub>OFF</sub>	关断阈值电压		4	4.5	5	V
VCC <sub>CLAMP</sub>	VCC 钳位电压	I <sub>VCC</sub> =2mA	4.8	5.2	5.5	V
<b>电流检测引脚(CS Pin)</b>						
T <sub>LEB</sub>	LEB 时间			300		ns
T <sub>D_OC</sub>	过流检测控制延时			100		ns
V <sub>TH_OC</sub>	OCP 过功率阈值电压		480	500	520	mV
<b>FB 引脚</b>						
V <sub>FB_REF</sub>	反馈 FB 阈值电压		1.17	1.2	1.23	V
V <sub>FB_SHORT</sub>	短路保护阈值电压			0.5		V
T <sub>FB_SHORT</sub>	短路保护延迟时间			27		ms
V <sub>FB_DEM</sub>	退磁比较阈值电压			25		mV
T <sub>ON_MAX</sub>	最大开通时间			30		μs
T <sub>OFF_MAX</sub>	最长关断时间			7		ms
F <sub>MAX</sub> *	推荐最大应用工作频率				70	kHz
I <sub>COMP_MAX</sub>	最大线补电流			10		μA
<b>功率 BJT</b>						
V <sub>CBO</sub>	集电极-基极击穿电压	SA、SC、SD		850		V
		SE、SF、SG		700		V
I <sub>C</sub> **	集电极额定电流	CR5218SA		0.3		A
		CR5218SC		0.8		
		CR5218SD		1		
		CR5218SE		1.5		
		CR5218SF		1.6		
		CR5218SG		4		
I <sub>P_MAX</sub>	初级电流最大值	CR5218SA			0.3	A
		CR5218SC			0.4	
		CR5218SD			0.45	
		CR5218SE			0.5	
		CR5218SF			0.6	
		CR5218SG			0.8	
<b>过温保护</b>						
OTP <sub>TH</sub>	过温保护			165		°C
OTP <sub>REC</sub>	恢复温度			135		°C

\* 考虑到三极管的开关工作特性, 不建议工作在过高的工作频率, 频率过高发热严重

\*\* 集成功率三极管的电流和封装形式、散热、环境温度都有关系, 本说明书所给值为室温下分立封装的三极管的电流



## 芯片概述

CR5218 是一款自供电双绕组的高性能原边检测控制的 PWM 开关，内置快速启动功能，使启动时间极大缩短。CR5218 内部采用了多模式控制的效率均衡技术，用于优化芯片系统待机功耗和提升效率，同时采用了初级电感量补偿技术和内部集成的输出线电压补偿技术，保证了芯片在批量生产过程中 CC/CV 输出精度，内置的全电压功率自适应补偿技术保证了系统在全电压范围（90V~264V）内输出恒定的电流。它采用自供电原边控制方式，因此不需要 TL431 和光耦，也不需要供电二极管，可以在双绕组的条件下工作。

## 恒流/恒压工作

CR5218 作为充电器运用时，芯片首先工作在 CC 模式，并以恒定的输出电流对电池充电，当电池电压达到满电压时迅速切换到 CV 工作模式，输出电压通过变压器绕组反馈到 FB 端，采样电路采样到的 FB 端电压与误差放大器基准电压比较，放大以后再经过芯片内部环路调节控制使输出电压恒定。

## 工作原理

为了确保 CR5218 在 CC/CV 模式下正常工作，设计必须保证芯片工作在 DCM 模式。

在开关管导通期间，变压器初级电感电流以固定的斜率上升，在开关管关断时刻达到最大值  $I_p$ ，同时初级绕组上的电流按照一定的匝比关系转移到次级绕组上，

所以次级绕组上的峰值电流为：

$$I_S = \frac{N_P}{N_S} \times I_P \quad (1)$$

辅助绕组上的电压反射出输出电压如下所示：

$$V_{AUX} = \frac{N_{AUX}}{N_S} \times (V_O + \Delta V) \quad (2)$$

其中  $\Delta V$  为输出续流二极管的管压降。

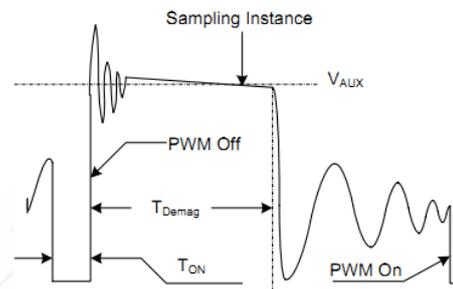


图 1 辅组绕组上电压波形曲线

FB 端通过辅组绕组和 GND 之间的分压电阻进行采样。内置采样电路在退磁时间一半的时刻开始采样并保持到下一次采样，再将采样电压与误差放大器基准电压比较放大，根据负载状态调整开关管关断时间来调整输出电压。

## 输出电压设置

CR5218通过分压电阻采样反馈电压，电阻分压后得到的电压与内部基准比较形成闭环后，来恒定输出电压  $V_O$ 。

两绕组方案输出电压计算公式：

$$V_O = \frac{1.2 \times (R_{FBL} + R_{FBH})}{R_{FBL}} \times \frac{N_S}{N_P} - V_D \quad (3)$$

三绕组方案输出电压计算公式：

$$V_O = \frac{1.2 \times (R_{FBL} + R_{FBH})}{R_{FBL}} \times \frac{N_S}{N_{AUX}} - V_D \quad (4)$$

式中， $R_{FBL}$ 是FB下偏电阻， $R_{FBH}$ 是FB



上偏电阻,  $N_S$ 是初级匝数,  $N_P$ 是次级匝数,  $N_{AVX}$ 是检测绕组匝数,  $V_D$ 是输出二极管的管压降。

$$F_{SW} = \frac{1}{2T_{DEM}} \quad (7)$$

CR5218 采用芯片内部设置  $L_P F_{SW}$  为常数的方法克服了 CC 模式下最大输出电流随着初级电感量的变化而改变的缺陷。

### CC 工作点和输出功率可调

CR5218 通过调节 CS 端的外接电阻  $R_S$  实现不同的 CC 工作电流和输出功率输出, 在  $R_S$  比较大的情况下, CC 工作点和输出功率都比较小, 如图 2 所示。

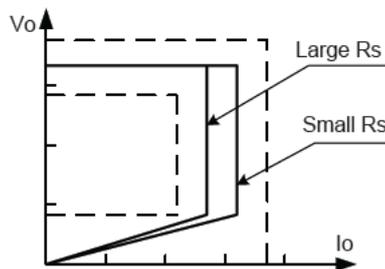


图 2 调整  $R_S$  调整 CC 点和  $V_O$  示意图

CC 工作时, 输出电流值可以通过以下公式计算:

$$I_{CC} = \frac{1}{4} \times \frac{N_P}{N_S} \times I_P \quad (5)$$

### 开关频率

CR5218 的开关频率根据负载状态和工作模式的不同而改变。

当工作在反激断续工作模式下时, 最大输出功率为

$$PO_{MAX} = \frac{1}{2} L_P F_{SW} I_P^2 \quad (6)$$

式中  $L_P$  为初级绕组的电感值,  $I_P$  为初级绕组的峰值电流。

在 CC 模式下, 当初级绕组的电感量发生改变时, 导致最大输出电流发生改变。为了补偿初级电感量的变化, 开关频率通过内部电路锁定为:

### 线损补偿

为了达到良好的负载调整率, CR5218 内部集成了线损补偿功能。FB 端的采样电压由两部分组成: 1、输出电压通过变压器绕组反馈到 FB 端的电压; 2、芯片内部线损补偿电流流过分压电阻所产生的电压, 这个电流与开关管关断时间成正比, 与负载电流成反比, 所以使得由于输出负载电流变化而导致的输出电压变化能够得到有效补偿。

最大补偿百分比为:

$$\frac{\Delta V}{V_{OUT}} = \frac{I_{COMP} \times (R_{FBL} // R_{FBH}) \times 10^{-6}}{1.2} \times 100\% \quad (8)$$

其中  $\Delta V$  为负载补偿电压,  $V_{OUT}$  为输出电压。

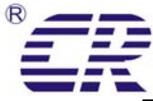
### CS 电流检测和前沿消隐

CR5218 的峰值电流检测通过检测 CS 脚的外接电阻  $R_S$  上的电压, 并且内部设计前沿消隐电路滤除功率 MOSFET 在开启瞬间的电流尖峰, 所以 CS 输入脚的 RC 滤波电路不再需要。

### 保护功能

CR5218 为了确保系统的正常工作内置了多重保护措施。这些保护措施包括欠压锁定 (UVLO), VCC 电压钳位, 过温





保护 (OTP), 逐周期电流限制 (OCP), CS 引脚悬空保护, 输出短路保护, 内置前沿消隐电路等。芯片供电电源 VCC 可以不用辅助绕组提供, 当 VCC 低于进入欠压锁定的阈值电压时, 开关将会被关断, 随后系统自动进入重启状态。

## PCB 设计

设计 CR5218 PCB 时, 需要遵循以下准则:

**VCC 电容:** 推荐选用 2.2uF 贴片 X7R 材质电容, 耐压 $\geq 6.3V$  或高频低阻电解电容 4.7uF/10V。VCC 的电容需要紧靠芯片 VCC 和 GND 引脚, 芯片 VCC 引脚若悬空或引线过长都会造成芯片 VCC 引脚击穿损坏;

**CS 电流采样电阻:** CS 电流采样电阻要紧靠芯片 CS 和 GND 引脚;

**FB 采样引脚:** 接到 FB 的分压电阻必须靠近 FB 引脚, 且节点要远离变压器原边绕组的动点, 双绕组应用时还需注意取采样电阻是否满足耐压要求;

**C 引脚:** 适当增加 C 引脚的铺铜面积以提高芯片散热;

**功率环路布线:** 减小功率环路的面积, 如变压器、C 端、母线电容的环路面积, 以及变压器、整流二极管、输出电容的环路面积, EMI 特性就良好。

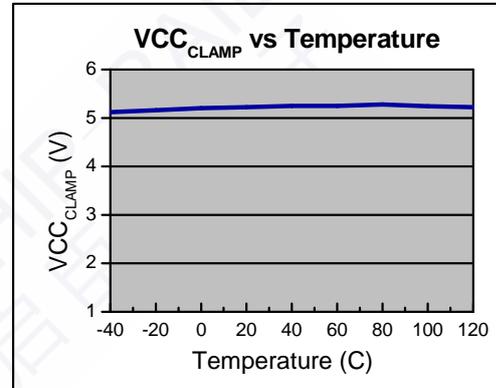
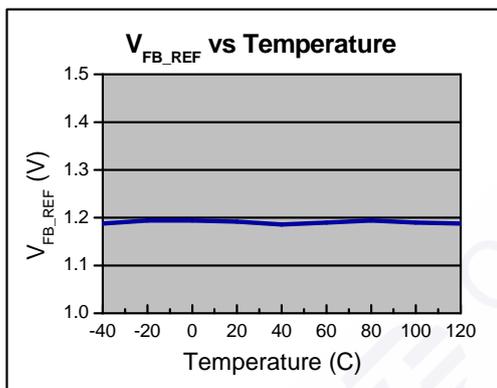
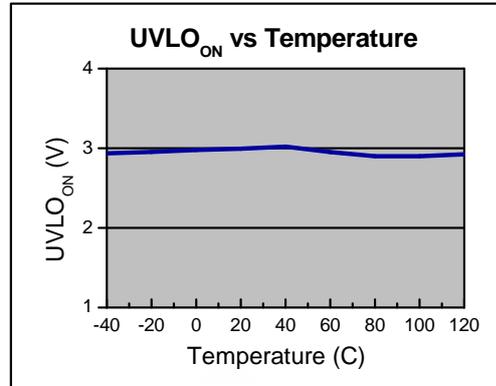
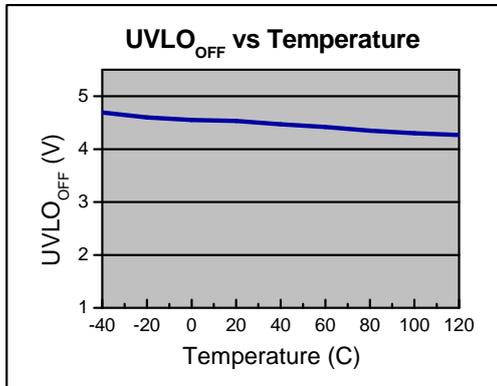
**假负载取值:** 使用示波器探头测试 VCC 电容两端波形电压, 需 VCC 波形稳定, 且  $VCC > 3.2V$  时, 假负载阻值才符合要求。





特性曲线

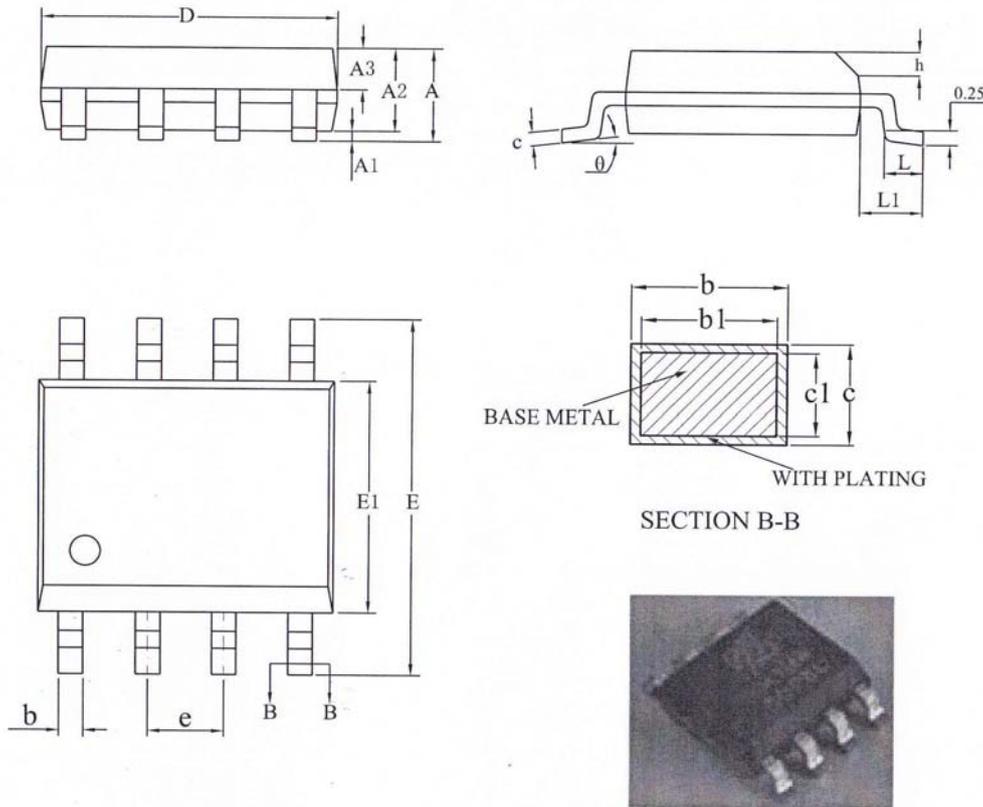
( $V_{VCC}=5V, T_A=25^{\circ}C$  除了另作说明)。





封装信息

SOP-8L

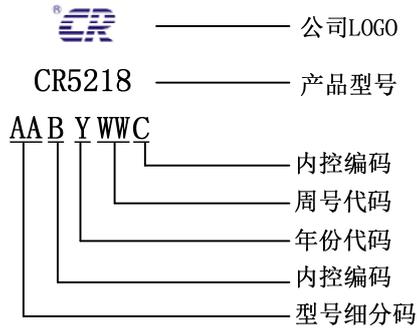


符号	毫米		
	最小	典型	最大
A	-	-	1.75
A1	0.10	-	0.225
A2	1.30	1.40	1.50
A3	0.60	0.65	0.70
b	0.39	-	0.47
b1	0.38	0.41	0.44
c	0.20	-	0.24
c1	0.19	0.20	0.21
D	4.80	4.90	5.00
E	5.80	6.00	6.20
E1	3.80	3.90	4.00
e	1.27BSC		
h	0.25	-	0.50
L	0.50	-	0.80
L1	1.05REF		
$\theta^\circ$	0°	-	8°





印章信息



订购信息

产品型号	封装类型	包装材质	一盘	一盒	一箱
CR5218SA	SOP-8L	编带	4000	24000	48000
CR5218SC	SOP-8L	编带	4000	24000	48000
CR5218SD	SOP-8L	编带	4000	24000	48000
CR5218SE	SOP-8L	编带	4000	24000	48000
CR5218SF	SOP-8L	编带	4000	24000	48000
CR5218SG	SOP-8L	编带	4000	24000	48000

SOP-8L 封装产品最小订购量为 48000 片，即一箱的芯片数量。

重要声明

启臣保留对本规格书的修正权，恕不另行通知！客户在下单前应获取产品的最新资料，并验证其是否是完整以及最新版本。

任何半导体产品在特定条件下都有失效或发生故障的可能，买方使用本产品时，应对自己的设计及应用负责，遵守安全标准并采取安全措施，以保护人身及财产安全。

