

UI-X6920

特点

- 标准PXI总线产品
- 100MHz 测试速率
- 32个I/O通道，每通道PMU
- 系统可扩展至512通道
- drive/sense量程从-1.5V到+6.5V
- 任意pin可设任意site
- 每通道Per-pin timing功能，输入输出双向功能
- 通道DC功能和PMU功能
- 64个timing sets具有timing动态变换功能
- 每通道64Mb内存
- 支持Windows7/10操作系统
- 支持LabView和LabWindows
- 支持主/从架构通信模式

目标应用

- 半导体测试
- ASIC测试
- 高速测试/发送期望对比测试/仿真测试
- ATE 数字测试
- LED/激光二极管
- 太阳能电池
- 晶体管
- 汽车测试
- 航空航天
- 功率器件
- 传感器/物联网

100M动态数字功能板卡（Timing, PPMU）

UI-X6920是个高密度高速100MHz的PXI数字板，是个特有的专业性板卡，专业面对数字类的测试，能用来测试大量的数字混合芯片。

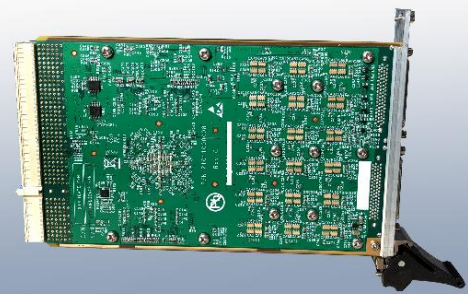
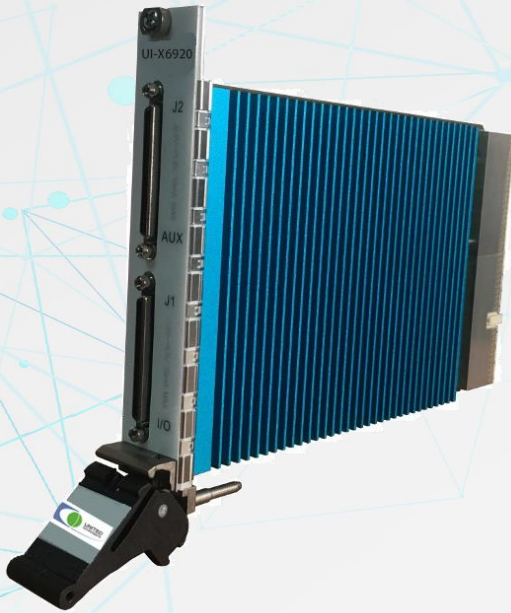
板卡有一个Sequencer Pattern Generator，功能上类似于一个32通道的ATE测试机。它可以通过扩展的方式扩展到512通道。每个pin有1ns的沿精度，每个pin都有pmu，能够进行DC/AC参数测试。

Each每个数字通道都是独立可编程的，支持 drive hi, drive lo, sense hi, sense lo, and load value. 另外，每个通道的PMU功能，可以支持DUT (device under test) 的DC并测

UI-X6920支持大容量的pattern memory，每个pin有64 Mb的容量，可以用于动态采集。板卡支持激励/响应和实时比较模式的工作模式，可以通过自带的大容量test pattern完成最大的测试效率

UI-X6920的timing generator支持4个timing phases和4个windows，可以独立进行drive和sense. 每个phase和 window包括2个timing沿assert/deassert和一个独立的open window/close window. 这4个phases和windows能用于指定通道的edge timing功能。每个phase/window有64个独立的time set，每个sequence都可以独立自定义。另外，支持多种数据格式，包括NRZ,R0, RZ,RC ,SBC. 这些数据格式可以指定不同的通道。

板卡采用per pin per site的架构，具有ATE的功能测试能力，同时支持丰富的软件开发，UI-X6920数字IO板卡能给大部分用户在芯片测试上带来的成本优势，该板卡可以和其他PXI板卡一起配合使用，组成PXI的测试解决方案，例如RF，SMU和Mixed-signal cards等，能够针对大量的芯片测试应用，例如 MCU, Sensors, RF ICs, PMICs,和多功能IC等



技术规格

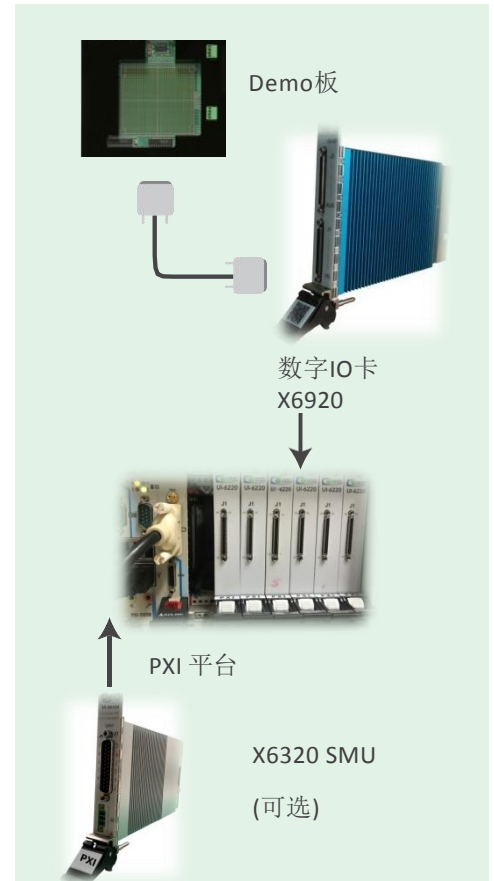
型号	X6920
时钟速率	5kHz ~100 MHz
通道数	32 pins (通过级联最高可达512 pins)
Pattern内存	64M/每通道
Sequence内存	64M/每通道
并行测试能力	Any pin to any site
管脚的Timing Generator	
Timing Generators	4 phases, 4 windows; 可任意定义DIO pin
Timing Sets数	64个Timing Sets, 4个phases, 4个windows
Rate Setting 精度	1ns; 采用125Mhz主时钟
Clocks per Vector(CPV)	1 to 255
管脚的Driver / Comparator / Load	
管脚Driver (Vil/Vih) 电平量程	-1.5V to + 6.5V
管脚Driver(Vil/Vih) 电平准确度	±20mV(max)
输出电流	±35 mA DC(max)
Drive/Compare/PPMU voltage Resolution	16 bits
输出阻抗	50 Ω (典型值)
管脚Comparator (Voh/Vol) 量程	-1.5V to + 6.5V
管脚Comparator (Voh/Vol) 准确度	±20mV(max)
管脚Load (Iol/Ioh) 能力	±24mA
参考电压量程	-1.5V to + 6V
数据格式(per pin)	NRZ、RO、RZ、SBC、HiZ
Capture 模式(per pin)	Mask, Opening edge of windows, Close edge of windows, windows data is valid all window
Test Mode	
输出/期望模式	输出: Drive Hi, Drive Lo, Hi-Z 期望:1,0,OK, between states, or mask, Keep last
采集模式	Record errors for programmable inputs that have Good 1 & good 0 Record errors for inputs that have only a good 1 Record RAW data Don't record data
记录错误地址	记录错误数据和错误地址, 8k 容量
PPMU	
通道	Per Pin (32 Chs FIMV / FVMI)
电压Force量程	-1.5V to +6.5V
电压Force精度	16bit
电流Force/Measured量程	±2uA / ±8uA / ±32uA / ±128uA ±512uA/±2mA/±8mA/±32mA
电压Measured量程	-1.5V to +6.5V
电压Measure精度	18bit
时间&频率 测量	
最大测量频率	200MHz(max)
其他	
系统环境	Windows 7/10
编程语言	C \ C# \ Labview
功耗要求	MAX:3.3V(3.6A);5V(4.6A);12(2.4A)
尺寸	PXI 3U 1 slot
Sequencer	
微指令	JMPU,JMPZ,JMPS,FLOOP,RPT,MATCH,PAUSE,STOP
Sequencer内存	4K
Patterns per sequence step	1 ~ 64M

订购信息

P/N:UI-X6920-64M

100M动态数字IO功能板卡 (Timing功能, PPMU)

构架示意图



X6920 应用示意

以上规格如有更新, 恕不另行通知。



www.uinstruments.com

经销商:

北京汉通达科技有限公司

北京市海淀区长春桥路11号万柳亿城大厦C1座1905室 (总部)

电话+86-10-5881-6565

传真+86-10-5881-6566

邮件:sales@mtcs.com.cn

http://www.mtcs.com.cn