

产品型号:ATK-ZYNQ-7020 核心板

尺寸:45mm*60mm

工作电压:板对板接口供电(5V)

工作电流:58~530mA@5V

工作温度: -20℃~+70℃板载资源

CPU: XC7Z020CLG400-2, LC: 85K, BRAM: 4.9Mbit, CPU: 双核 Corte-A9 处理器 (最大频率: 766Mhz)

存储: 8GB EMMC (KLM8G1GETF), 32MB QSPI Flash (W25Q256FVEIG), 外扩 1GB DDR3 (NT5CB256M16EP-DI*2)

接口: 板对板接口 (由 2 个 3710 母座组成, 支持领航者/启明星底板) ×1、下载接口 (1x6)

其他: 1 个 PS 复位按键、1 个 PS LED、1 个 PL LED, PS 千兆以太网 PHY 芯片

教程资料

- 1, 36 个嵌入式标准例程
- 2, 18 个 FPGA 标准例程
- 3, 600+ 页嵌入式文档教程:《领航者 ZYNQ 之嵌入式开发指南》(持续更新)
- 4, 500+ 页 FPGA 文档教程:《领航者 ZYNQ 之 FPGA 开发指南》
- 5, 400+Linux 文档教程:《领航者 ZYNQ 之 Linux 开发指南》(持续更新)
- 6, 210+ 页逻辑开发教程:《正点原子逻辑设计指南》
- 7, HLS 开发教程:《领航者 ZYNQ 之 HLS 开发指南》(敬请期待)
- 8, 80 多讲手把手学习视频 (持续更新中)